多涡卷高阶广义 Jerk 电路*

刘明华¹⁾²⁾ 禹思敏¹⁾

1)(广东工业大学自动化学院,广州 510090)
 2)(井冈山学院物理系,吉安 343009)
 (2006年4月2日收到,2006年4月12日收到修改稿)

提出在高阶 Jerk 系统中产生多涡卷混沌吸引子的一种电路设计与实现新方法.根据高阶 Jerk 方程,构造了一 组具有参数控制的阶跃函数序列,在此基础上设计了产生多涡卷混沌吸引子的高阶广义 Jerk 电路.用这种方法设 计电路的一个主要特点是通用性强,基于一种广义的电路形式,通过双掷开关切换,可分别实现多涡卷四阶和五阶 两种不同类型的高阶 Jerk 电路,并由联动开关控制产生涡卷的数量.给出了在四阶和五阶 Jerk 电路中产生多涡卷 混沌吸引子的计算机模拟和硬件实验结果.

关键词:高阶广义 Jerk 电路,阶跃函数序列,多涡卷混沌吸引子,电路实验 PACC:0545

1.引 言

1994年 Sprott 基于计算机穷举法,提出了一类 新型三阶自治混沌系统¹¹.2000 年 ,Sprott 研究了三 阶 Jerk 系统^[2,3] 引起了国内外混沌研究者的关注. 众所周知 根据 Poincare-Bendixson 定理,一个自治系 统能产生混沌的必要条件是至少需要三个变量和一 个非线性项⁴⁵],而 Jerk 系统则是一类满足 Poincare-Bendixson 定理的、数学形式非常简单的三阶自治混 沌系统 其一般数学形式为 x = I(x, x, x) 其中 x是位置的一阶导数 称之为速度 二阶导数 浓称之为 加速度,三阶导数 \ddot{x} 称之为 $Jerk^{[2]}$, 2006 年, Chlouverakis 和 Sprott 在三阶 Jerk 系统基础上,又提 出了一类高阶 Jerk 系统或超混沌 Jerk 系统 其一般 数学形式为 $d^n x/d\tau^n = J(x, dx/d\tau, d^2 x/d\tau^2, ...,$ $d^{n-1}x/d\tau^{n-1}$)^{6]}.高阶 Jerk 系统的特点是方程形式简 洁 便于电路实现 还可通过时间尺度变换获取所需 的频谱范围,可在保密通信中获得应用,根据文献 [6]的研究结果 现有的高阶 Jerk 系统只能产生单涡 卷或双涡卷混沌吸引子,不能产生多涡卷混沌吸引 子.此外,文献 6 仅给出了高阶 Jerk 系统的计算机 数值模拟结果 尚未见关于硬件电路实验结果的报 道 因此,有必要对此作进一步研究.

在多涡卷混沌吸引子的研究方面 文献 7 综述 了这一领域的最新研究进展,我们注意到,近年来国 内外混沌研究者主要是局限在三阶混沌系统中产生 多涡卷混沌吸引子[7-17],而在四阶或四阶以上的高 阶系统中产生多涡卷混沌吸引子的文献报道却很 少[18,19] 主要问题是随着方程阶数的增高 电路实现 起来更为困难,为了在高阶系统中产生多涡卷混沌 吸引子 需要进一步解决以下两个问题:1 构造一类 适合于高阶系统中产生多涡卷混沌吸引子的非线性 函数 2) 解决电路的合理设计问题,基于上述考虑和 文献 6 提出的高阶 Jerk 系统 本文对高阶 Jerk 系统 中产生多涡卷混沌吸引子的问题进行了研究,通过 构造一组参数控制的阶跃函数序列,设计了产生多 涡卷混沌吸引子的高阶广义 Jerk 电路,这种电路的 主要特点是通用性强 通过开关切换 可分别实现多 涡卷四阶和五阶两种不同类型的高阶广义 Jerk 电 路,并可控制产生涡卷的数量,最后通过硬件电路实 验证实了该方案的可行性,并给出了 5—6 涡卷混沌 吸引子的实验结果。

构造阶跃函数序列产生多涡卷混沌 吸引子

根据文献 6],一类高阶 Jerk 系统的一般数学

^{*} 国家自然科学基金(批准号 150572073), 广东省自然科学基金(批准号 32469 5001818), 广州市科技计划项目(批准号 2004J1-C0291)和井 冈山学院自然科学基金(批准号 ;JZ0618)资助的课题.

表达式为

$$a_{n} \frac{d^{n}x}{d\tau^{n}} + a_{n-1} \frac{d^{n-1}x}{d\tau^{n-1}} + \dots + a_{1} \frac{dx}{d\tau} + a_{0}x = f(x)$$

$$(n = 4 5), \qquad (1)$$

其中一种四阶 Jerk 系统的具体数学表达式为

$$\frac{d^4 x}{d\tau^4} + 7.278 \frac{d^3 x}{d\tau^3} + 4 \frac{d^2 x}{d\tau^2} + 9.19 \frac{dx}{d\tau} + 7.9x = f(x),$$
(2)

以及一种五阶 Jerk 系统的具体数学表达式为

$$\frac{d^{5} x}{d\tau^{5}} + \frac{d^{4} x}{d\tau^{4}} + 7.278 \frac{d^{3} x}{d\tau^{3}} + 4 \frac{d^{2} x}{d\tau^{2}} + 9.19 \frac{dx}{d\tau} + 7.9x = \int (x).$$
(3)

文献 6 始出了(2)式和(3)式中的非线性函数 为 ƒ(x)=2.06tan⁻¹(200x),仿真结果表明(2)式和 (3)式只能够产生双涡卷混沌吸引子.

在上述基础上,我们通过构造一组新的非线性 函数 ƒ(x),可在高阶 Jerk 系统中产生多涡卷混沌吸 引子.

为使(2)式和(3)式产生具有偶数个涡卷的多涡 卷混沌吸引子,即涡卷数量为2N + 2个,我们构造 一组基于参数 ε 控制的阶跃函数序列 $f(x) = f_1(x)$,其一般数学形式为

$$f_1(x) = A\xi \Big[\operatorname{sgr}(x) + \sum_{i=1}^N \operatorname{sgr}(x-2\xi i) \Big]$$

+
$$\sum_{i=1}^{N} \operatorname{sgr}(x + 2\xi i)$$
]
($N = 1 \ 2 \ 3 \ \dots$), (4)

式中 A = 7.9 , $\xi > 0$ 为控制参数.

为使(2)式和(3)式产生具有奇数个涡卷的多涡 卷混沌吸引子,即涡卷数量为2M + 1个,我们构造 一组基于参数 ε 控制的阶跃函数序列 $f(x) = f_2(x)$,其一般数学形式为

$$f_{2}(x) = A\xi \Big[\sum_{j=1}^{M} \operatorname{sgn}(x - \xi(2j - 1)) \\ + \sum_{j=1}^{M} \operatorname{sgn}(x + \xi(2j - 1)) \Big] \\ (M = 1, 2, 3, \dots),$$
(5)

式中 A = 7.9, $\xi > 0$ 为控制参数. 阶跃函数序列 $f_1(x)$ 和 $f_2(x)$ 如图 1 所示.

由图 1 可知,这种基于参数 ε 控制的阶跃函数 序列 $f_1(x)$ 和 $f_2(x)$ 的主要特点是,通过调节控制参 数 ε 的大小,可控制阶梯波的宽度和幅度,进而可 控制各个涡卷平衡点之间的距离和涡卷的大小,便 于电路实现.

根据(2)—(5)式,以产生5—6 涡卷混沌吸引子为例,令参数A = 7.9, $\xi = 1$,N = M = 2,得产生5—6 涡卷混沌吸引子的数值模拟结果分别如图 2—5 所示.



图 1 阶跃函数序列 $f_1(x)$ 和 $f_2(x)$

3. 多涡卷高阶广义 Jerk 电路设计

根据(2)-(5)式,我们设计了一种多涡卷高阶 广义 Jerk 电路,如图 6 所示.图中通过双掷开关 K₁--K₅ 在触点1和2之间的切换,可分别实现多涡 卷四阶与五阶广义 Jerk 电路,开关状态与电路形式 的对应关系如表 1 所示. 涡卷数量则由联动开关 $K_{10}-K_{12}$ 的闭合与断开来控制,开关状态与涡卷数 量的对应关系如表 2 所示.

图 6 所示的电路由五个部分组成:积分器 N_1 , 阶跃函数序列发生器 N_2 ,双掷开关 $K_1 - K_5$,联动开 关 $K_{10} - K_{12}$,电压-电流转换电阻 $R_{10} - R_{12}$.根据图 6 所示的电路,可通过切换双掷开关 $K_1 - K_5$ 来实现



图 2 四阶 Jerk 系统中的 5 涡卷混沌吸引子



图 3 四阶 Jerk 系统中的 6 涡卷混沌吸引子



图 4 五阶 Jerk 系统中的 5 涡卷混沌吸引子

四阶 Jerk 电路和五阶 Jerk 电路之间的转换. 当双掷 开关 $K_1 - K_5$ 都掷向触点 1 时为多涡卷四阶广义 Jerk 电路,当双掷开关 $K_1 - K_5$ 都掷向触点 2 时为多 涡卷五阶广义 Jerk 电路,其对应关系如表 1 所示. 图 中的多涡卷高阶广义 Jerk 电路可以产生 2—6 涡卷



图 5 五阶 Jerk 系统中的 6 涡卷混沌吸引子

混沌及引子 涡卷数量由联动开关 $K_{10} - K_{12}$ 控制 ,它 们之间的关系如表 2 所示.注意到 1($R_0 C_0$)为积分 器 N_1 的积分常数 ,同时也是时间尺度变换因子 ,通 过调节 R_0 , C_0 的大小来改变时间尺度变换因子 ,从 而可改变混沌信号的频谱范围.实验中取 $R_0 =$ $10k\Omega$, $C_0 = 33$ nF.图中所有运算放大器的型号为 TL082 ,电源工作电压为 ± 15V ,实验测得此时运算放 大器的输出饱和电压值为 ± 13.5V ,为了便于调试 , 图中所有电阻均采用精密可调电阻或精密可调电位 器.此外 ,我们取(4)式和(5)式中的控制参数 $\xi = 1$, 经计算 ,可得图 6 中阶跃函数序列发生器 N_2 的各 比较器的比较电压 S_0 , $S_{\pm 1}$ 和 $S_{\pm 2}$ 的具体数值与涡 卷数量的对应关系如表 2 所示.

4. 多涡卷高阶广义 Jerk 电路分析

根据图 6, N_2 中比较器输出 x_j 与输入 x 之间的 关系为

$$x_{j} = -|V_{sat}| \operatorname{sgr}(x - S_{j})$$

$$(j = 0, \pm 1, \pm 2), \qquad (6)$$

式中 *x* 和 *x_j* 的单位为 V. 当联动开关 *K*₁₀—*K*₁₂闭合时 *N*, 中各个支路的电流为

$$i_{j} = \frac{|V_{sat}|}{R_{1j}} \operatorname{sgr}(x - S_{j})$$

$$(i = 0, +1, +2), \qquad (7)$$

式中 i_j 的单位为 mA , | V_{sat} | 为运算放大器的输出饱 和电压值 , $R_{1,j}$ (j = 0, 1, 2)为 N_2 中的电压-电流转 换电阻 ,满足 $R_{1,-j} = R_{1,j}$ (j = 0, 1, 2). 定义联动开关 的开关函数为



图 6 多涡卷高阶广义 Jerk 电路图

表1 开关状态与电路形式的对应关系

K_1	K_2	K_3	K_4	K_5	电路形式
位于1	位于1	位于1	位于1	位于1	多涡卷四阶广义 Jerk 电路
位于 2	多涡卷五阶广义 Jerk 电路				

表 2	开关状态和比较电压与涡卷数量的对应关系
-----	---------------------

S_0	S_1	S _ 1	S_2	S _ 2	K_{10}	<i>K</i> ₁₁	<i>K</i> ₁₂	涡卷数量
0V					闭合	断开	断开	2
0V	1 V	- 1V			断开	闭合	断开	3
0 V	2V	- 2V			闭合	闭合	断开	4
0 V	1 V	- 1V	3V	- 3V	断开	闭合	闭合	5
0V	2V	- 2V	4V	-4V	闭合	闭合	闭合	6

$$K_{1j} = \begin{cases} 1 & \exists K_{1j} \ information{\begin{subarray}{c} 1 & \exists K_{1j}$$

进一步可得由阶跃函数序列所产生的总电流 *i*₃为

$$i_{3} = K_{10} i_{0} + K_{11} (i_{1} + i_{-1}) + K_{12} (i_{2} + i_{-2})$$
$$= K_{10} \frac{|V_{sat}|}{R_{10}} \operatorname{sgr}(x) + K_{11} \frac{|V_{sat}|}{R_{11}}$$

× [sgn($x - S_1$) + sgn($x - S_{-1}$)]

+
$$K_{12} \frac{|V_{sat}|}{R_{12}} [sgn(x - S_2) + sgn(x - S_{-2})].(9)$$

当 K₁,K₂,K₃,K₄,K₅ 掷向触点 1 时,图 6 为多 涡卷四阶广义 Jerk 电路.根据节点分析法,我们有

$$i_4 + i_5 + i_6 + i_7 + i_8 = i_3$$
, (10)

式中 i₃ 的表达式为(9)式.根据运算放大器虚地概



根据(10)(11)式,可进一步得多涡卷四阶广义 Jerk 电路的微分方程为

 $\frac{d^4 x}{d\tau^4} = -\frac{R_0}{R_d} \frac{d^3 x}{d\tau^3} - \frac{R_0}{R_c} \frac{d^2 x}{d\tau^2} - \frac{R_0}{R_b} \frac{dx}{d\tau} - \frac{R_0}{R_a} x + R_0 i_3 ,$ (12)

式中 $\tau = t$ ($R_0 C_0$),其中 1($R_0 C_0$)为时间尺度变换因子.

根据(2)式(4)式或(5)式,以及(9)和(12)式, 同时结合表 1 和表 2,得多涡卷四阶广义 Jerk 电路 的参数为 $R_0/R_a = 7.9$, $R_0/R_b = 9.19$, $R_0/R_c = 4$, $R_0/R_d = 7.278$, $|V_{sat}| R_0/R_{1j} = A\xi$. 令 A = 7.9, $\xi = 1$, 取 $R_0 = 10k\Omega$,进一步得 $R_a = 1.27k\Omega$, $R_b = 1.1k\Omega$, $R_c = 2.5k\Omega$, $R_d = 1.37k\Omega$, $R_{10} = R_{11} = R_{12} = 17.1k\Omega$.

当 K₁,K₂,K₃,K₄,K₅ 掷向触点 2 时,图 6 则为 多涡卷五阶广义 Jerk 电路,由节点分析法,我们有

 $i_4 + i_5 + i_6 + i_7 + i_8 + i_9 = i_3$, (13) 其中 i_3 的表达式为(9)式.根据运算放大器虚地概 念,得其余支路电流的数学表达式为

$$i_{4} = x/R_{a} ,$$

$$i_{5} = (dx/d\tau)/R_{b} ,$$

$$i_{6} = (d^{2}x/d\tau^{2})/R_{c} ,$$

$$i_{7} = (d^{3}x/d\tau^{3})/R_{d} ,$$

$$i_{8} = (d^{4}x/d\tau^{4})/R_{e} ,$$

$$i_{9} = C_{0} (d^{4}x/d\tau^{4})/dt .$$
(14)

根据(13)(14)式,可进一步得多涡卷五阶广义 Jerk 电路的微分方程为

$$\frac{d^{5} x}{d\tau^{5}} = -\frac{R_{0}}{R_{e}} \frac{d^{4} x}{d\tau^{4}} - \frac{R_{0}}{R_{d}} \frac{d^{3} x}{d\tau^{3}} - \frac{R_{0}}{R_{c}} \frac{d^{2} x}{d\tau^{2}} - \frac{R_{0}}{R_{b}} \frac{dx}{d\tau} - \frac{R_{0}}{R_{a}} x + R_{0} i_{3} , \qquad (15)$$

式中 $\tau = t(R_0C_0)$ 其中 $l(R_0C_0)$ 为时间尺度变换因子.

根据(3)式(4)式或(5)式,以及(9)和(15)式, 同时结合表 1 和表 2,得多涡卷五阶广义 Jerk 电路 的参数为 $R_0/R_a = 7.9$, $R_0/B_b = 9.19$, $R_0/R_c = 4$, $R_0/R_d = 7.278$, $R_0/R_c = 1$, | $V_{sat} | R_0/R_{1j} = A\xi$. 令 A = 7.9, $\xi = 1$,取 $R_0 = 10$ kΩ,进一步可得 $R_a = 1.27$ kΩ, $R_b = 1.1$ kΩ, $R_c = 2.5$ kΩ, $R_d = 1.37$ kΩ, $R_c = 10$ kΩ, $R_{10} = R_{11} = R_{12} = 17.1$ kΩ.

至此 图 6 所示的多涡卷高阶广义 Jerk 电路设 计与分析任务已经完成.

5. 电路实验结果

根据图 6 所示电路进行硬件电路实验,以产生 5—6 涡卷混沌吸引子为例,由表 1,若所有双掷开关 掷到触点 1,图 6 所示的电路为多涡卷四阶广义 Jerk 电路,硬件实验结果如图 7 所示.若所有双掷开关接 到触点 2,图 6 所示的电路为多涡卷五阶广义 Jerk 电路,硬件电路实验结果如图 8 所示.注意到涡卷数 量可由联动开关的闭合与断开来控制,其对应关系 如表 2 所示.在实际电路中,由于电路参数的离散 性,需要通过适当地调节电阻 *R_a*,*R_b*,*R_c*,*R_d*,*R_e*的 大小来确定电路所需的实际参数值.此外,限于篇 幅,我们仅给出了 5 涡卷和 6 涡卷混沌吸引子的实 验结果.





图 7 多涡卷四阶广义 Jerk 电路实验结果 (a) 涡卷混沌吸引子(b) 涡卷混沌吸引子



图 8 多涡卷五阶广义 Jerk 电路实验结果 (a)5 涡卷混沌吸引子(b)6 涡卷混沌吸引子

6. 结 论

提出了在高阶 Jerk 系统中产生多涡卷混沌吸 引子的一种电路设计与实现新方法.根据高阶 Jerk 方程 构造了一组具有参数控制的阶跃函数序列,设 计了产生多涡卷混沌吸引子的高阶广义 Jerk 电路, 给出了 5—6 涡卷混沌吸引子的计算机数值模拟和 电路实验结果,证实了这一方案的可行性.文中设计 的多涡卷高阶广义 Jerk 电路具有下述两个特点:1) 阶跃函数序列 f₁(x 和 f₂(x)的控制参数 ξ 可调 ,从 而可控制各个涡卷平衡点之间的距离和涡卷的大 小 ,便于电路实现.2)电路的通用性强 ,可通过双掷 开关在两触点之间的切换 ,分别实现多涡卷四阶广 义 Jerk 电路和五阶广义 Jerk 电路之间的转换 ,通过 联动开关的闭合与断开可控制多涡卷混沌吸引子中 涡卷的数量.

- [1] Sprott J C 1994 Phys. Rev. E 50 R647
- [2] Sprott J C 2000 Amer. J. Phys. 68 758
- [3] Sprott J C 2000 Phys. Lett. A 266 19
- [4] Lü J H , Chen G R , Yu Y 2002 Chin . Phys . Lett . 19 1260
- [5] Chen G R, Lü J H 2003 Dynamics of the Lorenz System Family: Analysis, Control, and Synchronization(Beijing: Science Press) in Chinese] 陈关荣、吕金虎 2003 Lorenz 系统族的动力学分析、 控制与同步(北京 科学出版社)]
- [6] Chlouverakis KE, Sprott J C 2006 Chaos, Solitons & Fractals 28 739
- [7] Lü J H , Chen G R 2006 Int . J. Bifurc . Chaos 16 775
- [8] Yalcin M E , Suykens J , Vandewalle J 2000 IEEE Trans . CAS-I 47 425
- [9] Tang W K S , Zhong G Q , Chen G , Man K F 2001 IEEE Trans. CAS-I 48 1369
- $\left[\begin{array}{c} 10 \end{array} \right] \ \ \, Zhong \; G \; Q$, Man K F , Chen G R 2002 Int . J . Bifurc . Chaos 12

2907

- [11] Yalcin M E, Suykens J A K, Vandewalle J 2002 Int. J. Bifurc. Chaos 12 23
- [12] Yu S M , Qiu S S , Lin Q H 2003 Sci . Chin . F 46 104
- [13] Yu S M, Lin Q H, Qiu S S 2004 Acta Phys. Sin. 53 2084(in Chinese)[禹思敏、林清华、丘水生 2004 物理学报 53 2084]
- [14] Yu S M 2004 Acta Phys. Sin. 53 4111(in Chinese] 禹思敏 2004 物理学报 53 4111]
- [15] Yu S M 2005 Acta Phys. Sin. 54 1500(in Chinese]] 禹思敏 2004 物理学报 54 1500]
- [16] Yu S M , Lü J H , Leung H et al 2005 IEEE Trans . CAS-I 52 1459
- [17] Lü J H , Yu S M , Leung H et al 2006 IEEE Trans. CAS-I 53 149
 - [18] Yu S M , Ma Z G , Qiu S S et al 2004 Chin . Phys. 13 317
 - [19] Yu S M, Lin Q H, Qiu S S 2003 Acta Phys. Sin. 52 25(in Chinese] 禹思敏、林清华、丘水生 2003 物理学报 52 25]

Multi-scroll high-order general Jerk circuits *

Liu Ming-Hua^{1,2,)} Yu Si-Min^{1,)}

1 & College of Automation , Guangdong University of Technology , Guangzhou 510090 , China)
 2 & Department of Physics , Jinggangshan University , Ji 'an 343009 , China)
 (Received 2 April 2006 ; revised manuscript received 12 April 2006)

Abstract

This paper proposes a novel circuit design and implementation approach of generating multi-scroll chaotic attractors from high-order Jerk systems. According to high-order Jerk equations, multi-scroll high-order general Jerk circuits are designed by constructing a sequence of step functions with parameter control. The prominent feature for this kind of circuit design method is self-unified and in a sense universal. Based on the uniform circuit, both forth-order and fifth-order general Jerk circuits can be realized with the switching control. The switch set is also used to control the number of scrolls. Finally, the computer simulations and hardware implementations are given to generate multi-scroll chaotic attractors on the forth-order and fifth-order general Jerk circuits.

Keywords : high-order general Jerk circuit , step function sequence , multi-scroll chaotic attractor , circuit experiment PACC : 0545

^{*} Project supported by the National Natural Science Foundation of China (Grant No. 60572073), the Natural Science Foundation of Guangdong Province (Grant Nos. 32469, 5001818), the Science and Technology Program of Guangzhou City, China (Grant No. 2004J1-C0291), and the Natural Science Foundation of Jinggangshan University (Grant No. JZ0618).