# 同步辐射光激励的二氧化硅薄膜刻蚀研究\*

王长顺<sup>1)†</sup> 潘 煦<sup>1)</sup> Urisu Tsuneo<sup>2)</sup>

1 (上海交通大学物理系,上海 200240)
2 )(Institute for Molecular Science, Okazaki, 444 – 8585, Japan)
(2006 年 3 月 28 日收到 2006 年 4 月 10 日收到修改稿)

利用热氧化法在硅晶片上生长 SiO<sub>2</sub> 薄膜 结合光刻和磁控溅射技术在 SiO<sub>2</sub> 薄膜表面制备接触型钴掩模,通过 掩模方法在硅表面开展了同步辐射光激励的表面刻蚀研究,在室温下制备了 SiO<sub>2</sub> 薄膜的刻蚀图样.实验结果表明: 在同步辐射光照射下,通入 SF<sub>6</sub> 气体可以有效地对 SiO<sub>2</sub> 薄膜进行各向异性刻蚀,并在一定的气压范围内,刻蚀率随 SF<sub>6</sub> 气体浓度的增加而增加,随样品温度的下降而升高,如果在同步辐射光照射下,用 SF<sub>6</sub>和 O<sub>2</sub> 的混合气体作为反 应气体 刻蚀过程将停止在 SiO<sub>2</sub>/Si 界面,即不对硅刻蚀,实现了同步辐射对硅和二氧化硅两种材料的选择性刻蚀; 另外,结表现出强的抗刻蚀能力,是一种理想的同步辐射光掩模材料.

关键词:同步辐射刻蚀,接触型钴掩模,二氧化硅薄膜 PACC:8160C,8250G,2920L

#### 1.引 言

从集成到大规模集成到超大规模集成技术的迅 猛发展,显示制造技术必将沿着"越来越小"的方向 发展.极端远紫外光刻工艺(EUVL)被认为是下一代 芯片工艺的核心技术,光刻工艺决定了芯片工艺所 能达到的最小尺寸,而这个最小尺度主要是由光刻 工艺所用光源的波长决定.芯片工艺所用的光源从 可见光过渡到紫外、远紫外,最后连远紫外的光源都 无法满足技术的要求,EUVL芯片工艺技术也就应 运而生.新一代高性能的加工光源为包含极端紫外 光的同步辐射.

对于开展硅表面的微加工,同步辐射 (synchrotron radiation)是一种理想的光源,它是继电 光源、X 射线源、激光光源之后的第四种光源,具有 从远红外到 X 射线范围内的连续光谱、高强度、高 度准直、高度极化、特性可精确控制等优异性能的脉 冲光源,可以开展其他光源无法实现的许多前沿研 究<sup>[1—7]</sup>.同步辐射被比作加工微观世界的一把锋利 的'刀",同步辐射 X 射线光刻技术是深亚微米、纳 米复杂图形、X 射线衍射光学元件等最为有效的先 进加工方法之一.国家同步辐射实验室用 X 射线光 刻技术刻蚀出线宽为 5µm,高为 150µm,高宽比达到 30 的光刻胶图形,并通过倾斜和三次旋转曝光工艺 获得类似脚手架的三维复杂图形<sup>81</sup>;北京同步辐射 实验室 LIGA 站得到厚度 11µm、线宽 0.5µm,深宽比 为 22 的刻蚀结果,并合作研制出高线密度钛特征线 的波带片<sup>[9]</sup>.这些工作所选用的刻蚀材料大都为光 刻胶( Su-8 )或金属材料,迄今为止,还未对硅和二氧 化硅进行同步辐射刻蚀研究.

对于硅表面的同步辐射刻蚀,日本的宇理须恒 雄在国际上率先开展了同步辐射刻蚀 SiO<sub>2</sub> 薄膜的 研究.在同步辐射光激励下用 SF<sub>6</sub> 作为反应气体,在 室温下实现了对 SiO<sub>2</sub> 薄膜的刻蚀.同步辐射光激励 的表面刻蚀,因其具有极高的空间分辨率、很好的材 料选择性、各向异性刻蚀、低表面损伤、清洁的刻蚀 环境等独特的优点而受到人们的青睐<sup>10—131</sup>.基于硅 表面的同步辐射光刻蚀,近年来在生物传感器及场 效应管制作、微电子学、表面修饰等方面得到了应 用<sup>[14—20]</sup>.到目前为止,这方面的研究大多集中在新 现象的探索和结果表征方面,存在的主要问题是刻 蚀率低,一般小于 3nm/100mA min,不便于大规模推 广应用,且刻蚀机理还不十分清楚.本文拟利用新型

<sup>\*</sup> 国家自然科学基金(批准号 160177003,10675083)及上海应用材料研究和发展基金(批准号 10416)资助的课题.

<sup>†</sup> E-mail:cswang@sjtu.edu.cn

接触掩模,开展同步辐射光激励的 SiO<sub>2</sub> 薄膜刻蚀研究.通过优化反应气体浓度和降低样品温度,提高刻 蚀率,在硅晶表面制备 SiO<sub>2</sub> 薄膜刻蚀图样.

### 2. 同步辐射光激励的表面刻蚀

同步辐射光刻蚀二氧化硅薄膜的原理过程如图 1 所示.



图 1 同步辐射光刻蚀过程示意图

第一步,硅晶片表面清洗.将硅晶片切割成 12mm×12mm的方块,首先经过严格的超声波湿洗 (去离子水,丙酮,乙醇,以及硫酸、盐酸、过氧水混合 液等)和干洗(紫外光照射),彻底清除硅晶片 Si (100)表面的污染物,然后用稀释的 HF 溶液去掉硅 表面的本生氧化物,获得清洁的硅晶表面.

第二步,制备二氧化硅(SiO<sub>2</sub>)薄膜.在一定的氧 气环境中加热氧化清洁的硅晶片,在硅表面制备几 十到几百纳米厚度的SiO<sub>2</sub>薄膜.用椭偏仪测得, 1000℃条件下氧化10h 生长的SiO<sub>2</sub>薄膜厚度为220 ±10nm.

第三步,制备接触型掩模.我们选择 Co 作为同 步辐射光刻蚀掩模材料.首先,利用光刻 (lithography)工艺在 SiO<sub>2</sub>薄膜表面制备光刻胶图样, 然后利用磁控溅射(RF-magnetron sputtering)技术在 光刻胶图样上沉积 Co 薄膜,最后用丙酮超声清洗, 剥离(lift-off)光刻胶上面的 Co 薄膜,获得 SiO<sub>2</sub>薄膜 表面的接触型 Co 掩模.如图 2 所示为钴掩模在二氧 化硅表面的 CCD 照片.利用台阶仪(step profile meter)测得钴掩模的厚度为 145nm.

第四步,同步辐射光刻蚀 SiO<sub>2</sub> 薄膜.同步辐射 光激励的表面刻蚀实验是在日本国立研究机构分子 科学研究所同步辐射装置(UVSOR)的 BL-4A2 上进 行的,该装置存储环中光束电流约为 200mA,光束直 径约为 9mm.利用多级抽气真空系统,使刻蚀腔和 存储环之间保持比较大的压力差,同步辐射光未经 任何窗口直接照射到样品上,调节样品位置,让光束 垂直入射到二氧化硅薄膜表面.用 SF<sub>6</sub> 或者 SF<sub>6</sub> 和 O<sub>2</sub> 的混合气体作为反应气体,在不同反应气体浓度 和样品温度下考察同步辐射对 SiO<sub>2</sub> 薄膜的刻蚀过 程 制备不同尺度、多种结构的同步辐射光刻蚀 图案.



图 2 微米尺度的接触型钴掩模

#### 3. 结果与讨论

实验结果表明 :1 )室温下用 SF。作为反应气体 , 同步辐射光照射可以有效地刻蚀 SiO, 薄膜,并且刻 蚀过程仅在光束方向上进行,而未被照射的区域没 有发现刻蚀现象发生 如图 3 所示 图 3 为部分刻蚀 图样的 CCD 照片,放大倍数约为 80. 实验中,将没 有覆盖掩模的 SiO<sub>2</sub>/Si 样品放置在充有 SF<sub>6</sub> 气体的 刻蚀腔中,室温下用同步辐射光直接照射.为彻底刻 蚀同步辐射光照射区域的 SiO, 薄膜,照射量选为 10000 mA min.照片显示同步辐射光刻蚀表面洁净、 平坦,刻蚀边沿陡峭.2)如果不通入反应气体 SF。, 仅仅用同步辐射光照射 ,室温下未发现 Si 和 SiO2 薄 膜被刻蚀.3)在一定的气压范围内 刻蚀率随刻蚀气 体 SF。的浓度增加而增加 随样品温度的下降而升 高.同步辐射对 SiO, 薄膜的刻蚀率随样品温度变化 关系如图 4 所示.实验中,利用干冰(drv ice)来降低 温度 通过调节基板后面加热器的电流来控制样品 温度 在 – 30℃—200℃间测量刻蚀率随样品温度的 变化关系. 通过优化刻蚀条件,获得 3.6nm/100 mA 的刻蚀率.该结果远大于 Hirano 等人报道的刻蚀率 (0.47nm/100mA)<sup>111</sup>.4)实验发现 在反应气体 SF<sub>6</sub>中 加入少量的 O<sub>2</sub>,可以在硅表面形成保护层,阻碍同 步辐射光对硅晶片的刻蚀,即刻蚀过程会在 SiO<sub>2</sub>/Si 界面上停止.5 经过同步辐射刻蚀实验 钴掩模的表 面仍然均匀平坦,说明钴薄膜对同步辐射光以及刻

蚀气体具有高的抗蚀能力,是一种比较理想的刻蚀 掩膜材料.对于制备 SiO<sub>2</sub> 薄膜的同步辐射刻蚀图 样,掩模材料的选择非常重要.在 100eV 附近同步辐 射光子的激励下,由于二氧化硅中硅 2p 内层电子的 激发,同步辐射光对二氧化硅薄膜具有较高的激发 和光解作用<sup>[13,21]</sup>.而钴对 100eV 附近的光子不仅具 有大的吸收率<sup>[22]</sup>,而且表现出强的抗刻蚀能力.利 用扫描电子显微镜(SEM)对刻蚀图样进行了表征, 如图 5 所示.对应于该数据,同步辐射光照射量为 8000 mA min  $SF_6$  和 O<sub>2</sub> 的压力分别控制在 6.665Pa 和 0.266Pa.



图 3 在未用掩模的情况下同步辐射刻蚀图样



图 4 同步辐射刻蚀率随样品温度的变化

在同步辐射光激励下,刻蚀过程会产生很多的 原子团碎片、原子、离子等,同时伴随多种可能的化 学反应,因此,同步辐射光激励的表面刻蚀过程是极 其复杂的.实验发现室温下如果不通入反应气体 SF<sub>6</sub>,仅仅用同步辐射光照射,不能对 Si 和 SiO<sub>2</sub> 薄膜 进行刻蚀.而 Akazawa 等人通过升高基板温度,直接



图 5 同步辐射光刻蚀图案

用同步辐射光照射刻蚀了 SiO<sub>2</sub>(α-SiO<sub>2</sub>),但条件是 将样品温度升高到 700℃以上[23].在室温下,关于同 步辐射光激励的 SiO2 薄膜表面刻蚀 ,主要有两种刻 蚀机理[10.24]:一种为气相光化学反应模型,另一种为 表面光化学反应模型,前者导致各向同性刻蚀,与表 面是否受光照射无关;而后者将导致各向异性表面 刻蚀 刻蚀过程仅发生在同步辐射光照射区域 并在 光束方向上进行,本文的实验结果显示 材料的表面 激发和随后的化学反应在刻蚀过程中起到重要的作 用 即遵从表面光化学机理,在同步辐射高能光子作 用下 SiO<sub>2</sub> 分子被激发到一个激发态 SF<sub>6</sub> 分子通过 吸收同步辐射光产生出 F离子.处于激发态的 SiO, 分子和 F离子进行反应产生气态的 O<sub>2</sub>和 SiF<sub>4</sub>,实现 刻蚀过程,由于表面光化学反应 表面激发在刻蚀过 程中占主导作用 导致各向异性刻蚀 没有出现侧凹 (undercutting) 现象. 如果在刻蚀气体  $SF_6$  中加入微量 的 O<sub>2</sub>,由于在硅表面会形成保护层,阻碍对硅晶片 的刻蚀,可实现硅和二氧化硅的选择性刻蚀,这完全 不同于利用等离子体刻蚀硅和二氧化硅的刻蚀过 程 在  $SF_6$  和  $O_2$  混合气体组成的等离子体刻蚀系统 中, 硅的刻蚀率是 SiO, 的 10 倍<sup>25]</sup>.在 SF<sub>6</sub>和 O, 组成 的混合气体中 同步辐射光刻蚀硅和二氧化硅两种 材料的不同行为, Takahashi 等人曾报道过类似的结 果<sup>18]</sup>并用反应中心淬灭机理解释了选择性刻蚀 过程.

同步辐射光激励的表面刻蚀的刻蚀率依赖于同 步辐射光在刻蚀表面的强度、刻蚀表面反应气体的 密度、及被刻蚀样品的温度等.实验发现,在一定的 气压范围内刻蚀率随刻蚀气体(SF<sub>6</sub>)的浓度增加而 增加随样品温度的下降而升高.从机理过程来看, 刻蚀率与处于激发态的 SiO。分子的状况和吸附在 样品表面的 F 离子的密度有关, SiO, 分子的激发态 有一定的寿命,即经过一段时间后,激发态的SiO, 分子会通过弛豫过程返回到基态,在该寿命内 激发 态的 SiO, 分子和 F 离子进行反应, 导致 SiO, 分子的 分解和蒸发.F离子的表面密度依赖于 SFa 的气压 及同步辐射光强度.刻蚀率随 SF。 气压的变化关系 比较直观,但条件是在比较低的气压范围内,即由于 气体吸收所引起的同步辐射光强度减小可以忽略. 在相对高的气压范围内 由于气体吸收 导致入射到 刻蚀表面的同步辐射光强度明显降低 刻蚀率随刻 蚀气体气压的增高会出现饱和甚至下降的现象,而 有关刻蚀率随样品温度变化关系的物理机理,目前 还不是十分清楚.SiO,分子的激发态寿命可能与样 品温度有关系 然而 确切的变化关系还没有测定 , 同步辐射的刻蚀率也有待进一步提高,这方面的研 究仍在继续之中.

基于硅表面的同步辐射刻蚀,具有极高的空间 分辨率、很好的材料选择性、各向异性刻蚀、低表面 损伤、清洁的刻蚀环境等优点.利用同步辐射光激励 的硅表面刻蚀技术,可以精细雕刻超大规模集成电 路,使器件尺寸缩小到纳米尺度 极大提高集成电路 的集成度.硅半导体无疑是现代微电子产业的基石, 而硅基生物传感、硅基纳米材料、硅基薄膜、硅基光 电子等领域的研究成为国内外学术界和产业部门竞 相关注的热点.同步辐射光激励的硅表面刻蚀技术 以其独特的优点和性能,在微纳米尺度加工和制作 硅基生物医学装置方面将显示出巨大的优势,具有 广阔的应用前景.

#### 4.结 论

利用同步辐射光激励的表面刻蚀,在室温下开展了同步辐射光刻蚀SiO<sub>2</sub>薄膜的实验研究.其中反应气体为SF<sub>6</sub>和O<sub>2</sub>的混合气体,在反应气体中加入O<sub>2</sub>可使刻蚀过程停止在SiO<sub>2</sub>/Si界面.考察了反应气体浓度及样品温度对刻蚀率的影响,通过优化刻蚀条件,提高刻蚀率近一个数量级.刻蚀机理为同步辐射光激励的表面光化学反应,刻蚀过程是各向异性的.利用接触型钴掩模,在硅表面制备了SiO<sub>2</sub>薄膜的同步辐射别蚀图样.同时,实验表面钴是一种理想的同步辐射光掩模材料.若以硅晶片刻蚀图样为模板开展的相关应用,直接解决了与微电子技术的集合和兼容问题,将具有十分重要的意义.

- [1] Sun M H , Zhao T X , Jia C Y , Xu P S , Lu E D , Hsu C C , Ji H 2005 Appl. Sur. Sci. 249 340
- [2] Liu B, Shi C S, Qi Z M, Fu Y B, Zhang G B, Chen J M, Shen DZ 2005 Journal of Luminescence 115 39
- [3] Xiao J H, Tian Y L, Huang W X, Yin S T 2003 Chem. Phys. Lett. 373 136
- [4] Zhang P , Liu G , Tian Y C , Tian X H 2005 Sensors and Actuators A 118 338
- [5] Cheng Y, Chen C N, Chieng C C, Tseng F G, Sheu J T 2003 Microsyst. Technol. 9 163
- [6] Huang W X, Yuan Q X, Tian Y L, Zhu P P, Jiang X M, Wang J Y 2005 Acta Phys. Sin. 54 677 (in Chinese)[黄万霞、袁清习、田玉莲、朱佩平、姜晓明、王 越 2005 物理学报 54 677]
- [7] Katoh T , Nishi N , Fukagawa M , Ueno H , Sugiyama S 2001 Sensors and Actuators A 89 10
- [8] http://www.nsrl.ustc.edu.cn/5search.html
- [9] http://www.ihep.ac.cn/bsrf/news/news18.htm
- [10] Urisu T , Kyuragi K 1987 J. Vac. Sci. Technol. B 5 1436
- [11] Hirano S , Yoshigoe A , Nagasono M , Mase K , Ohara J , Nonogaki Y , Takeda Y , Urisu T 1998 J. Synchrotron Rad. 5 1363
- [12] Urisu T, Kyuragi H, Utsumi Y, Takahashi J I, Mamoru Kitamura 1989 Rev. Sci. Instum. 60 2157

- [13] Akazawa H , Takahashi J , Utsumi Y , Kawashima I , Urisu T 1991 J. Vac. Sci. Technol. A 9 2653
- [14] More S D , Graaf H , Baune M , Wang C S , Urisu T 2002 Jpn . J . Appl. Phys. 41 4390
- [15] Wang C S , More S D , Wang Z H , Yamamura S , Nonogai Y , Urisu T 2003 J. Vac. Sci. Technol. B 21 818
- [16] Ogawa T, Mochiiji K, Ochiai I, Yamamoto S, Tanaka K 1994 J. Appl. Phys. 75 4680
- [17] Nakazawa M , Sekiyama H 1990 Appl. Phys. Lett. 56 2108
- [18] Takahashi J , Utsumi Y , Urisu T 1991 J. Appl. Phys. 70 2958
- [19] Zhang M , Desai T , Ferrari M 1998 Biomaterials 19 953
- [20] Rahman M M, Nonogaki Y, Tero R, Kim YH, Uno H, Zhang Z L, Yano T, Aoyama M, Sasaki R, Nagai H, Yoshida M, Urisu T 2005 Jpn. J. Appl. Phys. 44 L1207
- [21] Zhang W H , Xu R Q , Li J M 2003 Chin . Phys . 12 275
- [ 22 ] Henke B L , Lee P , Tanaka T J , Shimabukuro R L , Fujikawa B K 1982 Atom. Data Nucl. Data Tables 27 1
- [23] Akazawa H 1995 Phys. Rev. B 52 12386
- [24] Kitamura O, Goto T, Terakado S, Suzuki S, Sekitani T, Tanaka K 1994 Appl. Sur. Sci. 79/80 122
- [25] Ninomiya K , Suzuki K , Nishimatsu S , Okada O 987 J. Appl. Phys. 62 1459

## Synchrotron radiation stimulated etching of SiO<sub>2</sub> thin films \*

Wang Chang-Shun<sup>1</sup><sup>†</sup> Pan Xu<sup>1</sup><sup>)</sup> Urisu Tsuneo<sup>2</sup><sup>)</sup>

1 Department of Physics , Shanghai Jiaotong University , Shanghai 200240 , China )
2 M Institute for Molecular Science , Okazaki , 444-8585 , Japan )
( Received 28 March 2006 ; revised manuscript received 10 April 2006 )

#### Abstract

The synchrotron radiation (SR) stimulated etching of SiO<sub>2</sub> thin film surface was investigated with a contact cobalt mask , and the etched pattern of SiO<sub>2</sub> thin films on silicon was made. The SiO<sub>2</sub> thin film was grown on silicon surface by thermal oxidation. The contact cobalt mask was fabricated on SiO<sub>2</sub> thin film by combining the techniques of photolithography and RF-magnetron sputtering. In the experiment , the anisotropic etching of SiO<sub>2</sub> was effectively achieved by SR radiation with SF<sub>6</sub> as the reaction gas. The etching rate increased with increasing gas pressure of SF<sub>6</sub> in a certain range , and with decreasing the substrate temperature. Under SR irradiation with flowing SF<sub>6</sub> and O<sub>2</sub> did not etch the silicon crystal and the etching stopped completely at the SiO<sub>2</sub>/Si interface. Furthermore , the Co provided high resistance against the SR etching , indicating that Co is an ideal mask material for the synchrotron radiation stimulated etching.

**Keywords**: synchrotron radiation etching , contact cobalt mask , SiO<sub>2</sub> thin film **PACC**: 8160C , 8250G , 2920L

<sup>\*</sup> Project supported by the National Natural Science Foundation of China (Grant Nos. 60177003, 10675083) and the Applied Materials Shanghai Research & Development Fund (Grant No. 0416).

<sup>†</sup> E-mail:cswang@sjtu.edu.cn