# 简化共沉淀法制备 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 陶瓷 及其介电性能研究\*

贾然 顾访 吴珍华 赵学童 李建英†

(西安交通大学,电力设备电气绝缘国家重点实验室,西安 710049)(2012年1月12日收到:2012年5月17日收到修改稿)

具有巨介电常数的 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 陶瓷是一种理想的高储能密度电容器材料.本文以草酸为沉淀剂、以乙酸铵为调节 pH 值的定量缓冲剂,获得制备 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 陶瓷的简化共沉淀法.确定了 pH = 3.0 为制备前驱粉料的最佳反应条件.通过显微分析和介电性能测量,发现在 1040 °C—1100 °C 范围内,随着烧结温度的提高,陶瓷的晶粒尺 寸增大,非线性系数上升,电位梯度和介电损耗下降,1100 °C 烧结的试样 tan  $\delta$  最低达到 0.04. 认为 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 陶瓷介电损耗包含直流电导分量、低频松弛损耗和高频松弛损耗.低频松弛活化能为 0.51 eV,对应于晶界处的 Maxwell-Wagner 松弛极化;高频松弛过程活化能为 0.10 eV,对应晶粒内部的氧空位缺陷.烧结温度的升高导致晶

关键词: 巨介电常数, 共沉淀法, 松弛极化, CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 陶瓷

PACS: 77.22.Gm, 77.22.-d, 81.05.Je

### 1引言

界电阻下降.

钛酸铜钙 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> (CCTO) 陶瓷在 1 kHz 下介电常数高达 12000 左右, 并且在很宽的温度范 围内 (100—380 K) 保持稳定<sup>[1]</sup>, 且不发生铁电相 变. CCTO 这些良好的综合性能引起了研究者广泛 的关注, 使其可能在高密度能力储存、薄膜器件及 高介电电容器等领域获得广泛应用. 然而相对较高 的介电损耗限制了其应用. 近十年来, 围绕钛酸铜 钙陶瓷的研究主要包括巨介电常数产生机理、试 样制备烧结工艺、离子掺杂改性等.

在巨介电常数产生机理方面,人们对 CCTO 陶瓷、CCTO 单晶分别利用阻抗谱、拉曼光谱 以及第一性原理计算等多种方法进行了深入研 究. Ramirez 等<sup>[2]</sup> 试图从 Ti<sup>4+</sup> 位移的角度解释产 生巨介电常数的机理,发现 CCTO 与铁电体陶瓷 相变产生高介电常数及机理不同. 文献 [3] 测量

了 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 陶瓷在不同温度下的交流复阻抗 谱,并用 IBLC 模型解释了 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 陶瓷的电 学属性,认为 CCTO 陶瓷宏观上可看作具有半导 性的晶粒和绝缘的晶界组成的复合体,由于晶界和 晶粒尺寸一定的比例及其导电率上的差异,从而造 成 CCTO 的视在介电常数比原先体材料的高数倍 乃至数十倍. 根据第一性原理<sup>[4,5]</sup> 对 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 的介电常数的计算结果却表明 CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> 不 可能具有非常高的介电常数. 现在人们普遍认 为、CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub>的高介电常数与材料的微结构有 关<sup>[6-12]</sup>. Homes 等<sup>[11]</sup> 推测孪晶界效应是产生单 晶巨介电常数的原因. Fang 等<sup>[13,14]</sup>在固相烧结法 制备的 CCTO 陶瓷中观察到了亚晶界,并且认为亚 晶界的电阻高于晶界电阻,对巨介电常数的贡献更 大. Fu 等<sup>[15]</sup> 采用原子力显微镜观察到 CCTO 陶瓷 的晶界是半导性质的而晶粒中存在半导区域和绝 缘区域,认为其巨介电常数可能来源于晶粒的不均 匀性而非晶粒晶界的复合.

<sup>\*</sup>国家自然科学基金(批准号: 50977071, 50972118, 51177121)资助的课题.

<sup>†</sup> E-mail: lijy@mail.xjtu.edu.cn

<sup>© 2012</sup> 中国物理学会 Chinese Physical Society

在制备粉体的过程中,采用固相合成法制出的 粉体一般化学组分不均匀、颗粒较粗大、粒径分 布范围广,球磨混合时间长且煅烧温度较高,耗时 耗能.除采用溶胶-凝胶法<sup>[16]</sup>制备 CCTO 粉料外, 较为常用的制备方法是共沉淀法.文献 [17,18] 采 用共沉淀法制备了钛酸铜钙粉体,该方法原料配比 容易控制,制得的粉体烧结活性高,但是存在过程 繁琐、易混入杂质离子等缺点.

本文采用经简化的共沉淀方法制备了 CCTO 陶瓷前驱粉体,确定了以乙酸铵为缓冲剂、反应溶 液 pH = 3.0 为制备前驱粉料的最佳反应条件. 然后 通过不同温度烧结制备了 CCTO 陶瓷,使其介电损 耗值  $\tan \delta$  最低降至 0.04,并在较宽的频率范围内 保持稳定.并且通过晶相分析、显微形貌观察以及 介电性能研究,结合内部阻挡层电容器原理,说明 了 CCTO 巨介电常数产生的原因.

#### 2 实 验

图 1 列出了本文采用的简化共沉淀方法制 备 CCTO 陶瓷前驱粉体的路线图. 如图 1 所示,将 钛酸四丁酯 (Ti (OC<sub>4</sub>H<sub>9</sub>)<sub>4</sub>)的无水乙醇溶液与草 酸 (H<sub>2</sub>C<sub>2</sub>O<sub>4</sub>·2H<sub>2</sub>O)水溶液混合,记为 HTO 溶液;使 用硝酸钙 (Ca (NO<sub>3</sub>)<sub>2</sub>)和硝酸铜 (Cu (NO<sub>3</sub>)<sub>2</sub>)按照 1:3 的摩尔比配制钙铜溶液. 用缓冲剂调节 HTO 溶 液的 pH 至 3.0 左右,继续添加钙铜溶液并用缓冲液 调节其 pH 值为 1.3, 3.0, 3.1, 3.5, 静置沉淀约 12 h, 滤去上层清液, 烘干 12 h 得蓝色 CCTO 前驱粉料. 本文选用了定量缓冲液乙酸铵 (CH<sub>3</sub>COONH<sub>4</sub>) 调 节 pH 值, 可以有效地使混合液 pH 值达到既定要 求, 操作更加简单, 而且乙酸铵在煅烧时易分解挥 发从而不易引入杂质离子, 这样就避免了原有的 共沉淀法原料配比繁琐易混入 Cl<sup>-</sup>等对形成陶瓷 有害的离子<sup>[17]</sup>以及 pH 值调节步骤复杂<sup>[19]</sup>等 缺点.

将共沉淀法制备的前驱粉料经 950 °C 煅烧 10 h 后研细,观察相组成和微观结构.选用 pH = 3.0 反应制备的粉料经过煅烧、造粒、压片 制成直径为 12 mm,厚度为 1—2 mm 的圆片状生 坯,排胶后在空气气氛下 1040 °C,1060 °C,1080 °C, 1100 °C 烧结 20 h,升温和降温速率分别是 200 °C/h 和 150 °C/h,制备试样记为 A, B, C, D.

利用 X 射线衍射仪 (XRD, Regaku D/MAX ⅢB) 分析了共沉淀法制备 CCTO 陶瓷的前驱粉体煅 烧后的物相组成.对前驱粉体 950 °C 煅烧制成 的陶瓷粉体表面及烧结成的 CCTO 陶瓷试样断 面形貌进行扫描电镜 SEM (Jeol JSM-6390A) 观察. 采用 WJ10001D 直流稳压源和 HP34401A 多功能 数字表在室温下对试样进行伏安特性测量.采 用 Novocontrol 宽频介电谱仪与阻抗谱仪在 10<sup>-1</sup>— 10<sup>7</sup> Hz 频率范围、173—373 K 温度范围内, 对试样 的介电性能进行了测量.



图 1 简化共沉淀法制备 CCTO 陶瓷前驱粉料的工艺流程图

3 实验结果与讨论

### 3.1 反应溶液 pH 值对前驱粉料的煅烧产 物成分的影响

图 2 为简化共沉淀法在不同 pH 值的反应溶 液下制备的四种前驱粉料经 950 °C 煅烧 10 h 后 的 XRD 图谱. 煅烧产物的粉料主相均为 CCTO, 含有少量的 TiO<sub>2</sub>, CuO 和 CaTiO<sub>3</sub>,其中钙铜溶液 pH = 3.0 的粉料煅烧产物杂质含量最少,只能观 察到少量的 CuO. Ti<sup>4+</sup> 的沉淀是由 pH 值变化导 致 Ti<sup>4+</sup> 与草酸之间的络合平衡被破坏造成的,后 期加入的钙铜溶液含有缓冲液乙酸铵和草酸电离 的 H<sup>+</sup> 结合,直接影响 Ti<sup>4+</sup> 的沉淀,而钙铜离子同 时也和草酸根结合产生沉淀. XRD 结果表明 3.0 的 pH 值为各元素共同沉淀的最有利条件.



图 2 不同 pH 值制备的前驱粉料以 950 °C 煅烧 10 h 后产物 的 XRD 图谱

图 3 为反应溶液 pH = 3.0 的前驱粉体煅烧产物的 SEM 形貌图,可以看出该煅烧产物的粉体粒径均匀、形貌完整.由此可见本文采用的简化共沉淀法,即以草酸作为沉淀剂,乙酸铵溶液作为缓冲液,保证反应溶液的 pH 值在 3.0 左右,可以成功制备优良的 CCTO 前驱粉料.



图 3 钙铜溶液 pH = 3.0 的前驱粉体煅烧产物的 SEM 图像

#### 3.2 烧结温度与陶瓷试样微观结构

采用杂质相含量最少的溶液 pH = 3.0 的前驱 粉体煅烧产物烧结制备了 CCTO 陶瓷.为了比较 烧结温度对陶瓷试样微观结构的影响,通过 SEM 观察了分别在 1040 °C (试样 A), 1060 °C (试样 B), 1080 °C (试样 C) 和 1100 °C (试样 D) 烧结 20 h 的 CCTO 陶瓷试样的断面微观形貌,结果如图 4 所 示.可以发现烧结温度越高,陶瓷的晶粒尺寸越大, 晶界处存在的细小杂相越少.



图 4 不同烧结温度 CCTO 陶瓷断面 SEM 图像 (a) 1040 °C; (b) 1060 °C; (c) 1080 °C; (d) 1100 °C

#### 3.3 CCTO 陶瓷的介电性能

图 5 是 CCTO 陶瓷试样 A, B, C, D 在室温 下的伏安特性测量结果, 插入图为非线性系数  $\alpha$ ( $\alpha = lg(I_1/I_2)/lg(V_1/V_2)$ , 其中电流  $I_1 = 1$  mA,  $I_2 = 0.1$  mA,  $V_1$  和  $V_2$  分别为对应电压) 和烧结温 度的关系. 由图 5 可以看出, 随着烧结温度的升高, 非线性系数  $\alpha$  从 2.3 增大到 3.7 左右; 同时, 电位梯 度  $E_{1mA}$  (电流在 1 mA 时的场强) 随烧结温度升高 而有所下降, 这是晶粒增大导致单位厚度内晶界数 减少而造成的.



图 5 不同烧结温度 CCTO 陶瓷试样的伏安特性

图 6 是不同烧结温度 CCTO 陶瓷试样在 293 K 时的相对介电常数  $\varepsilon'$  和介质损耗角正切 tan  $\delta$  随 频率变化的曲线. 在 10<sup>5</sup> Hz 处, 介电常数的数值发 生突变, 除试样 A 外, 在 10<sup>5</sup> Hz 以下的低频范围 内,  $\varepsilon'$  的数值都能保持在 10<sup>4</sup> 以上, 其中 D 曲线最 平稳. CCTO 陶瓷室温下最小损耗值的频率范围 一般是 10<sup>3</sup>—10<sup>4</sup> Hz 范围内<sup>[17,19]</sup>, 在 2×10<sup>3</sup> Hz 处, 试样 D 介质损耗角正切 tan  $\delta$  达到最小值为 0.04, 并且在 5×10<sup>2</sup>—5×10<sup>4</sup> Hz 范围内都在 0.05 以下. 而之前报道的共沉淀法制备的 CCTO 陶瓷在室温 下的最小损耗值所在的 350 Hz 处, tan  $\delta$  仍然大 于 0.1<sup>[17]</sup>.

因为试样 D 具有相当高的非线性系数和最低的损耗,所以本文选取其在 173—373 K, 10<sup>-1</sup>— 10<sup>7</sup> Hz 范围内测量了介电温谱,其相对介电常数  $\varepsilon'$ 及损耗因子  $\varepsilon''$  如图 7 所示.在 10<sup>5</sup> Hz 以下的频 率范围内,试样的相对介电常数值  $\varepsilon'$  取值为 10<sup>4</sup>— 10<sup>5</sup>,并且在低频 10 Hz 附近以及在高频 10<sup>5</sup> Hz 有 两个突变过程,对应  $\varepsilon''$  谱图中的松弛损耗峰 1 和 2. 峰 1 和 2 说明 CCTO 陶瓷中存在着两种松弛极化 过程,这两个损耗峰所在频率位置随温度升高向高 频方向偏移, 是典型的德拜松弛过程. 根据德拜方 程, 损耗因子 ε<sup>ν</sup> 可以表示为

$$\varepsilon'' = A_1 \frac{\sigma_{\rm dc}}{\omega \varepsilon_0} + A_2 \frac{(\varepsilon_{\rm s1} - \varepsilon_{\infty 1})\omega \tau_1}{1 + \omega^2 \tau_1^2} + A_3 \frac{(\varepsilon_{\rm s2} - \varepsilon_{\infty 2})\omega \tau_2}{1 + \omega_2 \tau_2^2}, \tag{1}$$

式中  $A_1$ ,  $A_2$ ,  $A_3$  是与材料相关的常数, ( $\varepsilon_{s1} - \varepsilon_{\infty 1}$ ) 是高频松弛极化的最大值, ( $\varepsilon_{s2} - \varepsilon_{\infty 2}$ ) 是低频松弛 极化的最大值;  $\tau_1$ ,  $\tau_2$  是与温度有关的函数.由(1) 式可以看出 CCTO 陶瓷的介质损耗可分为直流电 导分量、低频松弛分量、高频松弛分量三部分. 低频时,直流电导分量占损耗的比例较大,且与 频率值成反比.(1) 式中各分量可以在图 8 中定性 地表示出来.由图 7(b) 可以看出当温度上升到室 温 (293 K) 以上, 低频损耗峰 1 几乎不可见, 该损耗 峰分量几乎完全为电导直流分量掩盖.



图 6 不同烧结温度 CCTO 陶瓷试样室温介电频谱 (a) 介电 常数  $\varepsilon'$ ; (b) 介质损耗角正切 tan  $\delta$ 

损耗因子 ε"的两个松弛峰的频率和温度的 关系可以用 Arrhenius 方程  $f = f_0 \exp(-U/kT)$  表 示, 其中 f 和 T 分别是损耗峰所对应的频率和 温度,  $f_0$  是指前因子, U 是松弛活化能, k 是玻尔 兹曼常数, 该关系在图 9 中给出. 两个极化过程 峰 1 和 2 对应的活化能值分别是  $U_1 = 0.51$  eV,  $U_2 = 0.10$  eV. Sinclair 等 <sup>[20]</sup> 采用 IBLC 的模型研 究 CCTO 多晶陶瓷, 通过阻抗谱的方法分析了试样 在不同温度下的晶粒电导、晶界电导, 计算得到两 个活化能值为 0.60 和 0.08 eV, 认为较低的值为晶 粒活化能 (bulk activation energy), 较高则为晶界活 化能 (grain boundary activation energy). 本文的计算 结果与之接近, 0.10 eV 就是试样的晶粒活化能, 对 应的是高频下 10<sup>5</sup>—10<sup>6</sup> Hz 的松弛过程, 而晶界活 化能值为 0.51 eV, 对应的是低频下 10<sup>2</sup>—10<sup>4</sup> Hz 的 松弛过程. 近年来有研究认为晶粒内的亚晶界结 构 <sup>[13,14,21]</sup> 或其他界面结构 <sup>[15]</sup> 对 CCTO 陶瓷的巨 介电常数贡献要大于晶界结构, 所以低频的介电松 弛也可能来自于亚晶界和亚晶粒的作用.



图 7 试样 D 在不同温度下的介电频谱 (a) 相对介电常数  $\varepsilon'$ ; (b) 损耗因子  $\varepsilon''$ 

在具有内部阻挡层电容器结构的钙钛矿陶 瓷 BaTiO<sub>3</sub><sup>[22]</sup>中,高温 (> 1000 °C) 烧结导致晶粒 中存在氧空位缺陷,被认为是晶粒半导性质的来 源,且氧空位的活化能为 0.1—0.2 eV,本文中 CCTO 陶瓷的高频松弛极化对应的活化能 U<sub>2</sub> = 0.10 eV, 所以可以推断 CCTO 晶粒半导性质同样可能来 源于氧空位缺陷.低频下的松弛过程是非本征

的 Maxwell-Wagner 松弛极化<sup>[23,24]</sup>. 在交流电场 作用下,电极和样品的接触界面形成极薄的阻挡层, 阻挡层本身存在着空间电荷极化,即界面极化. 该 过程涉及了两个介电层之间的界面载流子的交换, 因此需要较高的活化,较长时间即较低的频率,这 与我们观察到的现象符合.



图 10 是 CCTO 陶瓷试样在室温 (293 K) 时的 复阻抗谱图,其中插入图是高频端的放大图. CCTO 的复阻抗谱图由高频端的小曲率半圆和低频端的 大曲率半圆组成<sup>[9,20,24]</sup>,在图 10 中低频端的大曲 率半圆明显可见,在接近高频端时半圆出现了曲率 不连续,对应不完整的小曲率半圆. 晶粒和晶界的 结构可以等效为两个并联 *RC* 电路<sup>[20]</sup>,根据图 10 结果,高频和低频端的半圆截距就分别是晶粒的 等效电阻 *R*g 和晶界的等效电阻 *R*gb,其数值列在 表1中.

由表 1 可以看出, 随烧结温度的升高, 晶粒和 晶界的电阻都呈下降趋势. 根据前文的分析, 认 为 CCTO 晶粒半导性质来源于氧空位缺陷. 高温下 烧结 CCTO 陶瓷内出现氧空位, 同时产生自由电 子,此时晶粒晶界呈现半导特性.降温过程中,空气中的氧扩散到晶界中,与晶界处氧空位复合,从而使晶界重新获得绝缘特性.烧结温度升高导致氧空位浓度增大,从而导致晶粒和晶界的等效电阻下降.如果将空气中烧结的 CCTO 陶瓷以 900 °C 进行高真空 (10<sup>-4</sup> Pa) 热处理<sup>[25]</sup>,晶界和晶粒的区别将变



图 10 不同烧结温度 CCTO 陶瓷室温阻抗谱

表丨 至温卜阻玑谱分竹试杆晶粒晶芥等效电阻	1值
-----------------------	----

试样	А	В	С	D
$R_{ m g}/\Omega\cdot m cm$	1.4	0.75	0.85	0.63
$R_{ m gb}/10^5~\Omega{\cdot} m cm$	12.0	6.10	2.80	1.60

- Subramanian M A, Dong L, Duan N, Reisner B A, Sleight A W 2000 Solid State Chem. 151 323
- [2] Ramirez A P, Subramanian M A, Gardel M, Blumberg G, Li D, Vogt T, Shapiro S M 2000 Solid State Commun. 151 217
- [3] Subramanian M A, Sleight A W 2002 Solid State Sci. 4 347
- [4] He L X, Neaton J B, Cohen M H, Vanderbilt D, Homes C C 2002 Phys. Rev. B 65 214112
- [5] He L X, Neaton J B, Vanderbilt D, Choen M H 2003 Phys. Rev. B 67 012103
- [6] Cohen M H, Neaton J B, He L X, Vanderbilt D 2003 J. Appl. Phys. 94 3299
- [7] Zhang L, Tang Z 2004 Phys. Rev. B 70 174306
- [8] Tselev A, Brooks C M, Anlage S M, Zheng H, Riba L S, Ramesh R, Subramanian M A 2004 *Phys. Rev.* B 70 144101
- [9] Chiodelli G, Massarotti V, Capsoni D, Bini M, Azzoni C B, Mozzati M C, Lupotto P 2004 Solid State Commun. 132 241
- [10] Fang L, Shen M, Cao W 2004 J. Appl. Phys. 95 6483
- [11] Homes C C, Vogt T, Shapiro S M, Wakimoto S, Subramanian M A, Ramirez A P 2003 *Phys. Rev.* B 67 092106
- [12] Chen L, Chen C L, Lin Y, Chen Y B, Chen X H, Bontchev R P, Park C Y, Jacobson A J 2003 Appl. Phys. Lett. 82 2317
- [13] Fang T T, Liu C P 2005 Chem. Mater. 17 5167
- [14] Fang T T, Shiau H K 2004 J. Am. Ceram. Soc. 87 2072

得不明显,复阻抗谱图获得的等效晶界电阻减小, IBLC理论不再成立,介电常数大幅减小,说明了在 无氧的气氛中晶粒可能也再次产生大量氧空位变 成半导态.

#### 4 结 论

本文提出了一种简化的共沉淀法用以制备 CCTO 陶瓷,选用草酸作为沉淀剂、乙酸铵作为缓冲液,确定了在反应溶液的 pH = 3.0 时,制备出的前驱粉料经 950 °C 煅烧 10 h 可以获得 CCTO 主相纯度高、粒径均匀的 CCTO 陶瓷粉.在不同温度下烧结该陶瓷粉 20 h 后发现,1100 °C 烧结的试样晶界处存在的细小杂相最少、晶粒最大,介电常数稳定而且介质损耗角正切 tan δ 最低可达 0.04.

通过对 1100°C 烧结的 CCTO 陶瓷试样在不同 温度下的介电损耗的研究表明,高频 (10<sup>5</sup>—10<sup>6</sup> Hz) 松弛过程的活化能为 0.10 eV, 对应于晶粒氧空位 的活化能,低频 (10<sup>2</sup>—10<sup>4</sup> Hz) 松弛极化的活化能 是 0.51 eV,是晶界处 Schottky 势垒区空间电荷发生 的 Maxwell-Wagner 松弛过程.复阻抗谱图分析表 明随烧结温度的升高,晶粒和晶界电阻下降,这可 能与烧结过程氧空位的变化有关.

- [15] Fu D S, Taniguchi H, Taniyama T, Itoh M, Koshihara S Y 2008 Chem. Mater. 20 1694
- [16] Yang C H, Zhou X L, Xu G, Han G R, Weng W J, Du P Y 2006 J. Chin. Ceram. Soc. 34 753 (in Chinese) [杨昌辉, 周小莉, 徐刚, 韩高荣, 翁文剑, 杜丕一 2006 硅酸盐学报 34 753]
- [17] Guillemet-Fritscha S, Lebeyb T, Boulosa M, Duranda B 2006 J. Eur. Ceram. Soc. 26 1245
- [18] Marchin L, Guillemet-Fritsch S, Durand B 2007 Prog. Solid State Chem. 36 151
- [19] Yang Y, Li S T 2010 J. Inorg. Mater. 25 835 (in Chinese) [杨雁, 李盛涛 2010 无机材料学报 25 835]
- [20] Sinclair D C, Adams T B, Morrison F D, West A R 2002 Appl. Phys. Lett. 80 2153
- [21] Zang G Z, Zhang J L, Zheng P, Wang J F, Wang C L 2005 J. Phys.
   D: Appl. Phys. 38 1824
- [22] Morrison F D, Sinclair D C, West A R 2001 J. Am. Ceram. Soc. 84 531
- [23] Li W, Schwartz R W 2007 Phys. Rev. B 75 012104
- [24] Li J Y, Zhao X T, Li S T, Alim M A 2010 J. Appl. Phys. 108 104104
- [25] Li J Y, Xu T W, Li S T, Jin H Y, Li W 2010 J. Alloys Compd. 506 L1

## Dielectric properties of CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> ceramics prepared by a simplified coprecipitation method\*

Jia Ran Gu Fang Wu Zhen-Hua Zhao Xue-Tong Li Jian-Ying<sup>†</sup>

(State Key Laboratory of Electrical Insulation and Power Equipment, Xi'an Jiaotong University, Xi'an 710049, China)

(Received 12 January 2012; revised manuscript received 17 May 2012)

#### Abstract

Precursor powder of  $CaCu_3Ti_4O_{12}$  is prepared by a simplified coprecipitation process, in which an optimum reaction condition with ammonium acetate is used as buffer solution and pH = 3.0 is proved by X-ray diffraction and scanning electron microscope. The  $CaCu_3Ti_4O_{12}$  ceramics samples are prepared by sintering the calcined powder at different temperatures (1040 °C–1100 °C). It is found that higher sintering temperature of  $CaCu_3Ti_4O_{12}$  ceramics will lead to lager grain size, higher dielectric constant and lower dielectric loss. The dielectric loss of  $CaCu_3Ti_4O_{12}$  ceramics is suggested to be due to DC electric conductivity, low-frequency relaxation loss and high-frequency relaxation loss. The low-frequency and high-frequency relaxations are related to grain boundary and oxygen vacancy defects respectively.

**Keywords:** giant dielectric constant, simplified coprecipitation, relaxation polarization, CaCu<sub>3</sub>Ti<sub>4</sub>O<sub>12</sub> ceramics **PACS:** 77.22.Gm, 77.22.–d, 81.05.Je

<sup>\*</sup> Project supported by the National Natural Science Foundation of China (Grant Nos. 50977071, 50972118, 51177121).

<sup>†</sup> E-mail: lijy@mail.xjtu.edu.cn