Ga梯度分布对Cu(In, Ga)Se₂ 薄膜及 太阳电池的影响^{*}

刘芳芳 孙云 何青

(南开大学,天津市光电子薄膜器件与技术重点实验室,天津 300071)

(2013年9月25日收到;2013年10月30日收到修改稿)

传统制备 Cu(In,Ga)Se2 (CIGS) 手段之一是共蒸发三步法,工艺中通过 Cu, In, Ga, Se 4 种元素相互扩散、作用形成抛物线形的 Ga 梯度分布.本文通过调整 Ga 源温度制备了 Ga 梯度分布不同的 CIGS 薄膜及电池.利用多种测试方法,研究了 Ga 梯度分布不同对 CIGS 薄膜表面及背面结构性质及电性质的影响,计算分析了表面导带失调值及背面电场对电池性能的影响,从而获得了合适的 Ga 梯度分布,提高了电池光谱相应,获得了较好的电池性能参数.

关键词: Cu(In,Ga)Se₂太阳电池, Ga梯度, 导带失调值, 背电场
 PACS: 72.80.Cw, 73.20.At, 78.55.Et
 DOI: 10.7498/aps.63.047201

1引言

作为清洁能源的太阳电池越来越受到世界各 国的重视,其发展方向是获得高转换效率、低成本 的太阳电池. Cu(In,Ga)Se₂(CIGS)薄膜太阳电池 由于其廉价、高效、性能稳定和抗辐射能力强而得 到光伏界的重视,是下一代的廉价太阳电池.作 为电池吸收层的CIGS薄膜是由Cu, In, Ga, Se 4 种元素构成的多晶半导体化合物,其传统且保持 20.4% 世界纪录 (2013年初,由瑞士联邦材料测试 与研究实验室创造)的制备方法是共蒸发三步法, 主要过程为:第一步,共蒸发In,Ga,Se形成的纤锌 矿结构的 ($In_x Ga_{1-x}$)₂Se₃; 第二步, 蒸发 Cu 和 Se, In和Ga离子向外扩散,与Cu离子反应,直到薄膜 稍微富Cu,生成液相Cu_xSe时结束;第三步,蒸发 In, Ga和Se元素, Cu向外扩散与新蒸发的In, Ga 和Se反应,最后Cu_xSe相完全消耗掉,形成满足化 学计量比的 CIGS 薄膜.

CIGS薄膜的生长是通过Cu, In, Ga, Se 4种 元素相互扩散、作用形成^[1]. 首先Se空位 (V_{Se})产 生后^[2],为了保持局域内的电荷中性,它会诱导金 属空位的形成,从而促使背面和表面的Ga,In元 素通过金属的晶格空位扩散^[3].扩散系数与扩散 元素的浓度、扩散材料有关.薄膜内部的In元素浓 度要高于Ga元素浓度,且In比Ga原子有更大的 原子直径.为了降低薄膜应力能,In会优先扩散, 首先占据合适的格点.扩散中,In与Se的结合为 In₂Se₃,其自由能小于Ga与Se结合的Ga₂Se₃.在 同一温度下与Cu_XSe结合,CuInSe₂先于CuGaSe₂ 成膜形成多晶结构,而后Ga再扩散要困难很多,从 而造成Ga元素趋向平均分布的扩散不充分,形成 了如图1所示的抛物线形的梯度分布.其特点是 在接近CIGS表面和背电极处的Ga含量较多,中 间较少,整个薄膜中Ga梯度分布呈抛物线的梯度 形状.

此种形状的Ga梯度决定了薄膜禁带宽度的宽 窄及形状,表面及背面带隙的增加抑制了电池吸收 区的复合,有效地提高了开路电压Voc,而中间的窄 带隙又可以保证电池在长波段的光谱响应不至于 下降,从而Jsc的损失减小.国外对此做过很多基

* 国家自然科学基金 (批准号: 61144002) 和高等学校博士学科点专项科研基金 (批准号: BE033511) 资助的课题.

© 2014 中国物理学会 Chinese Physical Society

[†]通讯作者. E-mail: nklff@nankai.edu.cn

础研究,在带隙梯度对材料及电池的影响原理发表 过一些文章^[4-6].国内的研究大多在工艺摸索阶 段,更深入的研究工作较少^[7,8].本文在国外研究 基础上,更细致地计算分析了Ga梯度在表面和背 面的具体含量数据,以及对吸收层性质和器件性能 造成的影响,从而总结出具体的CIGS结构和电学 性质等方面的理想数据.



2 实 验

在共蒸发沉积 CIGS 薄膜过程中, 薄膜材料的 均匀性、结晶结构等性质与组成元素的蒸发速率 有关. 在其余蒸发条件相同的情况下, 通过改变 Ga源蒸发温度来改变 Ga元素的蒸发速率, 从而 控制薄膜内 Ga元素含量的纵向分布^[9], 由此制备 了4种 Ga梯度分布不同(即薄膜表面和背面 Ga元 素含量不同), 但平均 Ga含量相同的样品, 并采用 X射线荧光光谱仪(XRF)、二次离子质谱(SIMS)、 扫描电镜(SEM)、Hall测试仪等方法对 CIGS 吸收 层的结构特性和电特性进行了测试分析, 利用单 晶 Si标准电池校准的太阳光模拟器在标准光强下 (100 mW/cm², AM1.5)对电池性能进行测试分析.

3 结果与讨论

为了避免非Ga梯度因素所造成的材料和器件 的性质差别,制备的4种CIGS薄膜厚度均在2μm 左右,成分都在化学计量比范围内,差别小于1.5%. Ga元素平均含量基本在32%左右,如表1所示,这 样的结果可近似看作4种薄膜样品的平均Ga含量 一致,从而有利于对薄膜表面和背面的Ga梯度的 细微差别进行比较分析. 由经验公式 $E_{g}(y) = 1.02 + 0.56y + 0.11y^{2}$ (y 为 Ga/(Ga+In) 比值)^[10]及 XRF 测试的成分比例 数值计算出 4 种样品的平均禁带宽度 E_{g} ,数据如 表 1 所示.

	表1	溥膑杆品成分比例列表	
样品号		${\rm Ga}/({\rm Ga+In})$	$E_{\rm g}/{\rm eV}$
(a)		0.323	1.212
(b)		0.325	1.213
(c)		0.317	1.209
(d)		0.320	1.210

图 2 为 SIMS 测试的 Ga/(Ga+In) 随薄膜纵向 深度 x 的分布曲线.可以看出,4种薄膜样品的 Ga梯度均呈不同程度(梯度斜率不同)的马鞍形 状分布.在平均 Ga/(Ga+In)相同的情况下,表面 (0—0.3 µm 距离)和背面(薄膜中部到背表面范围,约为1 µm 距离)曲线斜率绝对值越大代表此处 平均 Ga/(Ga+In)越大.通过计算发现,薄膜表面 平均 Ga/(Ga+In)(d)>(b)>(c)>(a),薄膜背面平均 Ga/(Ga+In)(a)>(b)>(c)>(d).即表面(a)样品 Ga 含量最少,(d)样品最多,背面(a)样品 Ga 含量最少,(d)样品最多,



图 2 Ga/(Ga+In) 随深度 x 变化的 SIMS 曲线

3.1 Ga梯度对CIGS表界面的影响

图 3 为 4 种 CIGS 薄膜样品的表面形貌 (SEM 测试).可以看出, (b), (d) 样品结晶颗粒小,中间 空隙多,台阶仪测试表面粗糙度较大 (356 Å) 这样 的薄膜缺陷较多;样品 (a) 的结晶则平整致密,表面 光滑粗糙度较小 (20 Å).这是由于样品 (b), (d) 的 表面 Ga 含量过多,导致结晶变差,样品 (a) 的表面 Ga 含量较为合适.



SE NanKai WD 9.3 mm 20.0 kV $\times 10k$ 5 μ m





图 3 CIGS 薄膜样品的表面形貌 (SEM 测试)

表 2 是这 4 种薄膜样品在室温下 Hall 仪器测 试的电学参数.由于 4 种薄膜平均成分比例相 差不大,其电阻率都在 30 Ω·cm 左右;样品(b)和 (d)的迁移率较小,样品(a)的迁移率最大,高达 18.7 cm²·V⁻¹·s⁻¹,这是因为样品(b)和(d)表面的 Ga含量较多,破坏了晶格的完整性,造成过多的缺 陷和表面态,这些状况会改变薄膜的表面能级,从 而影响载流子的输运,使得迁移率有明显降低.

样品号	电阻率	迁移率	载流子浓度/cm ³
	$/\Omega \cdot \mathrm{cm}$	$/\mathrm{cm}^2{\cdot}\mathrm{V}^{-1}{\cdot}\mathrm{s}^{-1}$	
(a)	26.7	18.70	1.25×10^{16}
(b)	31.1	2.78	7.23×10^{16}
(c)	27.9	11.90	1.88×10^{16}
(d)	32.2	3.10	6.26×10^{16}

表2 样品的电学参数

根据 SIMS 数据和表 2 中的数据, 以及以下公式 [11], 我们可以计算出薄膜表面的亲和势 χ_{suf} 和导带边失调值 ΔE_c .

$$E_{\rm gsuf} = 1.193 + 0.415x + 0.240x^2, \qquad (1)$$

$$\chi_{\rm suf} = 4.37 - 0.415x - 0.240x^2, \tag{2}$$

 $\Delta E_{\rm c} = \chi_{\rm CIGS} - \chi_{\rm CdS}, \qquad (3)$ 式中, $x = {\rm Ga}/({\rm In} + {\rm Ga})$ 为 CIGS 薄膜表面的 Ga

式中, x = Ga/(III + Ga) 为 GGS 海膜炎面的 Ga 成分比例的平均值. 计算结果如表 3 所示.

表 3 CIGS 薄膜表面的电学参数

kt the	样品号	禁带宽度	电子亲和势	导带失调值
石柳		$E_{\rm g}/{\rm eV}$	$\chi/{ m eV}$	$\Delta E_{\rm c}/{\rm eV}$
CdS		2.42	4.110	
	(a)	1.22	4.343	+0.23
$\mathrm{CuIn}_{0.7}\mathrm{Ga}_{0.3}\mathrm{Se}_2$	(b)	1.41	4.153	+0.04
	(c)	1.33	4.233	+0.12
	(d)	1.43	4.133	+0.02

根据表3中的数据,模拟出CIGS表面与CdS 薄膜在接触前后的界面能带图,如图4所示.

可以看出,4种样品的导带失调值都是正值,与 CdS 接触后,形成的界面为"spike"形式,样品(a) 的导带失调值最大,其"尖谷"最深,样品(b),(d) 的"尖谷"较浅,容易使得电子陷入"尖谷"造成遂 穿,增加复合概率,造成短波光子损失,减少了 J_{sc}, 从而降低了电池性能^[12].有文献研究表明,导带失 调值在0.15—0.25 eV 范围内,可以抑制电池吸收区 的复合,有效提高电池的V_{oc},若超出这个范围,会 引起电池效率的快速下降^[13].本文制备的样品中, 只有样品(a)处于这个范围内.



图 4 CIGS 薄膜表面/CdS 异质结能带图 (A) 接触前 能带示意图; (B) 接触后能带模拟图

3.2 Ga梯度对CIGS背面电场的影响

CIGS 薄膜中的 Ga 在蒸发过程中会在薄膜背面聚集,形成一个高 Ga 区,从而加大了背表面的禁带宽度,形成背电场.根据测试数据,计算出4种样品中 CIGS 薄膜背面禁带宽度变化量 ΔE_g (即薄膜中部 E_{gmid} 与背面 E_{gback} 之差,其中薄膜中部到背表面的膜厚约为 dx = 10⁻⁶ m),再由公式 $E = dE_g/dx$ 可以计算出薄膜背面由 Ga 梯度所构成的电场强度 E,具体数值如表 4 所示.

样品号	背表面禁带宽度	背面电场强度
	变化量/eV	$/10^5 \mathrm{V}{\cdot}\mathrm{m}^{-1}$
(a)	0.200	2.00
(b)	0.130	1.30
(c)	0.090	0.90
(d)	0.085	0.85

表4 样品的背表面电学参数

背表面电场的存在会促使光电子远离 CIGS/Mo界面,加速收集过程.我们知道,漂移 距离越长,收集效率越高.背面电场作用下电子可 以漂移的距离 L 可用 (4) 式表示^[14]:

$$L = \mu \cdot E \cdot \tau_{\rm e} = \frac{E}{KT/q} \cdot L_{\rm d}^2.$$
 (4)

根据 (4) 式, 假设少子寿命时间 $\tau_e = 1 \times 10^{-9}$ s, 扩散长度 $L_d = 1 \mu m$. 把表 2 中测试的 迁移率 μ 值和表 4 中计算样品的背场强E代入 (4) 式, 计算出在背面场强作用下, 4 种样品的少子漂 移距离分别为: 0.374, 0.036, 0.107, 0.026 μm . 样 品 (a) 中电子的漂移距离最大, 样品 (d) 中电子的漂 移距离最小. 可以看出, 背场强越大, 越有利于载 流子的输运和收集. 但是, 过宽的背面带隙也会提 高背表面复合速度, 增加吸收损失, 反而不利于电 池载流子的有效输运, 一般背面禁带宽度不超过 1.5 eV 为宜.

3.3 Ga梯度对电池性能的影响

利用太阳光模拟器测试和线性拟合 *J-V* 曲线的方法,计算出4种薄膜样品的太阳电池的性能参数,具体数值如表5所示.

由表中数据可以看出,样品(b),(d)的表面Ga 含量高,缺陷较多,FF值较小;样品(a)的效率最 高,合适的Ga含量和表面、背面梯度在保持V_{oc}较 高的条件下,加强了载流子的输运和收集,使得J_{sc} 较高,所以样品(a)的效率也最高.

样品号	效率/%	\mathbf{FF}	$V_{ m oc}/{ m V}$	$J_{\rm sc}/{ m mA}$
(a)	14.12	0.70	0.58	34.79
(b)	11.56	0.60	0.60	32.12
(c)	12.20	0.65	0.57	32.94
(d)	10.51	0.57	0.61	30.22

表5 样品的电池性能参数

图 5 为 CIGS 电池的量子效率 (QE) 曲线. 可 以看出样品 (b), (d) 的整体量子效率较低, 尤其在 CIGS 吸收波段 (520—1100 nm 波长范围) 的光子 吸收损失较大. 这可能是因为这两种样品的表面 Ga 掺入过多, 增加了薄膜内部缺陷, 引起少子寿命 和扩散长度的减小, 影响了有效载流子的输运, 使 得量子效率降低; 同时, 由于表面的禁带宽度较大, 影响了薄膜在长波段, 尤其是大于 750 nm 的波长 范围的光谱响应, 使得此波段的光子吸收急剧下 降. 而样品 (a) 由于其 Ga 梯度的优化分布, 兼顾了 表面带隙及背电场的改善, 从而减小了界面及体内 复合对量子效率的影响; 表面 Ga 梯度的缓和保持 了薄膜中间较小的带隙,从而使得长波段光谱响应 也保持了较好的状态.



4 结 论

共蒸发三步法制备 CIGS 薄膜中,通过元素互 扩散和互作用形成表面带隙提高及背电场.本文通 过调整 Ga 源温度,制备了几种 Ga 表面和背面梯 度分布不同的 CIGS 薄膜,研究了 Ga 梯度分布对 薄膜及电池性能的影响.结论如下:

1) 表面 Ga 梯度的升高对 V_{oc} 有一定的增益作 用, 但是过高的表面 Ga 含量会使得表面结晶变差, 缺陷增多, 从而使得 FF 急剧下降, 长波段的光吸收 损失加大;

2) 背面 Ga 梯度增加可以增加背电场强度, 有利于载流子的输运和收集, 提高 J_{sc}, 但过宽的背面带隙会增加吸收损失, 反而不利于电池载流子的有效输运;

3)可以通过控制Ga源温度,对CIGS薄膜中的Ga梯度分布进行一定的优化,使得V_{oc}有一定提高的同时,减少了J_{sc}的损失,并改善了薄膜表面的

结晶状况和表面带隙,获得较高的背面电场,使得 电池性能有所提高,电池器件的光谱响应也达到了 较佳状态.

参考文献

- Liu F F, Zhang L, He Q 2013 Acta Phys. Sin. 62 077201 (in Chinese)[刘芳芳, 张力, 何青 2013 物理学报 62 077201]
- [2] Marudachalam M, Birkmire R W, Hichri H 1997 J. Appl. Phys. 82 2869
- [3] Schroeder D J, Berry G D A 1996 Appl. Phys. Lett. 69 4068
- [4] Lundberg O, Edoff M, Stolt L 2005 Thin Solid Films 480 520
- [5] Jung S H, Ahn S J, Yun J H, Gwak J Y, Kim D W, Yoon K H 2010 Current Appl. Phys. 10 990
- [6] Gorji N E, Reggiani U, Sandrolini L 2012 Solar Energy 86 920
- [7] Chen D S, Yang J, Xu F, Zhou P H, Du H W, Shi J
 W, Yu Z S, Zhang Y H, Bartholomeusz B, Ma Z Q 2013
 Chin. Phys. B 22 284
- [8] Liu F F, Zhang L, He Q 2013 Acta Phys. Sin. 62 077201 (in Chinese)[刘芳芳, 张力, 何青 2013 物理学报 62 077201]
- [9] Liu F F 2009 Ph. D. Dissertation (Tianjin: Nankai University) (in Chinese) [刘芳芳 2009 博士学位论文 (天 津: 南开大学)]
- [10] Dimmler B, Dittrich H, Menner R, Schock H W 1987
 19th IEEE Photovoltaic Spec. Conf. (New York: IEEE)
 1987 pp1454–1455
- [11] Xue Y M 2007 Ph. D. Dissertation (Tianjin: Nankai University) (in Chinese) [薛玉明 2007 博士学位论文 (天 津:南开大学)]
- [12] Gloeckler M 2005 Ph. D. Dissertation (Colorado: Colorado State University)
- [13] Li W 2006 Ph. D. Dissertation (Tianjin: Nankai University) (in Chinese) [李伟 2006 博士学位论文 (天津: 南 开大学)]
- [14] Green M A 1992 Ph. D. Dissertation (Kensington: The University of New South Wales)

Influences of Ga gradient distribution on $Cu(In,Ga)Se_2$ film^{*}

Liu Fang-Fang[†] Sun Yun He Qing

(Key Laboratory of Photoelectronic Thin Film Devices and Technique of Tianjin, Nankai University, Tianjin 300071, China) (Received 25 September 2013; revised manuscript received 30 October 2013)

Abstract

One of the traditional methods of preparing Cu (In, Ga) Se_2 (CIGS) is the three-step co-evaporation. Using this technique, four elements of Cu, In, Ga, and Se form a parabolic Ga gradient distribution through their inter-diffusion and interaction. In this paper, CIGS films and solar cells with different Ga gradient distributions are prepared through adjusting the temperature of Ga source. The effects of different Ga gradients on structural and electrical properties of CIGS film surface and back surface are studied through a variety of measurement methods. The influences of surface conduction band offset value and back surface electric field on the performance of solar cell are investigated and analysed. Finally, an optimal Ga gradient distribution is obtained, where the spectral response is improved, and the solar cell shows better performance.

Keywords: Cu(In,Ga)Se₂ film solar cell, Ga gradient distribution, surface conduction band offset, back surface electric field

PACS: 72.80.Cw, 73.20.At, 78.55.Et

DOI: 10.7498/aps.63.047201

^{*} Project supported by the National Natural Science Foundation of China (Grant No. 61144002) and the Specialized Research Fund for the Doctoral Program of Higher Education of China (Grant No. BE033511).

 $[\]dagger$ Corresponding author. E-mail: nkliff@nankai.edu.cn