物理学报 Acta Physica Sinica



总剂量辐照对热载流子效应的影响研究 何玉娟 章晓文 刘远

Total dose dependence of hot carrier injection effect in the n-channel metal oxide semiconductor devices

He Yu-Juan Zhang Xiao-Wen Liu Yuan

引用信息 Citation: Acta Physica Sinica, 65, 246101 (2016) DOI: 10.7498/aps.65.246101 在线阅读 View online: http://dx.doi.org/10.7498/aps.65.246101 当期内容 View table of contents: http://wulixb.iphy.ac.cn/CN/Y2016/V65/I24

您可能感兴趣的其他文章 Articles you may be interested in

总剂量效应致0.13µm部分耗尽绝缘体上硅N型金属氧化物半导体场效应晶体管热载流子增强效应

Enhanced channel hot carrier effect of 0.13 µm silicon-on-insulator N metal-oxide-semiconductor fieldeffect transistor induced by total ionizing dose effect

物理学报.2016,65(9):096104 http://dx.doi.org/10.7498/aps.65.096104

超深亚微米互补金属氧化物半导体器件的剂量率效应

Dose-rate sensitivity of deep sub-micro complementary metal oxide semiconductor process 物理学报.2016, 65(7): 076102 http://dx.doi.org/10.7498/aps.65.076102

电离辐射环境下的部分耗尽绝缘体上硅n型金属氧化物半导体场效应晶体管可靠性研究 Reliability of partially-depleted silicon-on-insulator n-channel metal-oxide-semiconductor field-effect transistor under the ionizing radiation environment 物理学报.2015, 64(8): 086101

http://dx.doi.org/10.7498/aps.64.086101

深亚微米金属氧化物场效应晶体管及寄生双极晶体管的总剂量效应研究

Radiation effect of deep-submicron metal-oxide-semiconductor field-effect transistor and parasitic transistor

物理学报.2014, 63(22): 226101 http://dx.doi.org/10.7498/aps.63.226101

静态随机存储器总剂量辐射损伤的在线与离线测试方法

Online and offline test method of total dose radiation damage on static random access memory 物理学报.2014, 63(8): 086101 http://dx.doi.org/10.7498/aps.63.086101

总剂量辐照对热载流子效应的影响研究*

何玉娟† 章晓文 刘远

(工业和信息化部电子第五研究所,电子元器件可靠性物理及其应用技术国家重点实验室,广州 510610)

(2016年7月11日收到;2016年8月29日收到修改稿)

研究了总剂量辐照效应对 0.35 μm n 型金属 -氧化物 -半导体 (NMOS) 器件热载流子测试的影响.试验结 果表明:经过 100 krad(Si)总剂量辐照后进行 5000 s 的热载流子测试, NMOS 器件阈值电压随着总剂量的增 大而减小,然后随热载流子测试时间的增加而增大,且变化值远远超过未经过总剂量辐照的器件;总剂量辐照 后经过 200 h 高温退火,再进行 5000 s 的热载流子测试,其热载流子退化值远小于未高温退火的样品,但比未 辐照的样品更明显,即总剂量辐照与热载流子的协同效应要超过两种效应的简单叠加.根据两种效应的原理 分析,认为总剂量辐照感生氧化层陷阱电荷中的空穴与热电子复合减少了正氧化层的陷阱电荷,但辐照感生 界面态俘获热电子形成负的界面陷阱电荷,表现为两者的协同效应模拟方式比单机理模拟方式对器件的影响 更严重.

关键词: 总剂量辐照, 热载流子效应, 协同效应 PACS: 61.80.Ed, 61.80.Jh, 73.40.Qv

DOI: 10.7498/aps.65.246101

1引言

在空间长时间运行的设备和器件,在受到空间 辐射效应影响的同时,也会由于热载流子注入(hot carrier injection, HCI)效应、与时间有关的介质 击穿(time-dependent dielectric breakdown)效应 等的影响而使得器件寿命降低. 国内外无论是 器件可靠性还是空间效应的模拟试验,都是采用 单机理的地面模拟方式,且国内外对总剂量辐照 效应^[1,2]和热载流子效应^[3,4]的机理研究得较为深 入,也针对这两种效应进行过对比研究^[5,6],认为 总剂量效应与热载流子效应损伤机理相似,都会产 生氧化层陷阱电荷和界面陷阱电荷,但损伤表现 形式不同:总剂量效应在深亚微米n型金属-氧化 物-半导体(NMOS)器件栅氧层和场氧层中都会产 生氧化层陷阱电荷和界面陷阱电荷,使得阈值电压 漂移,泄漏电流增大;但热载流子效应则主要影响 器件栅氧和SiO₂-Si界面,产生氧化层陷阱电荷和 界面陷阱电荷,使得阈值电压增大,跨导降低.

国内外对于空间辐照与电应力可靠性综合效 应的机理模型以及试验方法的研究极少见,但空间 应用的设备和元器件却同时受到空间辐照效应及 电应力可靠性效应等综合效应的影响,空间总剂 量辐照对器件和电路的电可靠性影响究竟有多大, 其结果和机理仍在探索中. 文献[7]初步探索了金 属-氧化物-半导体 (MOS) 电容的总剂量辐射与热 载流子叠加损伤,认为两者协同效应损伤并不是简 单的线性叠加,但对其原因和机理并未进行分析.

本文针对 0.35 μm 特征尺寸的 NMOS 器件, 研 究总剂量辐照效应对 NMOS 器件热载流子测试的 影响,发现在经过总剂量辐照后进行热载流子测 试,阈值电压随着总剂量的增大而减小,然后随着 热载流子测试时间的增大而增大,且变化值远远超 过未经过总剂量辐照的器件,即总剂量辐照与热载 流子的协同效应要超过两种效应的简单叠加.

* 国家自然科学基金(批准号: 61574048, 61204112)和广东省科技重大专项(批准号: 2015B090912002)资助的课题.

© 2016 中国物理学会 Chinese Physical Society

[†]通信作者. E-mail: heyu0000@126.com

2 试 验

试验所用的器件为SMIC公司流片的0.35 μm 特征尺寸的NMOS器件, 栅氧化层厚度为6.5 nm, 宽长比W/L为50. 试验样品3只, 编号为1#, 2# 和3#. 具体试验条件见表1.

总剂量辐照试验所用试验剂量率为 50 rad(Si)/s,偏置为ON偏置(栅极电压 $V_{\rm G}$ = $V_{\text{DD}} = 3.3 \text{ V}$,漏极电压、源极电压和体区电压 为 $V_{\text{D}} = V_{\text{S}} = V_{\text{B}} = 0 \text{ V}$),试验在中国科学院新疆 理化技术研究所的钴-60总剂量辐射源进行.总剂 量辐照后进行高温(100 °C)下ON偏置的退火试 验,退火时间为200 h.

热载流子测试采用的试验条件为 $V_{\rm D} = 4.0$ V, $V_{\rm G} = 1.6$ V, $V_{\rm S} = V_{\rm B} = 0$ V, 测试时间为 10000 s, 采用Keithley 4200半导体参数测试系统 进行 NMOS 器件的 *I-V* 测试.

表1 3只试验样品的试验条件 Table 1. The test conditions of three samples.

编号	总剂量辐照条件	辐照后退火条件	热载流子测试条件
1#	总剂量100 krad(Si)	未退火	$V_{\rm D} = 4.0 \text{ V}, V_{\rm G} = 1.6 \text{ V},$
2#	总剂量 300 krad(Si)	高温退火 200 h	$V_{\rm S} = V_{\rm B} = 0 {\rm V},$
3#	未辐照	未退火	热载流子测试时间 5000 s

3 试验结果

NMOS 器件 1# 总剂量辐照前后以及热载流 子试验前后的漏极电流与栅极电压 (I_D - V_G)曲线 和跨导与栅极电压 (Gm- V_G)曲线如图 1 所示.从 图 1 可以看出, NMOS 器件在经过 100 krad(Si)总 剂量辐照后, I_D - V_G 曲线向负向漂移,最大跨导 $Gm_{(MAX)}$ 减小.在总剂量辐照后,对 NMOS 器件 经过了 10000 s 的热载流子试验,热载流子试验使 得 NMOS 器件的 I_D - V_G 曲线向正向漂移,这与总剂 量辐照结果相反,同时热载流子试验使得 NMOS 器件的最大跨导 $Gm_{(MAX)}$ 减小.



图 1 1# 样品辐照后热载流子试验的 *I*_D-*V*_G 和 *Gm*-*V*_G 曲线

Fig. 1. The $I_{\rm D}\text{-}V_{\rm G}$ and $Gm\text{-}V_{\rm G}$ curves of HCI test after TID test for 1# sample.

对于 NMOS 器件的阈值电压 V_{th} 而言, 总剂量 辐照与热载流子试验使得 V_{th} 先减小、再增大, 是互 相部分抵消的结果; 对于最大跨导 Gm_(MAX) 而言, 总剂量辐照与热载流子试验使得 Gm_(MAX) 一直减 小, 是互相叠加的结果.

NMOS 器件 2# 经过 300 krad(Si) 总剂量辐照 以及退火试验后 I_D - V_G 曲线如图 2 所示. 从图 2 可 以看出, 退火试验使得器件由总剂量辐照引起的阈 值电压漂移减小, 泄漏电流从辐照后的 1 × 10⁻⁵ A 降低到 1 × 10⁻⁶ A. 2# 器件总剂量辐照以及退火 试验后的热载流子测试曲线如图 3 所示. 从图 3 可 以看出, 随着热载流子测试时间的增加, NMOS 器 件阈值电压向正向稍有增加, 截止态时的泄漏电流



图 2 2#样品总剂量辐照以及退火试验前后 $I_{\rm D}$ - $V_{\rm G}$ 曲线 Fig. 2. The $I_{\rm D}$ - $V_{\rm G}$ curves of TID irradiation and annealing test for 2# sample.

从 1×10^{-6} A 降低至 1×10^{-11} A, 与器件未辐照时 状态一致. 而2#器件热载流子测试的跨导随着热 载流子测试时间的增加而略有降低, 降低幅度远小 于1#器件.



图 3 2#样品热载流子试验的 I_D - V_G 和 Gm- V_G 曲线 Fig. 3. The I_D - V_G and Gm- V_G curves of HCI test for 2# sample.

NMOS器件3#未进行辐照,其热载流子测试 曲线如图4所示.从图4可以看出,随着热载流子 测试时间的增加,NMOS器件阈值电压以及跨导值 随着热载流子测试时间的增加而基本不变.



图 4 3#样品热载流子试验的 I_D - V_G 和 Gm- V_G 曲线 Fig. 4. The I_D - V_G and Gm- V_G curves of HCI test for 3# sample.

4 分析与讨论

0.35 μm NMOS 器件经过总剂量辐照后热载 流子测试前后 V_{th} 的变化与未经过辐照的相同样品 在相同热载流子测试电压下 V_{th} 的变化对比结果如 图 5 所示. 从图 5 可以看出,在热载流子测试时,未 经过辐照的 3#样品 V_{th} 的变化极小,在经过 5000 s 热载流子测试后, V_{th} 只增加了 0.005 V,相比于 初始的 $V_{th}(0.55 \text{ V})$,变化比例不超过1%.而经过 100 krad(Si)总剂量辐照的1#样品,总剂量辐照到 100 krad(Si)时 V_{th} 负向漂移了0.028 V,器件热载 流子测试时 V_{th} 变化很大,在经过5000 s热载流子 测试后,阈值电压增加了0.15 V,相比于初始阈值 电压0.58 V,变化比例超过25%.经过300 krad(Si) 总剂量辐照以及200 h退火试验后的2#样品,总剂 量辐照达到300 krad(Si)时 V_{th} 负向漂移了0.04 V, 总剂量退火试验后器件 V_{th} 又正向漂移了0.038 V, V_{th} 基本恢复到未辐照时的水平.2#样品在热载流 子测试时 V_{th} 变化不大,在经过5000 s热载流子测 试后, V_{th} 增加了0.018 V,相比于初始 $V_{th}(0.56 \text{ V})$, 变化比例约为3.2%.



图 5 经过总剂量辐照后的样品与未辐照样品的热载流子 测试 V_{th} 变化曲线

Fig. 5. The values of $V_{\rm th}$ versus times during TID, annealing and HCI test in three samples.

从图 5 可以看出,只经过总剂量辐照未进行退火的 1#样品热载流子退化最大,远超过其他 2 个样品;2#样品辐照后的退火试验,使得其 V_{th} 与辐照前的 V_{th} 只相差 0.002 V,基本恢复到未辐照时的水平,但 2# 样品和 3# 样品热载流子退化结果仍然相差很明显.

对于1#样品而言,在热载流子试验中V_{th}的 变化相比于2#和3#样品非常明显,其原因可能与 总剂量退火效应以及总剂量和热载流子协同效应 有关.

首先,100 krad(Si)总剂量辐照后,对NMOS 器件进行热载流子试验,由于总剂量辐照后未进行 退火试验,且进行热载流子试验时对NMOS器件 栅极和漏极施加电信号,因此热载流子试验时,是 对器件同时进行总剂量退火以及热载流子测试.

常温下的总剂量退火效应曲线如图6所示,采 用电荷分离方法^[8,9]进行氧化层陷阱电荷和界面陷 阱电荷分离. 常温加偏置总剂量退火效应会使得 NMOS器件的氧化层陷阱电荷内的正电荷与电子 复合,从而使得辐射感生的氧化层陷阱电荷减少; 但常温下NMOS器件的界面态电荷退火效应较弱, 且部分慢界面态在总剂量辐照后仍在慢慢建立^[10], 因此常温加偏置退火会使得NMOS器件的界面态 仍存在少量增长,在50 rad(Si)/s的高剂量率下的 100 krad(Si)总剂量辐照,使NMOS器件的界面处 的界面态增加较少,退火后界面态仍在缓慢增加, 但增加的极少.



图 6 NMOS 器件在常温 ON 偏置下辐照与退火前后 V_{th}的变化

Fig. 6. The values of $V_{\rm th}$ versus times during TID and annealing test in NMOS with ON bias.

然而即使总剂量退火效应,也只是使得 NMOS 器件的氧化层陷阱电荷部分复合,且界面态增加较 少,因此总剂量退火后 NMOS 器件的阈值电压正 向增加的数值要小于其总剂量辐照导致的阈值电 压负向漂移的数值,即总剂量退火后 NMOS 器件 阈值电压无法恢复到未辐照的情况.

而从图 5 可以看出, NMOS 器件的阈值电压从 未辐照时的 0.586 V, 到辐照后的 0.524 V, 阈值电 压漂移了 -0.06 V, 但 10000 s 热载流子试验后, 阈 值电压变化到 0.791 V, 相比于热载流子试验前阈 值电压增大了 0.26 V, 相比于辐照前阈值电压增大 了 0.2 V. 可见对于 NMOS 器件总剂量辐照后的热 载流子效应, 器件阈值电压变化是比只进行热载流 子试验或只进行总剂量辐射试验时的阈值电压变 化大很多. 由此可见, 总剂量辐照和热载流子的协 同效应, 比单一效应时的参数变化更加明显.

1#样品总剂量和热载流子试验前后由氧化 层陷阱电荷和界面态电荷引起的阈值电压变化情 况如图7所示. 从图7可以看出, 热载流子试验时, NMOS器件的氧化层陷阱电荷缓慢增加,这是由于 氧化层陷阱中的空穴电荷被热电子复合而导致的; 但界面态增加得很快,总剂量辐照导致界面态的增 加而引起阈值电压变化值为0.03 V,但10000 s热 载流子试验却使得界面态导致的阈值电压变化值 达到0.2 V,可见阈值电压正向漂移值基本上都是 由于界面态的增加而导致的.



图 7 辐照与热载流子试验中 1# 样品氧化层陷阱电荷与 界面态电荷的变化导致的阈值电压变化

Fig. 7. The value of $\Delta V_{\rm th}$, $\Delta V_{\rm ot}$ and $\Delta V_{\rm it}$ versus times during TID and annealing test for 1# sample.

总剂量辐照和热载流子的协同效应使得器 件参数变化更加明显,其原因是总剂量辐照使得 NMOS器件的栅氧化层靠近Si界面处的Si—Si键 断裂,形成悬挂键,在总剂量辐照时俘获空穴产生 E'中心(见图8),形成带正电的氧化层陷阱电荷, 但在热载流子测试中,由于热电子注入氧化层中, 悬挂键中的空穴被电子复合,且由于热电子数量较 多,其复合的速度要远远大于退火时氧化层陷阱电 荷复合的速度,这也使得器件氧化层陷阱俘获电 子,从而使得阈值电压正向漂移^[1,2];另外由于总 剂量辐照效应,Si-SiO₂界面处形成Si—悬挂键,形 成Pb中心(见图8),俘获电子,形成辐射感生界面 态电荷.

若在总剂量辐照后进行高温退火试验,使得总剂量辐照产生的辐射感生陷阱电荷绝大部分被复 合掉,再进行热载流子试验,即2#样品的结果.由 于总剂量辐照和热载流子试验使得器件发生退火 效应的主要原因是在器件氧化层内和界面处产生 氧化层陷阱电荷和界面态电荷,因此我们可以用这 两种电荷来对2#样品的试验结果进行分析.



图 9 所示为2#样品在总剂量辐照试验、辐照 后退火试验及热载流子测试中阈值电压漂移值 (ΔV_{th})、辐照感生氧化层陷阱电荷引起的阈值电压 漂移值(ΔV_{ot})以及辐照感生界面陷阱电荷引起的 阈值电压漂移值(ΔV_{it})随时间的变化.图10为2# 样品在总剂量辐照试验、辐照后退火试验及热载流 子测试中亚阈摆幅的变化.



图 9 2# 样品氧化层陷阱电荷及界面态电荷引起的阈值 电压变化

Fig. 9. The values of $\Delta V_{\rm th}$, $\Delta V_{\rm ot}$ and $\Delta V_{\rm it}$ versus times during TID, annealing and HCI test for 2# sample.

根据 MOS 器件亚阈的电压-电流方程可得出 亚阈摆幅 SS 的公式^[11]:

$$SS \equiv \ln 10 \times \frac{\mathrm{d}V_{\mathrm{G}}}{\mathrm{d}(\ln I_{\mathrm{D}})}.$$
 (1)

$$SS \cong \frac{kT}{q} \ln 10 \times \left(1 + \frac{C_{\rm D} + C_{\rm it}}{C_{\rm i}}\right),$$

其中, ε_s 为硅的介电常数, ε_i 为真空介电常数, d为 栅氧化层厚度, L_D 为德拜长度, C_D 为耗尽层电容,

 C_i 为氧化层电容, C_{it} 为界面态电容 ($C_{it} = q \times D_{it}$, D_{it} 为界面态密度). 由此可知亚阈摆幅 SS 是界面态密度 D_{it} 的函数.

由图3和图9可知,总剂量辐照引起0.35 μm NMOS器件阈值电压发生负向漂移,亚阈摆幅增大 (见图10),从辐射感生电荷分析(见图9),表现为 辐射感生氧化层陷阱电荷和辐射感生界面陷阱电 荷增大.



图 10 2# 样品辐照、高温退火及热载流子测试中亚阈摆 幅 SS-V_G 曲线

Fig. 10. The $SS-V_{\rm G}$ curves of TID, annealing and HCI testing for 2# sample.

但随着高温退火时间的增加,辐射感生氧化层 陷阱电荷密度和辐射感生界面陷阱电荷密度随之 大幅度减小,阈值电压随之向正向漂移,同时SS也 大幅度减小,这验证了NMOS器件SiO₂-Si界面陷 阱电荷密度也随之减小.高温退火后,在热载流子 试验中随着测试时间的增加,NMOS器件辐射感生 氧化层陷阱电荷密度和辐射感生界面陷阱电荷密 度随之大幅度减小.图11所示为热载流子测试中 2#样品和3#样品氧化层陷阱电荷及界面态电荷 引起的阈值电压变化.从图11可以很明显地看出,

(2)

在热载流子测试中,由于总剂量辐照引起的辐射感 生氧化层陷阱电荷为正电荷,界面陷阱电荷为负电 荷,试验中由于热电子注入氧化层中,正的氧化层 陷阱电荷与注入的热电子复合,使得氧化层陷阱电 荷持续减小,且由于注入的热电子增多,氧化层陷 阱复合热电子, 使得氧化层陷阱电荷呈现负电性. 如图 11 中,在1000 s 热载流子测试后,氧化层陷阱 电荷引起的阈值电压漂移由负向变为正向.而2# 样品在热载流子测试中开始时(0—1000 s)界面陷 阱电荷引起的阈值电压是随着热载流子测试时间 而不断向负向漂移,即俘获电子的界面陷阱电荷密 度不断减小,界面陷阱俘获的电子在电场的作用下 向正的栅极及漏极运动,从而使得界面处负的界面 陷阱电荷降低. 随着热载流子测试时间的持续. 界 面陷阱电荷引起的阈值电压漂移值 ΔV_{it} 开始缓慢 增大,这是由于辐照感生界面陷阱俘获的电子向栅 极运动后,由于源区的热电子一直注入氧化层和界 面处,因此部分悬挂的Pb 中心重新俘获电子,从 而使得带负电的界面陷阱电荷密度增大.



图 11 热载流子测试中 2#和 3#样品氧化层陷阱电荷及 界面态电荷引起的阈值电压变化

Fig. 11. The values of $\Delta V_{\rm th}$, $\Delta V_{\rm ot}$ and $\Delta V_{\rm it}$ versus times during HCI test for 2# and 3# samples.

对于未经过总剂量辐照的3#样品而言,在热 载流子测试时,阈值电压漂移值极小;氧化层陷阱 电荷引起的阈值电压漂移值为正,即氧化层陷阱电 荷呈负电性,这是氧化层陷阱俘获注入的热电子形 成的,且随着热载流子试验时间的增加,氧化层陷 阱电荷密度缓慢增大.而3#样品的界面陷阱电荷 引起的阈值电压漂移值为负,即界面陷阱电荷呈现 为正电性,并随着热载流子测试时间的增加而减 小,这可能是由于热载流子测试初期耗尽层中部分 电子空穴对由于电子向氧化层中注入,使得界面处 空穴居多,因此使得界面陷阱电荷呈现正电性,但 随着热载流子测试时间的增加,源区的电子不断注 入界面及氧化层中,使得界面陷阱电荷部分被复 合,因此使界面陷阱电荷密度减小,其界面陷阱电 荷引起的阈值电压漂移值也减小.

5 结 论

本文研究了100 krad(Si)总剂量辐照对 0.35 μm NMOS器件热载流子效应的影响,发现 两者的协同效应并不是两种效应的简单叠加,经过 总剂量辐照后的器件热载流子测试时阈值电压漂 移要远远高于未辐照过的器件,且总剂量辐照后, 未经过退火的样品比经过退火的样品的热载流子 退化更加明显. 通过理论分析认为, 总剂量辐照感 生的氧化层陷阱电荷在热载流子测试时俘获热电 子从而被中和,氧化层陷阱电荷减少,并逐渐从正 电性变为负电性;但总剂量辐照感生界面陷阱电荷 密度存在先减小后增大的趋势,这是由于热载流子 测试初期界面处电子空穴对中的电子向氧化层注 入, 使得界面处电子被复合, 但随着热载流子测试 时间增大,源区电子向界面注入,使得界面陷阱重 新俘获电子;氧化层陷阱电荷和界面陷阱电荷都为 负电性,使得阈值电压持续正向漂移.

参考文献

- Fleetwood D M, Xiong H D, Lu Z Y 2002 *IEEE Trans. Nucl. Sci.* **49** 2674
- [2] Oldham T R, McLean F B 2003 *IEEE Trans. Nucl. Sci.* 50 483
- [3] Hu C, Tam S C, Hsu F C 1985 *IEEE Trans. Electron* Dev. **32** 375
- [4] Heremans P, Bellens R, Groeseneken G 1988 IEEE Trans. Electron Dev. 35 2194
- [5] Cui J W, Yu X F, Ren D Y, Lu J 2012 Acta Phys. Sin.
 61 026102 (in Chinese) [崔江维, 余学峰, 任迪远, 卢健 2012 物理学报 61 026102]
- [6] Silvestri M, Gerardin S, Paccagnella A, Faccio F 2008 IEEE Trans. Nucl. Sci. 55 3216
- [7] Ren D Y, Yu X F, Erkin, Zhang G Q, Lu W, Guo Q, Fan L, Yan R L 2001 *Res. Prog. SSE* 21 103 (in Chinese)
 [任迪远,余学峰,艾尔肯,张国强,陆妩,郭旗,范隆, 严荣良 2001 固体电子学研究与进展 21 103]
- [8] Winokur P S, Schwank J R, McWhorter P J, Dressendorfer P V, Turpin D C 1984 *IEEE Trans. Nucl. Sci.* **31** 1453

[9] Mileusnic S, Zivanov M, Habas P 2002 11th IEEE Mediterranean Electrotechnical Conference Cairo, Egypt, May 7–9, 2002 p31 IEEE Trans. Nucl. Sci. 47 2758
[11] Sze S M 1988 Physics of Semiconductor Devices (Hoboken: John Wiley & Sons, Inc.) p431

 $[10]~{\rm Ang} \to {\rm H}, {\rm Ling} \to {\rm H}, {\rm Cheng} \to {\rm Z}$ Y, Kim S J, Cho B J 2000

Total dose dependence of hot carrier injection effect in the n-channel metal oxide semiconductor devices^{*}

He Yu-Juan[†] Zhang Xiao-Wen Liu Yuan

(Science and Technology on Reliability Physics and Application of Electronic Component Laboratory, the Fifth Electronics Research Institute of Ministry of Industry and Information Technology, Guangzhou 510610, China)

(Received 11 July 2016; revised manuscript received 29 August 2016)

Abstract

The equipment and devices which are long-time running in space are affected by space radiation effects and hot carrier injection effects at the same time which would reduce their optional times. Normally, the single mechanism test simulation method is used on the ground simulation test but the multi-mechanism effect affects the space equipments and devices, including total irradiation dose effect, hot carrier injection effect, etc. The total dose dependence of hot carrier injection (HCI) effect in the $0.35 \,\mu m$ n-channel metal oxide

semiconductor (NMOS) device is studied in this paper. Three samples are tested under different conditions (sample 1# with total irradiation dose (TID) and HCI test, sample 2# with TID, annealing and HCI test, sample 3# only with HCI test). The results show that threshold voltage of NMOS device with 5000 s HCI test after 100 krad (Si) total dose radiation has been negatively shifted then positively during total dose irradiation test and HCI test, and the threshold is higher than that of the device without radiation test. But the threshold voltage shift of NMOS device with 5000 s HCI test and 200 h annealing test after TID test is higher than that of the devices without radiation test and lower than that of the devices without annealing test. That is, the parameters of NMOS device vary faster with the combined effects (including the total dose irradiation effect and HCI effect) than with single mechanism effect. It is indicated that the hot electrons are trapped by the oxide trap charges induced by irradiation effect and then become a recombination centre. And then the oxide trap charges induced by irradiation effect reduce and become negative electronic. The interface trap charges induced by irradiation effect are reduced and then increased it is because the electrons of hole-electron pairs in the $Si-SiO_2$ interface are recombined by oxide traps in the oxide during the forepart of HCI test but then the electrons are trapped by interface traps in the $Si-SiO_2$ interface because the electrons from source area are injected to interface during the HCI test. So the threshold voltage is positively shifted due to the negative oxide trap charges and interface trap charges. The association effect is attributed to the reduction of oxide traps induced by recombination with hot electrons and the increase of the interface traps induced by irradiation trapped hot electrons.

Keywords: total irradiation dose, hot carrier injection, association effects

PACS: 61.80.Ed, 61.80.Jh, 73.40.Qv

DOI: 10.7498/aps.65.246101

^{*} Project supported by the National Natural Science Foundation of China (Grant Nos. 61574048, 61204112) and the Science and Technology Research Project of Guangdong, China (Grant No. 2015B090912002).

[†] Corresponding author. E-mail: heyu0000@126.com