物理学报 Acta Physica Sinica

高质量单层二硫化钼薄膜的研究进展

魏争 王琴琴 郭玉拓 李佳蔚 时东霞 张广宇

Research progress of high-quality monolayer MoS₂ films

Wei Zheng Wang Qin-Qin Guo Yu-Tuo Li Jia-Wei Shi Dong-Xia Zhang Guang-Yu

引用信息 Citation: Acta Physica Sinica, 67, 128103 (2018) DOI: 10.7498/aps.67.20180732 在线阅读 View online: http://dx.doi.org/10.7498/aps.67.20180732 当期内容 View table of contents: http://wulixb.iphy.ac.cn/CN/Y2018/V67/I12

您可能感兴趣的其他文章 Articles you may be interested in

图形化蓝宝石衬底上有序微米半球形 SnO₂ 的生长、结构和光学特性研究

Growth, structural and optical properties of orderly SnO_2 microhemispheres on patterned sapphire substrates

物理学报.2017, 66(3): 038101 http://dx.doi.org/10.7498/aps.66.038101

不同Sb含量p-SnO2薄膜的制备和特性

Fabrications of different Sb content p-SnO₂ thin films 物理学报.2015, 64(24): 248101 http://dx.doi.org/10.7498/aps.64.248101

硅基锗薄膜选区外延生长研究

Selective area growth of Ge film on Si 物理学报.2015, 64(12): 128102 http://dx.doi.org/10.7498/aps.64.128102

衬底位置对化学气相沉积法制备的磷掺杂 p型 ZnO 纳米材料形貌和特性的影响

Influences of the substrate position on the morphology and characterization of phosphorus doped ZnO nanomaterial

物理学报.2014, 63(16): 168101 http://dx.doi.org/10.7498/aps.63.168101

碳纳米片-碳纳米管复合材料的一步合成及其口发射性质研究

One-step synthesis of a carbon nano sheet-scarbon nanotubes composite and its field emission properties 物理学报.2013, 62(3): 038101 http://dx.doi.org/10.7498/aps.62.038101

高质量单层二硫化钼薄膜的研究进展^{*}

魏争1)2)3) 王琴琴1)2)3) 郭玉拓1)2)3) 李佳蔚1)2)3) 时东霞1)2)3)† 张广字1)2)3)4)‡

1)(中国科学院物理研究所,北京凝聚态物理国家研究中心,中国科学院纳米物理与器件重点实验室,北京 100190) 2)(中国科学院大学物理科学学院,北京 100049) 3) (纳米材料与器件物理北京市重点实验室,北京 100190) 4) (量子物质科学协同创新中心,北京 100190)

(2018年4月18日收到;2018年5月12日收到修改稿)

作为一种新型的二维半导体材料,单层二硫化钼薄膜由于其优异的特性,在电子学与光电子学等众多领 域具有潜在的应用价值.本文综述了我们课题组在过去几年中针对单层二硫化钼薄膜的研究所取得的进展, 具体包括: 在二硫化钼薄膜的制备方面, 通过氧辅助化学气相沉积方法, 实现了大尺寸单层二硫化钼单晶的 可控生长和晶圆级单层二硫化钼薄膜的高定向外延生长;在二硫化钼薄膜的加工方面,发展了单层二硫化钼 薄膜的无损转移、洁净图案化加工、可控结构相变与局域相调控的方法,为场效应晶体管等电子学器件的制备 与性能优化提供了基础;在二硫化钼异质结方面,研究了二硫化钼薄膜与其他二维材料形成的异质结的电学 以及光电性质,为二维材料异质结的构筑和器件特性研究提供了实验参考;在二硫化钼薄膜功能化器件与应 用方面, 构筑了全二维材料、亚5 nm 超短沟道场效应晶体管器件, 验证了单层二硫化钼对短沟道效应的有效 抑制及其在 5 nm 工艺节点器件中的应用优势; 此外, 利用制备的高质量单层二硫化钼和发展的器件洁净加工 技术、实现了高性能柔性薄膜晶体管的集成、获得了超高灵敏度与稳定性的非接触型湿度传感器. 我们在二 硫化钼薄膜的制备、加工以及器件特性研究方面所取得的进展对于二硫化钼及其他二维过渡金属硫属化合物 的基础和应用研究均具有指导意义.

关键词: 单层二硫化钼, 化学气相沉积, 异质结, 场效应晶体管 **PACS:** 81.15.Gh, 68.55.-a, 73.40.Qv, 73.61.-r

1 引 言

自 2004年 Geim 和 Novoselov^[1] 成功地剥离出 石墨烯 (graphene) 以来, 二维材料成为人们的研究 热点. 相对于传统的三维材料, 二维材料具有单原 子层量级的厚度,可以作为模型系统来研究低维受 限体系中的基础科学问题, 也是信息、能源、生物医 学等应用领域的重要研究对象.

作为二维材料家族的重要成员, 过渡金属硫属

DOI: 10.7498/aps.67.20180732

化合物具有半导体特性,在物理、化学等方面表现 出优异的特性,因此成为构筑下一代更轻、更薄、更 快、更灵敏的电子学与光电子学器件的理想材料. 其中, 二硫化钼 (molybdenum disulfide, MoS₂) 是 最典型的过渡金属硫属化合物,具有两层硫原子夹 一层钼原子构成的三明治结构, MoS₂ 热稳定性与 化学稳定性好,机械强度高,具有很好的柔韧性、透 明度以及较高的载流子迁移率. 多层 MoS₂ 为间接 带隙, 而单层 MoS₂ 为直接带隙, 其带隙(光学带隙) 约为1.8 eV^[2],具有优异的光电特性和高电子器件

© 2018 中国物理学会 Chinese Physical Society

^{*} 国家自然科学基金(批准号: 51572289, 61734001)、国家重点研发计划(批准号: 2016YFA0300904)、中国科学院前沿科学重点研究 项目(批准号: QYZDB-SSW-SLH004)和中国科学院先导(B)培育项目(批准号: XDPB06)资助的课题.

[†]通信作者. E-mail: dxshi@iphy.ac.cn

[‡]通信作者. E-mail: gyzhang@iphy.ac.cn

开关比. 例如, Kis研究组^[2]利用剥离的单层 MoS₂ 制作了顶栅场效应晶体管 (field-effect transistors, FETs),研究表明, 二氧化铪 (hafnium oxide, HfO₂) 顶栅介电层能够有效地提高器件的迁移率,电流开 关比超过 10⁸; Hone 研究组^[3]研究了放置在氮化 硼 (boron nitride, BN)衬底上并利用 graphene 作 为接触电极的单层 MoS₂,结果表明,在液氦温度下 其霍尔迁移率可高达 1000 cm²·V⁻¹·s⁻¹,并且观察 到量子振荡现象. 在现代半导体器件不断小型化以 及柔性化的主流趋势下, MoS₂薄膜在 FET^[2]、超 灵敏光电探测器^[4]、柔性电子器件^[5] 以及高性能集 成电路^[6]等领域都有着广阔的应用前景.

为了实现 MoS2 薄膜在大规模、集成化半导体 电子学以及光电器件领域的应用, 高质量、晶圆 级大面积单层MoS2薄膜的制备尤为关键.近几 年来,很多人致力于MoS2薄膜的制备并发展了多 种制备方法,常见的方法包括原子层沉积[7]、分子 束外延^[8]、脉冲激光沉积^[9]、磁控溅射^[10]以及化 学气相沉积 (chemical vapor deposition, CVD)^[11] 等. 其中, CVD是一种简单、快捷、低成本的生 长二维材料的方法,更适合推广到大规模的实 际应用中. 2012年, Li等^[12]在催化剂的作用下, 利用硫(sulfer, S)粉还原三氧化钼(molybdenum trioxide, MoO₃), 得到星状的 MoS₂ 微晶; 2015年, Park等^[11]利用金属有机物化学气相沉积(metalorganic chemical vapor deposition, MOCVD)技 术,在4英寸 (1 in = 0.0254 m) 二氧化硅 (silicon dioxide, SiO₂)衬底上实现了多晶单层MoS₂连续 膜的生长. 然而, 迄今为止, 得到的 MoS₂ 薄膜是晶 向不一致的多晶薄膜,存在大量的晶界.而晶界引 发的散射很大程度上降低了载流子迁移率,同时晶 界处存在缺陷与局域的应力,会降低光电器件的转 换效率. 目前还没有可以制备大面积单层 MoS2 单 晶薄膜的方法.因此,在绝缘衬底上制备出晶向高 度一致的单层 MoS2 薄膜对于半导体器件性能优化 以及实现器件的大规模应用十分关键.

构筑高性能的电子学与光电子学器件不仅要 解决薄膜材料制备的问题,还需要考虑薄膜材料的 无损转移、图案化加工等一系列问题.通常情况下, 将生长得到的薄膜样品制备成器件需要经过湿法 腐蚀转移以及传统的微加工等步骤,这些过程不可 避免地引入了污染物,而样品表面与界面残留的污 染物会对样品进行掺杂并对载流子产生额外的散 射,使得器件性能下降.因此,在二维材料器件加 工过程中,如何最大程度地保留材料原本的高质量 以及降低污染物对材料本征性质的影响等问题亟 待解决.目前,已有报道可以在真空环境中实现晶 圆尺寸二维半导体材料的干法转移,并且能够将材 料按照需要的顺序进行堆叠[13],这种干法转移技 术得到的样品洁净、无损,保持了二维材料本征的 性质. 然而, 该转移技术仅适用于与衬底结合力较 弱的二维材料样品,对于具有较强结合力的样品, 该技术无法将其完整地剥离下来.此外, MoS2与 电极之间的接触电阻对于电子学器件性能的影响 非常大,在MoS2与电极的界面间形成欧姆接触能 够有效地降低接触电阻,对于器件性能的提高至关 重要. Das 等^[14]研究了不同种类的金属做电极对 器件性能的影响,结果表明选用功函数更加匹配 的金属钪制作电极可以降低接触电阻; Jiao 等^[15] 通过生长的阶梯状少层 MoS2 薄膜优化器件的几 何结构,使少层MoS2的各层均与电极接触从而获 得性能更加优越的器件; Chhowalla 等^[16]利用正 丁基锂处理接触区域的 MoS₂ 从而产生局域的金 属性的1T相变,在零栅压下接触电阻能够降低至 200—300 Ω·μm. 进一步构筑高性能的电子学与光 电子学器件,除上述的转移与加工方法以及为了降 低接触电阻所采取的措施之外,仍然需要发展更加 洁净、可控、简单、易操作的方法.

为了解决高质量材料制备与高性能器件加工 的问题,我们课题组在已有工作的基础上,对单 层 MoS₂ 薄膜的生长、转移、加工方法以及高性能 的功能化MoS2薄膜器件进行了系统而深入的研 究. 通过不断优化CVD法的生长条件, 不仅可以 生长多晶单层 MoS₂ 薄膜, 而且实现了晶圆尺寸高 定向单层 MoS2 薄膜的外延生长 [17-20].为了减少 转移与加工过程中对样品的污染,我们发展了水 辅助转移方法^[20]以及通过剥离对样品进行图案 化加工的洁净技术^[21],有效地避免了传统的微加 工工艺中光刻胶等有机污染物残留的问题.同时, 我们采用氩(argon, Ar)等离子体对单层MoS2处 理,使其发生可控结构转变,制备了MoS2纳米卷 结构^[22], 通过调节Ar等离子体的处理条件, 实现 了 MoS2 由 2H 半导体相到 1T 金属相的可控局域相 转变^[23],为减小MoS₂器件的接触电阻提供了新的 思路. MoS₂薄膜与其他二维材料形成的异质结, 展示出新奇的电学和光电特性^[24-27].另外,加工 了超短沟道单层 MoS₂ 薄膜 FETs,该 FETs 是真正 的全二维材料三端器件,证明了单层 MoS₂ 对短沟 道效应的有效抑制,为 MoS₂ 在亚5 nm 器件的应用 提供了依据^[28].进而,利用生长得到的高质量单 层 MoS₂ 薄膜,巧妙地结合上述器件洁净加工方法, 我们成功地制备出了高性能的集成柔性薄膜晶体 管 (thin film transistors, TFTs)^[29]与非接触型湿 度传感器^[30].这不仅证明所生长的 MoS₂ 薄膜具 有非常高的质量,而且为 MoS₂ 薄膜功能化器件的 加工提供了技术基础和应用支持.

2 单层MoS₂的外延生长

2.1 单层多晶 MoS₂ 薄膜的生长

大面积、高质量 MoS₂ 薄膜的可控制备对实现 MoS₂ 的产业化应用具有重要意义^[2,4,11,31-33].为了系统研究 MoS₂ 薄膜的可控制备,首先在 SiO₂ 衬底上采用 CVD 方法进行 MoS₂ 薄膜的生长^[17].

我们利用自行搭建的三温区 CVD 系统,通过 控制源的蒸发速率,从而控制 MoS₂ 的形核、长大、 融合、成膜的过程,最终在 SiO₂ 衬底上生长出厘 米级尺寸的单层 MoS₂ 薄膜.图1(a)是生长 MoS₂ 薄膜的三温区 CVD 系统示意图,在这个系统中, MoO₃和S粉分别放置于两个独立的口径为1 cm 的石英管前端.生长过程中S蒸气和 MoO₃蒸气 分别被载气输运到第三温区进行反应,避免 MoS₂ 沉积在 MoO₃表面而阻止继续生长.如图 1 (b) 所 示,除了镊子刮痕处露出浅紫色的 SiO₂ 衬底,其余 的衬底部分均被连续且均匀的 MoS₂ 薄膜所覆盖. 图 1 (c)—(e) 是 MoS₂ 生长过程中的形核、长大以及 连接成膜等阶段的表面形貌原子力显微镜 (atomic force microscope, AFM) 图像,生长的 MoS₂ 薄膜厚 度约为0.8 nm,与单层 MoS₂ 的厚度相符合.

图 2 (a) 为薄膜样品的 X 射线光电子能谱 (Xray photoelectron spectroscopy, XPS). 从 XPS 图 谱中可以看出, 生长的薄膜样品中有 Mo⁴⁺和 S²⁻的信号, Mo 的 3d 轨道峰位分别在 230 eV 和 233.2 eV, 分别对应于 $3d_{5/2}$ 和 $3d_{3/2}$ 轨道, S 的 2p 轨道峰位分别在 162.7 eV 和 163.8 eV, 分别对 应于 $2p_{3/2}$ 和 $2p_{1/2}$ 轨道^[34]. 同时,可以得到钼 (molybdenum, Mo)和 S 元素的原子数百分比分别 为 6.15% 和 12.17%, 说明 Mo 和 S 的原子数之比近 似为 1: 2, 进一步证明 MoS₂ 的存在. 拉曼 (Raman)



图 1 MoS₂ 薄膜的 CVD 生长装置与样品在不同阶段的形貌图^[17] (a) 三温区 CVD 系统中 S 粉、MoO₃和 SiO₂/Si 的 相对位置; (b) 空白的 SiO₂ 基片和长满 MoS₂ 的基片的光学图像对比 (左), 放大的 MoS₂ 连续薄膜的光学图像 (右); (c)—(e) MoS₂ 生长过程中不同阶段的 AFM 图像

Fig. 1. Synthesis setup and morphologies for different synthesis steps ^[17]: (a) The corresponding locations of sulfur, MoO₃, and SiO₂/Si are indicated in a three-temperature-zone CVD system; (b) optical photo image contrast between the bare SiO₂/Si substrate and one with CVD grown MoS₂ on it (left); magnified optical image of asgrown continuous MoS₂ film is shown (right); (c)–(e) typical growth steps are indicated by AFM images.



图 2 单层 MoS₂ 薄膜的光学表征^[17] (a) XPS; 生长的薄膜样品及机械剥离的单层 MoS₂ 的 (b) Raman 光谱及 (c) 归一化的 PL 光谱对比

Fig. 2. Optical characterizations of a continuous monolayer MoS_2 atomic layer ^[17]: (a) XPS demonstrating binding energy for Mo and S; (b), (c) typical Raman and normalized PL spectrum comparisons between our as-grown monolayer MoS_2 thin film and an exfoliated one.

光谱是表征 MoS₂ 薄膜厚度和质量的有效手段. 图 2 (b) 中展示了生长的样品和机械剥离的单层 MoS₂ 的 Raman 光谱,可以看出生长的样品与机械 剥离的单层 MoS₂ 的 Raman 峰曲线几乎重合,表明 生长的样品质量很高.同时,从图 2 (c) 的光致发 光 (photoluminescence, PL) 光谱中可以看到,生长 的样品与机械剥离的单层 MoS₂ 样品相比 PL 峰的 半高宽更窄,进一步表明生长的样品具有很高的 质量.

2.2 氧气辅助生长单层 MoS_2 单晶

在非晶SiO₂衬底上,我们实现了厘米级连续的高质量多晶MoS₂膜的生长,然而晶粒尺寸却 只有600 nm—1 μm,薄膜存在大量的晶界.晶界 会增加电荷散射,不利于薄膜在光电器件中的应 用^[17,35].在传统的CVD方法的基础上,我们发展 出了一种利用氧气辅助生长MoS₂的方法^[18].生 长过程中少量氧气的存在降低了MoS₂的成核密 度,使得MoS₂更倾向于生长成为单晶.

图 3 (a)—(f) 给出了通入不同流量的氧气, 生 长时间为30 min的蓝宝石衬底上MoS₂的光学 显微镜图像. 在没有氧气的条件下, 大量的 MoS₂颗粒生长在MoS₂薄膜表面和蓝宝石衬底 上, 趋向于岛状生长模式; 当在载气中加入1 sccm (1 sccm = 1 mL/min)的氧气, 可以生长出均匀连 续的大面积单层MoS₂; 当氧气流量增加到2 sccm 时, 生长出了三角形边长达350 μm的MoS₂单晶, 此时, 趋向于典型的二维层状生长模式; 进一步 增加载气中氧气的量到5 sccm, MoS₂ 单晶尺寸从 350 μm逐渐减小到 50 μm, MoS₂ 的成核密度也逐 渐降低.在生长过程中,氧气不仅对 MoS₂ 具有刻 蚀效果,还能有效避免多层 MoS₂ 颗粒的沉积.如 图 3 (g) 所示,氧气辅助生长的 MoS₂ 的两个 Raman 特征峰之间的频率差 (Δ) 约为20 cm⁻¹,与单层 MoS₂相符合^[36].而不加氧气生长的 MoS₂ 的频率 差大约为25 cm⁻¹.在没有氧气的情况下,生长倾 向于三维的岛状生长,而引入少量氧气后可以生长 出高质量的单层 MoS₂ 单晶样品.图 3 (h)中有氧气 情况下的 PL 峰强度高且与单层 MoS₂ 的峰位相符, 而无氧情况下 PL 谱中仅仅出现一个比较弱的 PL 峰,进一步表明了无氧情况下的岛状生长模式.

图4(a)显示了 MoS₂生长和刻蚀速率与生长 时间的对应关系.由于氧气的存在,整个 MoS₂生 长过程中都伴随着氧气的刻蚀作用.在生长初期 (< 15 min),生长速率几乎为一个恒定的数值,而 后 MoS₂ 晶粒生长逐渐减慢,而刻蚀速率几乎仅仅 依赖于氧气的流量.在图4(b)的蓝色区域中,生长 速率大于刻蚀速率,这时 MoS₂生长占主导.值得 注意的是,随着生长时间的增长,在到达红色区域 后,MoS₂的生长速率开始下降,此时氧气的刻蚀作 用占主导,从而使得 MoS₂ 晶粒开始减小.所以当 时间延长到60 min,生长停止,MoS₂ 晶粒被完全刻 蚀.通过控制氧气的流量和生长时间,我们既可以 获得高质量、大面积连续的 MoS₂薄膜,也可以获得 尺寸可调的单晶 MoS₂.



图 3 单层 MoS₂ 薄膜的生长和不同氧气流量下的大晶畴^[18] (a)—(f) 0—5 sccm 氧气流量时在蓝宝石衬底上生长 30 min 的 MoS₂ 的光学显微镜图像,图(c)中三角形晶畴的边长为 350 μm,(a)—(c)中的插图为相应的流量(0—2 sccm)下的 AFM 图像,图(c)给出沿着虚线方向的高度曲线,单个晶畴的厚度约为 0.65 nm,与单层的厚度相同;有氧气辅助(红色)和 无氧气辅助(黑色)两种情况下的(g) Raman 光谱和(h) PL 光谱

Fig. 3. Growth of monolayer MoS_2 films and large domains at variable oxygen flow rates ^[18]. (a)–(f) Optical images of MoS_2 grown on sapphire with different O_2 flow rate. The insets in (a)–(c) are AFM height images. A height profile was extracted along the dashed line shown in panel (c). The single domain thickness is ~0.65 nm, equal to a monolayer thickness. (g), (h) Typical Raman (g) and photoluminescence (h) spectra of as-grown MoS_2 with and without O_2 carrier gas, respectively.



图 4 在不同生长阶段氧气对晶畴尺寸的影响^[18] (a) 2 sccm 氧气流量下晶粒尺寸随时间的变化关系, 蓝线与红线为拟合曲线; (b) 生长过程中的生长和刻蚀速率与时间的依赖关系, 蓝色的 I 区域和红色的 II 区域代表生长过程分别由生长主导和刻蚀主导

Fig. 4. Effect of oxygen on the domain size at various growth durations $^{[18]}$: (a) Evolution of the size of single-crystal MoS₂ domains as a function of the growth duration; (b) dependence of pure growth rate and etching rate of MoS₂ domains on the growth duration; the blue I and red II regions represent dominant growth and etching during the growth process, respectively.

2.3 六方氮化硼 (hexagonal boron nitride, h-BN) 上外延生长 MoS₂

近几年来, 在单晶衬底上外延生长单层 MoS₂ 激起了人们广泛的兴趣. 在众多单晶衬底中, h-BN 作为层状材料, 表面具有原子级平整度且没有悬 键, 不会对样品造成电荷掺杂, 可以提高样品的电 学性能, 是生长 MoS₂ 的优良衬底^[37-39]. 基于之前 在 h-BN 上生长 graphene 的经验, 我们选择 h-BN 为衬底, 并在上面成功外延生长了高定向的 MoS₂. 在 h-BN 台面上, 单层 MoS₂ 只有两个取向, 与衬底 晶格转角都为 0°, 两个取向之间夹角为60°^[19].

图 5 (a) 是在 h-BN上生长的 MoS₂ 的 AFM 图 像, 样品形状为三角形, 厚度为 0.646 nm, 对应于单 层 MoS₂ 的厚度.不同于在 SiO₂、石英、硅 (silicon, Si)、云母、金 (gold, Au) 等衬底上生长的单层 MoS₂, 在h-BN台面上,单层MoS₂只有两个取向,相对转 角为60°. 图5(b)是两种取向的单层MoS₂晶粒个 数的统计,其中三角形朝上的个数为158个,三角 形朝下的个数为162个,两者比例约为1:1.在 h-BN台阶边沿,我们发现单层MoS₂晶粒可以跨 过台阶,但是转角很随机,如图5(c)所示.图5(d) 显示样品的选区电子衍射(selected area electron diffraction, SAED)图像,图中绿色圆圈内的衍射 点来自于h-BN,红色圆圈内的衍射点来自于单层 MoS₂,橘黄色圆圈内的衍射点来自于单层MoS₂与 h-BN的超晶格.可以看出,这三套衍射点之间没有 转角,表明外延的单层MoS₂样品与h-BN衬底之 间没有转角.图5(e)显示摩尔条纹的高分辨原子 结构图,同样说明样品与衬底之间没有转角,形成 的摩尔条纹周期为1 nm.



图5 (a) 平滑的 h-BN 台面上生长的单层 MoS_2 晶畴的 AFM 图, 单层 MoS_2 高度为 0.646 nm, h-BN 台面上只有 0° 和 60° 晶畴, 比例尺为 1 µm; (b) 图 (a) 中单层 MoS_2 两种取向的晶粒个数统计; (c) h-BN 台阶边沿其他角度相对转角的单层 MoS_2 的 AFM 图像; (d) 单层 MoS_2 /h-BN 的 SAED 图像; (e) 晶格失配引起的 0° 转角摩尔条纹的高角环形暗场像扫描透 射电子显微镜图像 ^[19]

Fig. 5. (a) AFM image of monolayer MoS_2 domains grown on smooth h-BN surface; (b) the count histogram of the sample showed in panel (a); (c) AFM image of monolayer MoS_2 with other relative rotation angles at the step; (d) SAED pattern of MoS_2/h -BN; (e) high-angle annular dark-field scanning transmission electron microscope image of the Moiré pattern generated by lattice mismatch ^[19].

2.4 晶圆级高定向单层 MoS₂ 薄膜的外延 生长

MoS₂薄膜在电学、光学等方面表现出优异的 性质,因而在电子学与光电子学等众多领域具有应 用价值.目前实现其大规模应用的重大挑战在于 晶圆尺寸、可控、可重复地制备高质量的单层 MoS₂ 样品.我们在前期 MoS₂ 的生长基础上,通过改善 CVD 系统和优化生长条件,在2英寸单晶蓝宝石衬 底上生长出了晶圆级高定向的单层 MoS₂ 薄膜^[20]. 转移到SiO₂衬底上的单层MoS₂连续薄膜平均迁 移率为40 cm²·V⁻¹·s⁻¹,开关比为10⁶.这种生长 高质量的单层MoS₂连续薄膜的方法可控性好,成 本低廉,为MoS₂薄膜走向大规模应用奠定了基础.

图 6 (a) 展示了改善后的 CVD 系统,在这个系统中载气分为独立的三路,分别通给 S 粉、MoO₃ 以及腔体.通给 S 粉的载气为 Ar;通给 MoO₃ 的为 Ar 和保护气体 O₂;通给腔体的 Ar 用来调节腔体气压和破真空.图 6 (b) 展示了生长出的晶圆尺寸单层 MoS₂.图 6 (c)的 AFM 图像显示 MoS₂ 连续且表面 洁净.将新鲜样品放在相对湿度为55%的空气中,1h之后晶界部分出现吸附,如图 4 (d) 所示.可以 看出样品上所有晶界都是闭合的,没有交叉点,这

与样品只有两个取向符合,而且相同取向的晶粒 合并形成单晶晶畴,不同取向的晶粒合并形成60° 晶界.图6(e)是MoS₂的Raman光谱,E_{2g}和A_{1g} 的峰位分别在386 cm⁻¹和406 cm⁻¹,两峰间距为 20 cm⁻¹,对应于单层MoS₂样品^[36].图6(f)显示 了MoS₂的PL光谱和红外吸收光谱,PL光谱中A 激子峰的峰位在1.87 eV,半峰宽为0.06 eV,与PL 光谱相比,吸收谱线中有明显的B激子峰,且A,B 激子的峰位都向高能量方向移动.这是由于单层 MoS₂在蓝宝石衬底上产生晶格失配而受到了拉伸 应力,转移下来之后应力释放^[40].从图6(g)的PL 和Raman峰位的统计中可以看到,MoS₂薄膜均匀 性非常好.



图 6 蓝宝石晶圆上单层 MoS₂ 的生长^[20] (a) 2 英寸 CVD 系统; (b) 2 英寸 MoS₂/蓝宝石和蓝宝石衬底的照片; (c) 蓝宝 石衬底上单层 MoS₂ 的高分辨率 AFM 图像; (d) 潮湿空气 (相对湿度 55%) 中蓝宝石衬底上单层 MoS₂ 的高分辨率 AFM 图 像; (e) 生长的单层 MoS₂ 的 Raman 图像; (f) 单层 MoS₂ 的 PL (上) 和吸收 (下) 谱图; (g) 不同位点单层 MoS₂ 的 Raman 谱线两峰间距 (右) 和 PL 谱线的峰位 (左) 的统计

Fig. 6. Growth of monolayer MoS_2 /sapphire wafers ^[20]: (a) 2-in CVD setup; (b) photos of 2-in MoS_2 /sapphire and sapphire substrate; (c) high-resolution AFM image of monolayer MoS_2 on sapphire; (d) high-resolution AFM image of monolayer MoS_2 exposed in humid air (humidity 55%); (e) Raman spectra of as-grown monolayer MoS_2 ; (f) photoluminescence and absorption spectra of monolayer MoS_2 ; (g) the statistical Δ value and the PL peak energy of monolayer MoS_2 as a function of point position.

为了表征蓝宝石衬底上MoS2的晶格取向, 我们进行了低能电子衍射(low energy electron diffraction, LEED)分析, 入射电子能量为147 eV. 如图7(a)所示,可以看到一套六边形的衍射斑点, 并且将样品沿着水平与竖直方向移动, 衍射斑点 没有明显的变化, MoS₂的zigzag与armchair方向 分别与蓝宝石的 [1120] 和 [1100] 晶向平行. 这说明 MoS₂与蓝宝石衬底晶格取向匹配, 二者之间的相 对转角只有0°和60°.从图7(b)的角分辨光电子 能谱 (angle resolved photoemission spectroscopy, ARPES)可以得出,样品具有2.11 eV的直接带 隙. 高分辨率透射电子显微镜 (high resolution transmission electron microscopy, HRTEM) 图像 如图7(c)所示,可以清楚地看到,样品由0°与60° 两种不同角度的晶畴以及60°的晶界组成. 图7(d) 的SAED图案在两种不同角度的晶畴区域均显示

出一套六边形衍射斑点.对于样品上随机选取的 100个点的统计结果显示,在误差范围内,生长的 MoS₂与衬底晶格取向完全匹配.由上述分析可以 得出,相邻的相同取向的晶粒可以拼接成同一晶 畴,而具有60°相对转角的晶粒在拼接处形成60° 的晶界,因此,蓝宝石衬底上外延生长的MoS₂薄膜 由两个不同取向的晶畴和60°的晶界组成.MoS₂ 薄膜的高定向生长来源于高的沉积温度,即930°C 左右,在如此高的温度下,晶畴容易发生旋转与滑 移,并最终保持在最稳定的状态.而在蓝宝石衬底 上,MoS₂与衬底保持0°与60°转角恰好是最稳定 的状态.

我们将 MoS₂ 薄膜转移到 300 nm SiO₂/Si 衬底上并进行电学性质测量.如图 8 (a) 所示,从输出特性曲线可以看出,器件具有良好的接触.从转移特性曲线来看,样品显示出典型的n型半导体特性,





Fig. 7. Lattice alignment between as-grown MoS_2 and sapphire substrates ^[20]: (a) LEED pattern of monolayer MoS_2 on sapphire; the orientation of MoS_2 lattice aligned with sapphire; (b) ARPES spectra of the as-grown monolayer MoS_2 ; (c) HRTEM image of the stitched domain boundary in monolayer MoS_2 ; (d) SAED pattern; (e) orientation distribution of 100 different sample points homogeneously distributed in 20 μ m × 20 μ m square; (f) schematic illustration of the film stitched by I- and II-domains.



图 8 转移到 SiO₂ 衬底上的单层 MoS₂ 的电学表征 ^[20] (a) 典型的 FET 器件的转移特性曲线与输出特性曲线; (b) 随机 的 200 个 MoS₂ FET 器件的开态方块电导 σ_{\Box} (绿色) 和开关比 (深红色) 的统计; (c) 扣除接触电阻的 24 个不同沟道长度 的器件迁移率的统计

Fig. 8. Electrical properties of monolayer MoS₂ transferred on SiO₂ substrates ^[20]: (a) Electrical transfer and output curves of a typical FET; (b) the on-state sheet conductance σ_{\Box} (green) and on/off ratio (crimson) of 200 random MoS₂ FETs; (c) field-effect mobility calculated from 24 devices with different channel lengths.

开启电压在 -40 V, 迁移率为 25 cm²·V⁻¹·s⁻¹. 同时, 我们随机挑选了 200 个器件, 测试电学性能, 计算开关比及栅压为 70 V的方块电导, 所得结果如图 8 (b) 所示, 可以看出器件均匀性很好, 开关比为 10^6 , 方块电导为 12μ S, 该薄膜质量优于多晶薄膜. 另外, 我们采用传输线法测量了样品的沟道迁移率, 扣除接触电阻之后, 计算得到的这 24 个器件平均迁移率约为 40 cm²·V⁻¹·s⁻¹.

3 单层MoS₂薄膜的转移、加工与相 调控

3.1 晶圆级单层 MoS₂ 薄膜的无损水辅助 法转移

构筑高性能的器件不仅要解决材料制备的问题,还需要考虑材料的转移、加工以及接触电阻降低等一系列问题.因此,将二维材料加工成器件的过程中,如何最大程度地保留材料原本的高质量、降低污染物对材料本征性质的影响以及进一步降低接触电阻等问题亟待解决.

利用 MoS₂ 和蓝宝石衬底分别具有疏水性和亲水性的特点,在水渗入的辅助下可以较容易地将 MoS₂ 薄膜和蓝宝石衬底分离^[41-43],但是这种方法很难应用于晶圆尺寸 MoS₂ 薄膜的转移.为实现 晶圆尺寸的衬底上 MoS₂ 的无损转移,需要有效地 控制转移过程中水的渗入过程.我们利用直线导轨和步进电机相结合,可以对生长在蓝宝石衬底上的 MoS₂ 和蓝宝石衬底的分离速度进行调控,同时减少转移过程中的机械振动^[20].

转移过程如图9(a)所示,主要分为以下 3步:1)将聚二甲基硅氧烷(polydimethylsiloxane, PDMS)膜贴在MoS₂表面;2)将PDMS/MoS₂/蓝 宝石浸入在去离子水中并缓慢地将PDMS/MoS₂/ 点蓝宝石表面分离;3)将MoS₂压在其他衬底表面 后缓慢地将PDMS撕下.需要注意的是,为了减少 空气中杂质的污染,过程1)和3)是在手套箱中进 行的.图9(b)和图9(c)是将2英寸的MoS₂转移至 柔性聚对苯二甲酸乙二醇酯(polyethylene terephthalate, PET)衬底和带有300 nm氧化层的硅片上 的照片.光学显微镜图像和AFM图像表明MoS₂ 薄膜被完整地转移下来,并且非常均匀、干净.这种 转移方法不仅适用于连续成膜的样品,还适用于图 案化的MoS₂薄膜的转移,如图9(d)所示.

值得提到的是,这种无损水辅助转移方法,不 仅能够把得到的晶圆级 MoS₂ 薄膜无损地从蓝宝石 衬底上转移下来,并且与 MoS₂ 薄膜分离后的蓝宝 石衬底可以循环使用,重复用于 MoS₂ 的生长.

3.2 MoS_2 薄膜的图案化加工

二维 MoS₂ 器件的性能强烈地依赖于 MoS₂ 本 身的性质,而利用传统的刻蚀方法对 MoS₂ 薄膜 进行加工不可避免地会污染样品.我们利用 Au 与 MoS₂之间存在较强结合力的特点,发展了一种 通过剥离对 MoS₂ 薄膜进行图案化加工的技术^[21]. 与传统的刻蚀方法相比,该加工技术操作简便,对 样品污染和损伤极小,图案化处理之后的样品表面 清洁、完整.虽然其加工精度为100 nm,但是对于 未来二维材料加工方法的借鉴作用仍然是非常明 显的.



Patterned MoS₂ on sapphire Patterned MoS₂ on arbitrarily substrates MoS₂ on arbitrarily substrates



图 9 晶圆尺寸单层 MoS₂ 的转移^[20] (a)转移过程示意图; (b)转移在 PET 上的单层 MoS₂; (c) 堆叠转移在 4 英寸 SiO₂/Si 衬底上的三个晶圆尺寸单层 MoS₂ 薄膜; (d) 堆叠转移在 SiO₂/Si 衬底上的图案化单层 MoS₂

Fig. 9. Wafer-scale transfer of monolayer MoS_2 ^[20]: (a) Schematic diagram of the transfer process; (b) monolayer MoS_2 transferred on PET; (c) three wafer-scale MoS_2 films transferred and stacked on a 4-in SiO_2/Si wafer; (d) prepatterned monolayer MoS_2 transferred and stacked on SiO_2/Si .



图 10 器件制作过程示意图^[21] (a) 300 nm SiO₂/Si 上 CVD 生长的 MoS₂; (b) 在 MoS₂ 表面旋涂 PMMA; (c) 对 MoS₂ 进行 EBL; (d) 在曝光完图形的样品上沉积 20 nm 的 Au; (e) 用胶带撕下要去除部分的 Au 和 MoS₂; (f) 衬底上边界 分明的 MoS₂ 样品; (g) 覆盖 Au 膜的样品的光学显微镜图像; (h) 剥离后的图案化的 MoS₂ 的光学显微镜图像; (i) 宽度约 为 100 nm 的 MoS₂ 条带的 AFM 图像

Fig. 10. Schematic depiction of the device fabrication process ^[21]: (a) CVD growth of MoS₂ on silicon substrate with 300 nm SiO₂; (b) spin-coating PMMA on the surface of the MoS₂; (c) pattern MoS₂ by EBL; (d) 20 nm Au deposited on the patterned film; (e) peel-off the Au film with unwanted MoS₂ by the tape; (f) well-defined MoS₂ pattern on the substrate; (g) optical image of MoS₂ pattern covered with Au film; (h) optical image of the MoS₂ pattern after peel-off; (i) AFM image of the MoS₂ pattern with width ~100 nm for every ribbon. 剥离方法如图 10 (a)—(f) 所示: 首先在单层 MoS₂ 表面旋涂 60 nm 厚的聚甲基丙烯酸甲酯 (polymethyl methacrylate, PMMA);随后利用电 子束曝光 (electron beam lithography, EBL) 系统 曝出图案;再通过电子束蒸发的方式在曝出图案的 样品表面蒸镀 20 nm 厚的 Au;将热释放胶带粘在 金属上而后撕下来,胶带会将 Au 连同下方的 MoS₂ 则留 在衬底上.

剥离后样品的 Raman 和 PL 光谱及 AFM 图像 的表征结果如图 11 所示. 从图 11 (a) 可以看出, MoS_2 位于~385 cm⁻¹ (E_{2g}) 和~404 cm⁻¹ (A_{1g}) 的两个 Raman 特征峰在处理前后没有明显的变 化,表明在处理后 MoS₂ 的性能能够很好地保持. 图 11 (b) 显示 MoS₂ 在 1.9 eV 处的 PL 峰没有劈裂、 展宽或是淬灭,说明该方法处理的MoS₂表面没有 其他物质的残留,而经过反应离子刻蚀(reactive ion etching, RIE)处理的样品的PL峰淬灭严重并 且产生了红移.

此外,我们将通过RIE和剥离的方法得 到的MoS₂条带分别加工成FET器件,电学测 试表明,通过剥离方法制备的器件较RIE制 备的器件迁移率从~4.6 cm²·V⁻¹·s⁻¹提升至 ~21.3 cm²·V⁻¹·s⁻¹,开关比从~1×10⁶提升至 ~1×10⁷.

此剥离方法不仅可以对SiO₂上的单层的 MoS₂进行图案化加工,对多层的MoS₂以及对于 蓝宝石上的MoS₂,或者其他衬底上的二维材料如 graphene等也同样有效.



图 11 MoS₂ 图案的光学性质^[21] (a), (b) 图案化处理前后 SiO₂ 衬底上 MoS₂ 的 Raman 和 PL 光谱; (c) MoS₂ 图案的 光学显微镜图像,其中线条的宽度约为 500 nm; (d) 图 (c) 中 "IoP" 标志的放大图像; (e) 图 (d) 的 AFM 图像; (f), (g) 图 (d) 中所示区域上 MoS₂ 在 SiO₂ 衬底上的 Raman 和 PL 图像

Fig. 11. Optical properties of the MoS₂ pattern ^[21]: (a), (b) Raman shift and PL spectrum of MoS₂ on SiO₂ substrate before and after patterning respectively; (c) optical image of the MoS₂ pattern with line width ~ 500 nm; (d) zoom-in image of the "IoP" logo from panel (c); (e) AFM image of panel (d); (f), (g) Raman shift and PL spectrum mapping of MoS₂ pattern shown in panel (d) on SiO₂ substrate respectively.

3.3 单层 MoS_2 的结构转变——纳米卷

二维材料的纳米卷与形成这些纳米卷的二 维材料相比,几何结构发生了很大改变,根据理 论预测,这些纳米卷可能具有更加优异的电学性 能^[44-50].我们首次实现了单层MoS₂形成纳米 卷^[22],这是一种通过Ar等离子体辅助的方式使得 材料表面产生S空位,并由此产生应力形成纳米卷 的方法.它具有清洁、无溶液参与、操作简单、产率 高以及和标准的等离子体刻蚀技术相容的优点.而 且该方法同样适用于其他二维过渡金属硫属化合 物,为研究这类材料的一维管状结构提供了参考.

我们所采用的 MoS_2 是在 SiO_2 衬底上利用 CVD方法生长的单层样品.从其生长过程中即 将成膜阶段的AFM图像(图12(a))可以看出,晶 粒尺寸在百纳米数量级.图12(b)为连续成膜的样 品在压强为0.3 Torr (1 Torr = 1.33322×10^2 Pa)、 温度为150°C、等离子体功率为25 W、处理时间 为20 min的条件下的AFM形貌图.在此条件下, 样品的晶界处首先被刻蚀.增加等离子轰击时间 至40 min,从图12(c)可以看到纳米卷形成.进一 步的探索发现,形成纳米卷的最佳等离子功率为 25 W,过高的功率会导致纳米卷长度明显减短,而 过低的功率下处理时间又太长.此外,纳米卷的长 度还依赖于样品晶粒的大小.除SiO₂外,在蓝宝 石、graphene以及BN上的MoS₂也可以在Ar等离 子体处理下形成纳米卷.

同未处理过的具有分离晶粒的样品相比,形成纳米卷的样品由于S空位增多,在256 cm⁻¹的 Raman峰产生蓝移而在336 cm⁻¹的Raman峰则 产生红移(图13(a)), PL 峰也淬灭(图13(b)).

HRTEM 图像显示纳米卷是中空的管状结构, 层间距约0.4 nm, 表明一部分S原子被移除(图14(a)). 导电AMF对graphene上纳米卷的电学测量显示出非线性的*I-V*曲线(图14(b)),表明graphene和MoS₂之间存在能量势垒.



图 12 MoS₂纳米卷的形成过程^[22] (a) 在 SiO₂上生长的 MoS₂样品; (b) 晶界被分离; (c) 沿分离的晶界形成 MoS₂纳米卷 Fig. 12. The forming process of MoS₂ nanoscroll^[22]: (a) As-grown MoS₂ monolayer on SiO₂; (b) grain boundaries are separated; (c) MoS₂ nanoscrolls formation along the separated boundaries.



图 13 Raman 和 PL 表征^[22] (a) 连续成膜 MoS₂、晶界分离的 MoS₂ 及 MoS₂ 纳米卷的 Raman 光谱; (b) 连续成膜 MoS₂、晶界 分离的 MoS₂ 及 MoS₂ 纳米卷的 PL 光谱

Fig. 13. Raman and PL characteristics ^[22]: (a) Raman spectra of the as-grown MoS_2 , MoS_2 with grain boundary separation and MoS_2 nanoscroll; (b) PL spectra of the as-grown MoS_2 , MoS_2 with grain boundary separation and MoS_2 nanoscroll;



图 14 MoS₂ 的结构和光学性质^[22] (a) MoS₂ 纳米卷的 TEM 图像 (插图为低倍 TEM 图, 虚线所示区域被放大); (b) 在 石墨衬底上的 graphene 与 MoS₂ 之间的电流 -电压曲线 (插图为石墨上 MoS₂ 纳米卷的 AFM 图像) Fig. 14. Structural and electrical properties of MoS₂ nanoscroll ^[22]: (a) TEM image of MoS₂ nanoscroll (the inset is the low magnification TEM image and the marked area is zoomed-in); (b) current-voltage curves of the graphite substrate and MoS₂ nanoscroll on the graphite substrate; the inset is the AFM image.

Ar等离子体处理会显著减低 MoS₂中S与 Mo 的比例. XPS 的半定量分析结果显示,连续成膜 MoS₂、晶界分离的 MoS₂及 MoS₂纳米卷的S 和 Mo 的比例分别约为2.0,1.4和1.当Ar离子的动能大 于 MoS₂的S和 Mo之间的键能时,Ar离子的轰击 会破坏 MoS₂上层S 原子和 Mo之间的化学键,在 Ar 形成的惰性气体环境中,具有悬挂键的 Mo 原子 不能形成新的化学键从而产生了平面外的应力,在 应力的作用下 MoS₂发生卷曲形成纳米卷.

3.4 单层 MoS₂ 的可控相转变

单层 MoS₂ 有两种典型的相, 金属性的1T 相和 半导体性的2H相^[51-54].理论上可以通过混合这 两种相的方式对 MoS₂ 的性能进行调控.我们发现 Ar 等离子体轰击的方式可以激发2H 相向1T 相转 变^[23].这种方式下1T 相和2H 相的比值可以达到 40%,并且处理方式具有清洁、可控和可拓展的优 点.这种利用 Ar 等离子体的轰击使 MoS₂ 产生可 控相变的方法将在 MoS₂ 的催化及 MoS₂ 光电器件 的性能优化等方面发挥巨大的潜力.

图 15 (a) 为Ar等离子体处理2H相MoS₂的示意图. 实验过程在室温下进行, Ar等离子体的功率为25 W, 在此功率下Mo和S之间的化学键不会断裂, 同时Ar的能量又可以使上层的S原子产生滑移. 在被等离子体处理过的MoS₂的Ra-man光谱图中出现的新峰, 证实了1T和2H相同时存在. 需要注意的是Raman光谱是通过532 nm的激光在归一化的条件下获得的. 图 15 (b) 为单层MoS₂在不同处理时间下的Raman光谱. 等离

子体处理过的样品出现三个新的Raman峰: J₁ (167 cm⁻¹), J₂ (227 cm⁻¹)和 J₃ (334 cm⁻¹), 均为1T相的峰^[55-57], 这表明1T相的存在.图15 (c)显示随着处理时间的增加, PL逐渐淬灭, 说明金属性的1T相的比例逐渐增加^[58].图15 (d)是样品所对应的XPS,在229.2 eV和232.3 eV处的峰分别对应2H-MoS₂的Mo⁴⁺ 3d_{5/2}和Mo⁴⁺ 3d_{3/2}成分, 经历40 s的等离子体处理后,两个峰出现红移,这也是1T相存在的重要证据^[23,59].

通过扫描隧道显微镜 (scanning tunneling microscope, STM)可以直观地对新产生的1T相的原 子结构进行表征.观测所用的MoS2为在高定向 热解石墨上生长的 MoS₂. 图 16(a) 是典型的单层 MoS_2 的STM图像,摩尔条纹是由 MoS_2 和高定向 热解石墨的晶格失配导致. 图16(a)中的插图为 图像的快速傅里叶变换结果,显示出两套六角图 案,外层图案对应MoS2上层的S晶格,内层的图 案对应摩尔条纹. 图 16 (b) 和图 16 (c) 是 40 s 等离 子处理后的高分辨STM图像. 白色的虚线标记 出颜色较亮区域的边界. S空位由图16(c)中高 亮的蓝色箭头标记出. 获取STM图像的扫描电 压和电流设定值分别为0.7 V, 500 pA (a); 1.5 V, 50 pA(b); 1.2 V, 5 pA(c). 图 16(a)—(c)的比例 尺均为1.5 nm; 图16(d)和图16(e)是图16(a)和 图16(b)中不同区域((a)图标记为1, 2, 3, 4以 及(b)图标记为5, 6, 7, 8的三角所在的区域)在 对数坐标下的 dI/dV 谱. 图 16 (d) 和图 16 (e) 的 STM 扫描电压和电流设置值分别为1 V, 50 pA 和 1.5 V, 50 pA. 由图 16 (d) 和图 16 (e) 可知, 图 16 (b)



图 15 1T 相在等离子体处理下的形成过程^[23,59] (a) 等离子体处理过程示意图; (b) 单层 MoS₂ 和不同处理时间下 MoS₂ 的 Raman 光谱图, 插图为 1T 相的新峰细节的放大; (c) 不同等离子体处理时间下 MoS₂ 的 PL 光谱图, 伴随处理时间的增加, PL 逐渐淬灭; (d) XPS 显示了等离子体处理前后的 Mo 的 3d 峰和 S 的 2s 峰; 绿色曲线和红色曲线分别代表 2H 相和 1T 相对 3d 峰的贡献; 下部的曲线为 100% 的 2H 相, 上部的曲线可以由 2H 和 1T 拟合

Fig. 15. Formation of 1T phase MoS_2 via plasma treatment ^[23,59]: (a) Schematic representation of the plasmatreated process; (b) Raman spectra of ML-MoS₂ and plasma-treated MoS_2 as a function of treatment duration; the inset shows enlarged spectra of new characteristic Raman peaks for the 1T phase MoS_2 ; (c) time-dependent PL spectra of plasma-treated monolayer MoS_2 ; the PL is gradually quenched with the formation of 1T phase; (d) XPS spectra showing Mo 3d and S 2s core level peak regions for the pristine and plasma-treated MoS_2 ; the fitting green and red curves represent the contributions of 2H and 1T phases to the Mo 3d peaks; the lower curve is 100% 2H phase whereas the top curve can be fitted with both 1T and 2H phase components.



图 16 单层 MoS₂ 局域相变的原子和电子结构^[23] (a)—(c) 在石墨上的单层 MoS₂ 在等离子体处理前 (a) 和 40 s 等离子 处理后 (b), (c) 的高分辨 STM 图像; (d), (e) 图 (a), (b) 中不同区域 ((a) 图标记为 1, 2, 3, 4 以及 (b) 图标记为 5, 6, 7, 8 的三角所在的区域) 在对数坐标下的 d*I*/dV 谱

Fig. 16. Atomic and electronic structure of local phase transition in monolayer MoS_2 ^[23]: (a)–(c) High-resolution STM images of monolayer MoS_2 on graphite before (a) and after (b), (c) 40 s phase-transition treatment; (d), (e) dI/dV spectra in logarithmic scale recorded at different locations in panels (a) (triangles marked as 1, 2, 3, 4) and (b) (triangles marked as 5, 6, 7, 8) respectively.

和图 16 (c) 中颜色较亮的区域和原始的 MoS₂ 具 有相同的电子结构,均为2H相,而图 16 (b)和 图 16 (c) 中颜色较暗的区域表现出零带隙,为金 属性的 1T相,1T相的大小为几个纳米.此外在颜 色较暗区域存在 S 空位,这些缺陷的存在可能是 1T 相可以稳定存在的原因.即使在大气环境下放置一 个星期,这些 1T 相仍然稳定存在.

由于产生相变的原因是Ar等离子体的轰击, 因此该方法可以和EBL相结合.利用EBL曝出需 要产生相变的区域,从而达到对样品进行图案化加 工的目的.AFM的扫描结果显示,这种方法处理 的样品表面干净并且物理形貌不被破坏.此外,1T 相的MoS₂具有金属性,通过Ar等离子体轰击引入 1T相可以降低MoS₂和金属电极的接触电阻,增加 FET的开态电流同时提高器件的开关比和迁移率.

4 MoS₂与其他二维材料的异质结构

4.1 二维材料异质结的干法转移堆叠

半导体异质结是由两种不同的半导体材料构成的结构, 是半导体电子学和光电子学领域的基本结构之一. 近几年来, 基于二维材料构筑的范德瓦耳斯异质结受到了人们的广泛关注. 这种异质结具有原子级平整的界面并克服了传统异质结生长所面临的晶格失配问题.

具有清洁、平整界面的异质结的制备是实现 其性质测量与器件加工的基础.对于机械剥离的 二维材料,我们发展了一种更加稳定的干法转移技 术^[24].该技术克服了传统的转移技术容易使二维 材料产生形变的不足^[24,60,61],使得通过干法转移 制备二维材料异质结更加简便高效,而且具有将图 案化处理后的二维材料进行转移的独特优势.此 外,它还保留了干法转移过程中没有水和化学试剂 参与,被转移材料的界面在转移过程中保持清洁的 优势.

图 17 为具体的转移过程,首先将碳酸丙烯酯 (propylene carbonate, PC)溶液 (PC颗粒为溶质, 苯甲醚为溶剂,质量比为10%)滴在需要转移的二 维材料的衬底上,并使其完全覆盖(图17(a)).随 后在100°C的热板上焙烤5min,PC溶液将固化 为PC膜(图17(b)).常温下固化的PC膜有较强的 黏合力,当其与二维材料之间的黏合力大于二维 材料与衬底之间的黏合力时,可以在揭起PC膜的 同时将二维材料黏合在揭起的PC膜上(图17(c)). 将附带有二维材料的PC膜贴在需要转移的目标 衬底上(图17(d)).与常温下具有较强的黏合力不 同,将PC膜加热至80°C以上可以降低其黏性,因 此降低其与二维材料之间的黏合力,使其小于二维 材料和目标衬底之间的黏合力,此时将PC膜揭下, PC 膜与目标衬底之间的二维材料将与PC分离并 留在目标衬底上(图17(e)).这种直接通过机械分 离的方法将PC与二维材料分离,避免了经过丙酮 等有机溶剂的去胶过程.对于残留在二维材料上的 少量PC可以通过热退火的方式有效去除.



图 17 (a)—(f) 转移技术的示意图 ^[24] Fig. 17. (a)–(f) Schematic diagrams of the transfer technique ^[24].

对转移完成后的 MoS₂ 的形貌、光学性质和电 学性质的表征如图 18 所示.图 18 (a)—(d) 分别对 应转移前后样品的光学显微镜图像和 AFM 形貌 图.转移前后样品的形貌保持完好,没有褶皱等 形变产生,并且表面清洁,无 PC 残留.图 18 (e) 及 图 18 (f) 中的黑色和红色曲线分别为转移前和转移 后样品的 Raman 光谱和 PL 光谱.无论是峰位还是 强度,在样品转移前后均没有明显变化.进一步利 用转移后的样品制备出 FET 器件,如图 18 (g),器 件显示出 n 型特征,迁移率为 27.6 cm²·V⁻¹·s⁻¹,开 关比为 10⁶,均与此前报道的未经转移的 MoS₂ 的 FET 性能符合^[17,21,59,62].以上结果说明这种转移 方法完好地保存了转移前样品的性质.



图 18 单层 MoS₂ 在转移前后的表征^[24] (a) 转移前单层 MoS₂ 的光学显微镜图像; (b) 转移前单层 MoS₂ 的 AFM 图像; (c) 转移后单层 MoS₂ 的光学显微镜图像; (d) 转移后单层 MoS₂ 的 AFM 图像; (e) 黑色和红色曲线分别对应图 (a) 和 (c) 中 的单层 MoS₂ 的 Raman 光谱; (f) 黑色和红色曲线分别对应图 (a) 和 (c) 中的单层 MoS₂ 的 PL 光谱; (g) 单层 MoS₂ FET 的转移特性曲线, 插图为器件的光学显微镜图像

Fig. 18. Characterizations of a monolayer MoS₂ flake before and after transfer $[^{24}]$: (a) Optical microscope and (b) AFM images of the monolayer MoS₂ flake before transfer; (c) optical microscope and (d) AFM images of the monolayer MoS₂ flake after transfer; (e) Raman spectra of the monolayer MoS₂ flake illustrated in panels (a) (black curve) and (c) (red curve); (f) PL spectra of the monolayer MoS₂ flake illustrated in panels (a) (black curve) and (c) (red curve); (g) transfer characteristics of a monolayer MoS₂ FET based on the flake illustrated in panel (c); inset: optical microscope image of the device.

我们利用该转移方法制备了图19(a)所示的逻 辑器件. 具体加工过程为: 先将利用传统微加工 方法制备的BN条带转移至机械剥离的MoS₂表面, 然后将其揭下转移至另一个干净的BN表面,形成 BN封装的MoS2 三明治结构. 值得注意的是, 上 表面的BN条带不仅可以作为MoS₂条带的保护层, 还可以作为FET的绝缘层,在其上蒸金属形成栅 极,在与之相邻的裸露的MoS2条带上蒸金属则可 形成源漏电极,因此器件只需一次EBL和金属沉 积便可同时完成源漏电极和顶栅电极的制备. 图 中的逻辑器件包含左右两个FET,调节栅极电压 可以改变沟道的电阻值,从而控制电压 VDD 的电 压降在左右两个沟道中的分配比例. 图19(b)为 图 19 (a) 所对应的逻辑非门的结构示意图, VDD 为 10 V. 图 19 (c) 中黑色曲线是右侧 FET 的转移特性 曲线,开关比大于10⁶,为MoS₂作为逻辑器件沟道 材料提供保障, 蓝色曲线是通过顶栅的漏电流随栅 压的变化曲线,其值均小于1 pA,表明BN的绝缘 效果较好. 图19(d)为非门器件的逻辑特性曲线, 右侧晶体管的开关阈值电压为-5V左右,输入大 于 -5 V时右侧 MoS₂ 沟道开启,电阻较小,输出电压小于 2 V,而当输入电压小于 -9 V时,右侧的沟道夹断,输出电压接近 V_{DD} .将高电压定义为"1"低电压为"0",该器件显示出非门特性.图 19 (e)为器件的输出增益曲线,输出电压在 -9—-5 V区间内输出增益为 2,与已经报道的 MoS₂ 非门器件的结果类似^[63,64].

通过这种干法转移技术,机械剥离的二维材料 在转移过程中不会发生形变及形成褶皱,配合退火 还可以获得十分清洁的接触表面,进而可以制备多 层异质结.若要制备特殊形状,还可以先进行图案 化处理后再进行转移,大大简化制备过程.

4.2 栅控 MoS_2/BP 异质结器件

我们利用机械剥离的 MoS₂和 BP 制备了异质 结器件^[25].由于 BP 是一种窄带隙半导体并且其 费米能级不会钉扎,因此 MoS₂/BP 在静电场的调 控下可以分别形成 p-n 结和 n-n 结,并且在这两种 异质结中均可以观测到电流整流特性.其中 MoS₂/ BP 的 n-n 异质结电流整流特性是由能量势垒引起的,



图 19 BN/MoS2/BN 异质结制备的非门器件^[24] (a)器件的光学显微镜图像,紫色虚线框表示 BN 和电极下面的 MoS₂条带; (b)器件结构示意图; (c) 左侧轴为器件的转移特性曲线 (偏压为1 V),右侧轴为对应的栅极泄漏电流曲线; (d) 非门器件输出电压对 输入电压的依赖关系,插图为非门器件的电路图; (e) 输出增益对输入电压的依赖关系

Fig. 19. Invertor made from the BN/MoS₂/BN heterostructure ^[24]: (a) Optical microscope image of the invertor based on BN/MoS₂/BN heterostructure; (b) schematic diagram of the invertor in panel (a); (c) left axis shows: typical transfer characteristic curve (@ bias voltage of 1 V) of the MoS₂ channel in the invertor in panel (b); right axis shows: corresponding leakage currents in the transfer characteristic measurement; (d) output voltages as a function of input voltages, inset is the schematic drawing of the electronic circuit; (e) V_{in} -dependence of the invert gain.

研究表明该势垒来源于具有宽带隙的 MoS₂ 和窄带隙的 BP 的界面处.与 p-n 结不同, n-n 结的输运仅 仅依赖多数载流子,因此响应速度非常快^[65],是现代半导体科技中重要的器件结构.

为了制备 MoS₂/BP 异质结,首先将机械剥离 的薄层 MoS₂转移到 SiO₂ 衬底上,然后将 BP 堆叠 到 MoS₂上.图 20 (a) 为 MoS₂/BP 异质结的原子 结构示意图,SiO₂ 衬底上 MoS₂/BP 异质结的光学 显微镜图像如图 20 (b) 所示,MoS₂和 BP 的厚度 分别为4 nm 和41 nm.异质结的 Raman 表征如 图 20 (c) 所示,MoS₂位于 383 cm⁻¹ 和407 cm⁻¹的 特征峰分别对应于 E_{2g}^1 和 A_{1g} 声子模^[66],而 BP 位 于 362 cm⁻¹,439 cm⁻¹ 和467 cm⁻¹的特征峰分别 对应 A_g¹, B_g²和 A_g² 声子模^[67].异质结交叠处的 Raman 图谱中包括 MoS₂和 BP 的特征峰,但是峰位 稍有偏移,Raman 图谱表明范德瓦耳斯异质结的 质量很好.为了测试 MoS₂/BP 异质结的电学性能, 我们制备了异质结器件,如图 20 (d) 所示.

图 21 (a) 为异质结器件的输出特性曲线, 测试 时与 MoS₂ 接触的电极接地, 源漏电压施加在与 BP 接触的电极上, 而栅极电压的变化范围从 -40 V至 40 V. 插图为器件的光学显微镜图像, MoS₂和 BP 的厚度分别为80 nm 和14 nm. 由曲线可以看出, 异质结展示出明显的电流整流特性, 并且整流特性 受栅极电压控制. 图 21 (b) 为正向电流、反向电流 随栅极电压的变化, 当栅极电压从 -40 V增加至 0 V, 正向电流与反向电流均减小. 插图为电流整 流比与栅极电压的依赖关系, 当栅极电压从 -40 V 增加至 0 V, 在±8 V的源漏电压条件下的整流比 从134 下降至 1. 当栅极电压小于 5 V时, MoS₂ 为 n型掺杂而 BP 为p型掺杂, 两者之间形成 II 型 p-n 异质结, 能带结构如图 21 (c) 所示.



图 20 (a) 范德瓦尔斯堆叠的 MoS₂-BP 异质结的原子结构示意图; (b) Si/SiO₂ 衬底 (300 nm SiO₂) 上 MoS₂-BP 异质结的光学显微镜图像; (c) 异质结的 Raman 光谱; (d) 异质结器件示意图^[25]

Fig. 20. (a) Atomistic illustrations of the van der Waals-stacked MoS₂-BP heterojunction; (b) optical microscope image of a MoS₂-BP heterojunction on a Si/SiO₂ substrate (300 nm SiO₂); (c) Raman spectrum of the heterostructure; (d) schematic diagram of the heterojunction device ^[25].



图 21 (a) MoS₂ (80 nm)/BP (14 nm) 异质结的输出特性曲线, 插图为器件的光学显微镜图像; (b) 异质结的正向电流、反向电流的栅控, 插图为栅极对电流整流比的调控; (c) MoS₂/BP p-n结的能带结构; (d) MoS₂/BP n-n结的能带结构^[25] Fig. 21. (a) Output characteristics of the MoS₂ (80 nm)/BP (14 nm) heterojunction; the inset shows the optical microscope image of the device; (b) gate dependence of forward current, reverse current of the heterojunction; inset shows the gate dependence of current rectification ratio; (c) band alignment of MoS₂/BP p-n junction; (d) band alignment of MoS₂/BP n-n junction^[25].

当栅极电压由10 V增加至40 V, BP从p型 掺杂变成n型掺杂, 异质结也因此而成为n-n结. 图 21 (b)为正向电流、反向电流以及电流整流比随 栅极电压的变化, 当栅极电压从10 V增加至40 V, 在±8 V的源漏电压条件下的整流比从2.5 上升至 43, 在±5 V的源漏电压条件下的整流比从2.5 上升至 43, 在±5 V的源漏电压条件下的整流比从1.5 上 升至14. MoS₂/BP的n-n异质结电流整流是由能 量势垒引起的, 该势垒来源于具有宽带隙的MoS₂ 和窄带隙的BP的界面处. n-n异质结的能带结构 如图 21 (d)所示, 多层 MoS₂和BP的带隙分别约 为1.3 eV和0.4 eV^[68,69]. 当电子由BP向 MoS₂移 动时, 需要克服一个比相反方向移动更高的能量 势垒, 因此 MoS₂/BP的n-n异质结具有电流整流 特性.

4.3 MoS_2/WS_2 范德瓦耳斯异质结

构造高质量的异质结并有效地调控其光电特性在半导体物理领域内具有重要的意义. 对于单层

二维材料堆垛的异质结,界面是原子级平整的,结 区的厚度达到了极限,拥有很高的柔韧性以及化学 稳定性,并且与传统的半导体薄膜技术相兼容.这 类范德瓦耳斯异质结的制备为研究新奇的量子输 运现象提供了平台,而且在光电子器件应用领域具 有良好的应用前景.通常情况下,异质结的光电特 性受层间耦合的调制,但是二维材料之间的范德瓦 耳斯作用较弱,形成异质结时层间耦合通常较弱, 所以对光电特性的影响不大.如何获得层间耦合作 用强的二维异质结体系,并系统研究耦合作用对异 质结光电特性的影响具有重要意义.

我们通过两步法外延生长了 MoS₂/WS₂ 异质结,这种异质结上下两层之间的相对转角仅为60°和-60°(图 22 (a)—(c)),与直接转移形成的异质结(图 22 (g)和图 22 (h))相比,生长的样品具有可控的堆垛构型和原子级平整的界面(图 22 (d)和图 22 (f)),是构筑下一代光电子器件的理想材料^[26].



图 22 生长的与转移的 WS₂/MoS₂ 垂直异质结的表征 ^[26] (a) MoS₂/WS₂ 异质结的原子结构示意图, SiO₂/Si 上的 MoS₂/WS₂ 双层有 A-A 和 A-B 两种堆垛方式; (b) 在 SiO₂/Si 上生长的三角形 WS₂ 光学显微镜图像; (c) 在 WS₂ 上生长 的三角形 MoS₂ 的光学显微镜图像; (d) SiO₂/Si 上具有单层厚度的 WS₂ 的 AFM 图像; (e) 在 WS₂ 上生长的 MoS₂ 晶粒的 厚度统计图; (f) A-A 和 A-B 两种堆垛方式的原子级平整的 MoS₂/WS₂ 异质结的 AFM 图; (g), (h) 通过转移方法得到的 MoS₂/WS₂ 异质结的光学显微镜图像和 AFM 图像

Fig. 22. Characterization of as-grown and as-transferred vertically MoS_2/WS_2 heterostructures ^[26]: (a) Top and side views for atomistic illustration of vertically assembled A-A and A-B stacked MoS_2/WS_2 bilayers on SiO_2/Si ; (b) optical image of the first grown triangular WS_2 domains on SiO_2/Si ; (c) optical image of as-grown MoS_2 triangular domains on the top of triangular WS_2 domains; (d) AFM image of the first grown WS_2 domain with the monolayer thickness on SiO_2/Si ; (e) statistic thickness distribution of as-grown monolayer MoS_2 domains on WS_2 layers; (f) AFM image of atomically flat as-grown MoS_2 on WS_2 with A-A and A-B stacking; (g), (h) optical and AFM images of as-transferred random stacking MoS_2/WS_2 heterostructure. 在低温PL光谱测试中(图23(a)),当温度从 300 K降到77 K时, MoS₂和WS₂的A激子发光峰 位都发生了明显的红移,这是由温度升高而引起 的晶格膨胀导致的.此外,在温度为77 K时,荧光 光谱在1.98 eV附近出现了一个明显的额外的峰, 该峰来源于层间载流子的复合.从能带结构来看, MoS₂和WS₂的价带极大值的能量差为350 meV. 光生电子和空穴倾向于分别聚集在MoS₂和WS₂ 层上, WS₂ 导带产生的光生电子倾向于转移并聚集 在 MoS₂ 的导带, MoS₂ 价带产生的光生空穴倾向 于转移到WS₂ 的价带.因此,电子和空穴就在接触 界面上空间地分离开来.空间分离的层间电子空穴 对的辐射复合将产生额外的位于1.94 eV 附近的峰, 如图 23 (d) 和图 23 (e).而在转移的样品中却很难 观察到由于层间激子复合所引入的额外的峰, 这也 可以证实转移的样品的层间耦合作用力较弱.



图 23 生长的 MoS₂/WS₂ 异质结的低温荧光测量和能带结构示意图^[26] (a) 生长的 MoS₂/WS₂ 异质结的变温荧光 光谱; (b) 温度从 77 K增加到 300 K, MoS₂ 峰位随温度的依赖关系; (c) MoS₂ 峰位半峰宽的温度依赖关系; (d) 生长的 MoS₂/WS₂ 在 77 K时的荧光光谱; (e) 单层 MoS₂, WS₂ 以及耦合的 MoS₂/WS₂ 异质结的能带结构图 Fig. 23. Low-temperature PL measurements of as-grown MoS₂/WS₂ heterostructures and schematic diagram of band alignment ^[26]: (a) Temperature dependence PL spectra from 300 to 77 K for as-grown samples; (b), (c) PL peak energy and FWHM for MoS₂ plotted as a function of temperature, respectively; (d) PL spectra for as-grown heterostructure and the Lorentzian fitting at 77 K; (e) the bandgap alignment of coupled MoS₂/WS₂ heterostructure.

4.4 MoS₂/graphene 异质结

 $MoS_2/graphene 异质结的层间转角对其 PL 光$ 谱与 Raman 光谱具有调控作用.利用氧气辅助的CVD 方法^[15] 可以在 graphene 上异质外延得到无 $转角的单层 <math>MoS_2$ 三角形单晶,三角形 MoS_2 的边 长约 7 μ m,厚度约 0.68 nm.在 graphene 上外延生 长的 $MoS_2 =$ 角形具有两种等价的取向, 对应初始 无转角的情况.利用 AFM 的针尖进行机械操纵, 能够使 $MoS_2 =$ 角形在 graphene 上旋转至任意层 间转角, 图 24 给出了其中几个不同转角的 $MoS_2 =$ 角形单晶. 层间旋转角的角度是通过最初无转角 的和旋转之后的 MoS_2 的边来确定相对取向而得到 的 ^[27,70].



图 24 用 AFM 针尖机械操纵得到的不同转角^[27] (a) 0°; (b) 6°; (c) 13°; (d) 21°; (e) 30°; 图中比例尺均为 2 µm Fig. 24. Different twisting angles obtained by AFM tip mechanical manipulation ^[27]: (a) 0°; (b) 6°; (c) 13°; (d) 21°; (e) 30°; the scale bars panels in (a)–(e) are 2 µm.



图 25 (a) 层间转角对 PL 光谱的影响; (b) 相对 PL 强度和发射能量与层间转角的关系; (c) 层间转角对 Raman 光谱的影响, 插图为 E_{2g} 峰劈裂的洛伦兹拟合; (d) E_{2g} 峰劈裂与层间转角的关系^[27]

Fig. 25. (a) Interlayer twisting angle dependence of PL spectra; (b) relative PL intensity and emission energy versus interlayer twisting angles; (c) interlayer twist angle dependence of Raman spectra; insets is Lorentzian fitting of the splitting E_{2g} ; (d) the plitting of E_{2g} versus interlayer twisting angles ^[27].

图 25 (a) 给出了 MoS₂/graphene 异质结在层间转角为0°, 12°, 14°, 22°, 25°, 26°和30°时的 PL 光谱. 这些 PL 光谱中的峰用 graphene 的 Raman 光谱 G 峰的强度归一化,以排除可能影响强度 的其他外部因素. 在转角从0°变化到30°时, PL 强 度单调递增, Γ 点和 K 点的能量差减小,除了转角 为30°之外,异质结中的 MoS₂的带隙主要是间接 带隙^[71],当转角为30°时 PL 强度约为转角为0°时 的2.13±0.1倍,能量比0°转角高了11 meV,这与层 间转角、层间耦合和取向失配引起的晶格应变相关. 晶格应变还可导致 $MoS_2 + E_{2g}$ 峰的劈裂 ^[40,72], 如 图 25 (c), 分别为0°, 9°, 20° 和 30° 转角时的 Raman 光谱, 无转角时的 E_{2g} 模的洛伦兹拟合表明 E_{2g} 模 劈裂出了两个峰, 说明了 $MoS_2/graphene$ 异质结中 有应变存在. 应变源于 28% 的晶格失配与和层间 范德瓦耳斯相互作用. E_{2g} 模劈裂从转角为0° 到转 角为 30° 逐渐减小, 表明应变逐渐减小.

MoS₂/graphene 范德瓦耳斯异质结中单层 MoS₂的PL光谱与Raman光谱强烈依赖于层间 转角.利用AFM针尖推动旋转MoS₂的方法为获 得具有可控转角的范德瓦耳斯异质结构提供了一 条可行的途径.

5 单层MoS₂薄膜的器件与应用

5.1 MoS₂短沟道器件

随着传统硅基半导体器件的小型化逐渐接近 其物理极限,寻找新的材料、发展新的技术使器件 尺寸进一步缩小是该领域的发展趋势.近几年来, 利用二维半导体材料构造短沟道FET成为人们探 索的热点课题.二维材料因其超薄的厚度成为一种 潜在的构造超短沟道FET的材料,理论上可以有 效降低短沟道效应^[2,73-77].然而,构造一个真正的 三端亚5 nm 短沟道 FET 器件并有效避免短沟道效 应还存在技术上的挑战.

我们利用晶界的刻蚀和展宽技术制备出 graphene纳米间隙电极,然后利用干法转移技术 将作为沟道材料的单层 MoS₂ 与作为栅介质材料 的少层 BN 依次进行堆叠,构造出一系列不同沟道 长度的单层 MoS₂ 短沟道 FETs,最小沟道长度约为 4 nm.用 graphene 接触的 MoS₂ 超短沟道晶体管 具有优异的性能,不仅可以避免边缘效应,而且可 以实现近欧姆接触,具有良好的抗短沟道效应的能 力^[73-81].该技术同样可以用于制备其他二维半导 体材料短沟道晶体管器件.短沟道器件在未来器件 尺寸极度缩小的大规模集成电子学中有巨大的应 用潜力.

利用刻蚀的 graphene 纳米沟槽作为电极,可以在 300 nm SiO₂/Si 衬底上制备出超短沟道 MoS₂ FET^[28].制备工艺如图 26 (a),首先将机械剥离的 单层 MoS₂转移到 graphene 纳米沟槽上,然后通过 传统的微加工方法加工出条带并引出电极进行测量.通过进一步转移超薄的 BN 覆盖沟道区域,制 作顶栅电极,可以将器件升级为双栅控制结构,器 件结构如图 26 (b) 和图 26 (c).



图 26 (a) Graphene 接触超短沟道 MoS₂ 晶体管制作工艺流程图; (b) 顶栅/(c) 底栅器件的原子剖面图 ^[28] Fig. 26. (a) The fabrication process of graphene-contacted ultrashort channel MoS₂ transistors; (b), (c) atomic sectional drawing of a device in top-gated/back-gated geometry ^[28].



图 27 (a) 超短沟道单层 MoS₂ 底栅器件的光学显微镜图像; (b) 在不同底栅电压下, 8 nm 沟道器件的输出特性曲线; 不同 偏压下 (c) 8 nm 沟道和 (d) 3.8 nm 沟道底栅器件的半对数坐标的转移特性曲线; (e) 底栅 MoS₂ 晶体管的沟道长度与开关 比、本征场效应迁移率、SS 值和 DIBL 值的关系^[28]

Fig. 27. (a) Optical microscope image of a typical ultrashort channel back-gated monolayer MoS_2 ; (b) typical output curves of 8 nm MoS_2 FET at various back-gated voltages; (c), (d) semi-log plot of transfer characteristics of 8 nm and 3.8 nm MoS_2 FETs at various bias voltages respectively; (e) channel length-dependent on/off ratio, intrinsic field-effect mobilities, SS and DIBL of back-gated MoS_2 transistors ^[28].



图 28 (a) 超短沟道单层 MoS₂ 顶栅器件的光学显微镜图像; (b) 在不同顶栅电压下, 9 nm 沟道器件的输出特性曲线; (c) 9 nm 沟道和 (d) 4 nm 沟道底栅器件的半对数坐标不同偏压下的转移特性曲线; (e) 顶栅 MoS₂ 晶体管的沟道长度与开关比、本征场效应迁移率、SS 值和 DIBL 值的关系^[28]

Fig. 28. (a) Optical microscope image of a typical ultrashort channel top-gated monolayer MoS_2 ; (b) typical output curves of 9 nm MoS_2 FET at various back-gated voltages; (c), (d) semi-log plot of transfer characteristics of 9 nm and 4 nm MoS_2 FETs at various bias voltages respectively; (e) channel length-dependent on/off ratio, intrinsic field-effect mobilities, SS and DIBL of top-gated MoS_2 transistors ^[28].

图 27 显示了底栅器件的电学特性.器件的 沟道长度分别为8 nm和3.8 nm,这两个器件的 输出特性曲线和转移特性曲线如图 27 (b)—(d)所 示,接触电阻在器件总电阻中占主要地位.8 nm 器件的开关电流比约为1.5×10⁶,和长沟道器件类 似^[19,21,82]; 3.8 nm器件的开关电流比约为5×10⁵, 出现明显的短沟道效应.通过对不同沟道长度的多 个器件的测量,统计了这些器件的开关比、迁移率、 亚阈值摆幅 (subthreshold swing, SS)值和漏致势 垒降低 (drain induced barrier lowering, DIBL)值, 如图 27 (e).迁移率和开关电流比随沟道长度的减 小而降低,但不是很严重;在沟道长度小于16 nm 时, SS 值和DIBL值均明显增加,说明短沟道效应 开始出现.

图 28 显示了顶栅器件的电学特性.器件的 沟道长度分别为9 nm (BN厚度约4 nm)和4 nm (BN厚度约2.5 nm),这两个器件的输出特性曲 线和转移特性曲线如图 28 (b)—(d),图 28 (e)显 示了具有不同沟道长度的器件的统计数据.可 以看到,在沟道长度大于9 nm时,器件没有出 现短沟道效应,开关电流比大于4.5×10⁷,迁移 率高于30 cm²·V⁻¹·s⁻¹,SS值低于93 mV·dec⁻¹, DIBL值小于0.425 V·V⁻¹.在沟道长度为4 nm, 即接近特征长度时,器件的开关比、关态电流密 度、SS值、DIBL值分别为2.6×10⁶,5 pA·µm⁻¹, 208 mV·dec⁻¹, 1.03 V·V⁻¹,出现轻微的短沟道效 应,但仍可应用于高性能FETs.

5.2 MoS_2 柔性器件

MoS₂薄膜在高性能光电探测器、环境传感器、柔性电子器件等方面有着广阔的应用前景. 然而,柔性衬底上的MoS₂的TFT此前只是基于机械剥离样品,因此只适用于小规模^[5,83-85]. 我们用CVD方法合成的大面积MoS₂制作TFT柔性器件,在柔性衬底上加工得到的FET阵列显示了优异的电学性能,器件具有高的迁移率,开关比大于10^{5 [29]},且在外加应变的情况下具有良好的机械稳定性,在柔性电子学器件的应用中显示了巨大潜力. CVD方法外延得到的大尺寸MoS₂样品为其在

未来的大规模集成领域的应用提供了可能.

由 CVD 方法在 SiO₂ 衬底上生长连续成膜的 单层 MoS₂ 作为沟道材料. 单层 MoS₂ 的晶粒大小 约 1 μ m,薄膜厚度约 1 nm. 两个典型的 Raman 峰为 E_{2g} ≈ 384 cm⁻¹ 和 A_{1g} ≈ 404 cm⁻¹,峰间距 ≈ 20 cm⁻¹, 与单层 MoS₂ 相符.

图 29 (a)—(d) 是柔性器件的加工过程. 用作 衬底的柔性材料是 300 μ m 厚的 PET,在 PET 上旋 涂 1—2 μ m 厚的 PDMS 使表面更加平整,然后蒸镀 30 nm 的 Au 作为栅电极.为了使 HfO₂ 这种高介 电常数材料能够沉积在样品上,需要在 Au 上蒸镀 1—2 nm 厚的钛 (titanium, Ti)并氧化. 随后使用 原子层沉积 (atomic layer deposition, ALD) 的方法 沉积 30 nm 厚的 HfO₂ 作为栅介电层.用 PMMA 辅 助化学腐蚀的方法将 CVD 生长的 MoS₂ 从 SiO₂ 衬 底转移至 HfO₂ 上^[17,86],转移后没有明显的褶皱和 破损,仍然保持 MoS₂ 薄膜原本的质量. 然后利用 微加工的方法,先把 MoS₂ 薄膜加工成不同长宽比 的条带 (长 10—90 μ m,宽 2.5—50 μ m),再蒸镀上 电极.

在真空中对MoS2柔性器件进行电学测量,得 到TFT器件的输出特性曲线和转移特性曲线如 图 30 (a) 和图 30 (b). 在 I-V 特性曲线图中, 栅极 电压从8 V变化到-8 V,在较低偏压时, I-V曲 线呈现出较好的线性关系,表明用作沟道的MoS2 与金属电极之间的接触良好. 器件在源漏偏压 为1 V时达到饱和,并在增加源漏偏压时表现出 很好的饱和性质. 在I-Vg特性曲线图中, 源漏 偏压从100 mV变化到1 V, 工作状态时的栅极 电压小于8 V,介电层的性质良好. 由 I-V。特性 曲线图可以计算得到MoS2柔性器件的平均迁移 率 $\mu \approx (13.9 \pm 2) \text{ cm}^2 \cdot \text{V}^{-1} \text{s}^{-1},$ 开关电流比约为 $3.2 \times 10^5 \pm 2 \times 10^5$. 测量了不同沟道长度和宽度 的多个器件,统计图如图 30 (e) 和图 30 (f),器件性 能与直接在Si衬底和有机衬底上制作的TFT相当, 甚至更好^[87-89]. MoS2柔性器件在不同温度下的 特性如图 30 (c) 和图 30 (d), 由于衬底掺杂的抑制, 当温度从300 K下降到80 K时,阈值电压由负值变 为正值.



图 29 柔性器件的制作过程^[29] (a) 在涂有 PDMS 的 PET 上沉积 Au; (b) ALD 沉积 HfO₂; (c) 转移 MoS₂; (d) 微加 工工艺制作两端器件

Fig. 29. The device fabrication process ^[29]: (a) Deposition of Au on flexible PET substrate precoated PDMS; (b) atomic layer deposition of HfO₂ layer on the substrate; (c) transferring MoS_2 film on HfO₂ layer; (d) fabrication of two terminal MoS_2 device.



图 30 (a) 沟道长 85 μm, 宽 2.5 μm 器件的输出特性曲线; (b) 该器件的转移特性曲线; (c) 源漏电流随栅电压的温度变化, 偏压为 1 V; (d) Arrhenius 图显示的漏电流, 插图显示了迁移率随温度的变化; (e) 器件阵列的迁移率统计数据; (f) 开关电 流比的统计数据^[29]

Fig. 30. (a) The output characteristic of the device with channel length $\approx 85 \ \mu m$ and width $\approx 2.5 \ \mu m$; (b) the transfer characteristic of the device; (c) temperature dependence of the source-drain current with the gate voltage the bias is 1 V; (d) Arrhenius plot of the drain current; the inset image shows the mobility change with temperature; (e) statistical data of mobilities for the devices array; (f) statistical distribution of the I_{on}/I_{off} switched ratio [29].

在施加与电流方向平行的应变的情况下,对这些柔性TFT 器件的机械稳定性进行了测评^[86,90]. 如图31(b)显示了偏压1 V时,器件在应变下的*I-Vg*曲线,图31(c)显示了在应变从0%到1%的变化下,器件的开态电流、关态电流和开关电流比. 图 31 (d) 显示了不同应变下计算得到的迁移率, 归 一化的迁移率随应变的降低不超过5%. 衬底是限 制增加应变的主要因素. 在1%的单轴应变下, 器 件的性能没有明显的变化, 表现出柔性 TFT 器件 的稳定性.



图 31 (a) 弯曲测量器件示意图; (b) 在加 0% 和 1% 应变下器件的转移特性曲线; (c) 随着应变的增加, 开关电流都没有明显的变化; (d) 迁移率对应变的依赖关系^[29]

Fig. 31. (a) The schematic image of the bendable device; (b) the transfer characteristics of the device before and after $\approx 1\%$ strain added; (c) both on and off currents has no obvious change with various strain added; (d) the dependence of the carrier mobility on the strain^[29].

5.3 MoS₂湿度传感器

单层 MoS₂ 用于制作湿度传感器阵列, 对水含 量的灵敏度很高^[30].该工作中 MoS₂ FET 的电阻 随着相对湿度的变化超过了10⁴.与先前报道的基 于 MoS₂ 的化学传感器相比^[91–93], MoS₂ 湿度传感 器不仅具有极高的灵敏度, 而且适用于不同的湿度 环境.由于水分子在表面是物理吸附, 所以器件的 响应时间很短.此外,该器件具有较长的寿命, 在 长期和可重复使用的湿度传感应用中具有很大的 潜力.在柔性衬底上加工得到的 MoS₂ FET 集成 器件阵列可以同时具有湿度传感功能和逻辑功能, 为实现功能集成化 MoS₂ 柔性电子学器件开辟了新

的道路.

采用Au辅助剥离的方法将CVD生长的单层 连续MoS₂薄膜图案化并作为沟道材料,采用光刻 和金属沉积方法制作源漏电极^[21].器件工艺流程 与4×4阵列的光学显微镜图像如图32.

在气压小于 10⁻³ Torr 的真空环境中进行了湿度测量,用氮气携带水蒸气进入腔内,通过对氮气流速的调节可以精确控制相对湿度 (relative humidity, RH). RH对单层 MoS₂ 的光学性质有明显 影响,造成 Raman 光谱中 A_{1g} 峰位的蓝移和 PL 峰 强度的增强,这是由于水分子吸附引起的电子 - 声 子相互作用的变化,表现出水分子的 p型掺杂效 应^[94–97].



图 32 (a) 单层 MoS₂ FETs 阵列制作工艺示意图; (b) MoS₂ 器件阵列在 SiO₂/Si 衬底上的光学图像, 插图为图案 化加工后超洁净的 MoS₂ 表面的 AFM 图像 $[^{30}]$

Fig. 32. (a) The fabrication process of monolayer MoS_2 FETs array; (b) the optical image of the MoS_2 devices array on silicon substrate with 300 nm SiO₂, and the inset shows the AFM image of the patterned ultraclean MoS_2 surface ^[30].



图 33 (a) 在 0% RH下 MoS₂ FET 的输运特性; (b) 不同 RH下 MoS₂ FET 的输出特性; (c) 随着 RH 由 0% 提 高到 35%,器件的转移曲线; (d) 在不同的 RH下的电阻变化,蓝线和红线分别为在线性和对数坐标的趋势; (e) 迁移 率和开关电流比与 RH 变化关系的统计结果; (f) 随着 RH 的增加,阈值电压向正方向移动^[30]

Fig. 33. (a) The transport property of the MoS_2 FET at 0% RH; (b) the output characteristic of the MoS_2 FET under different RHs; (c) the transfer curves of the device with RHs increasing from 0% to 35%; (d) the resistance variation at different RHs the blue and red lines show increment trends in linear and logarithmic coordinates respectively; (e) the statistical results for mobilities and on/off ratios which decrease in a linear relation with RH increments; (f) the threshold voltages shift to positive direction with increased RHs ^[30].

在进行电学性质测量之前, 传感器先在 450 K 的真空中进行退火, 去除表面吸附. 图 33 (a) 为器 件的转移特性曲线, 可以得到开关电流比为 10⁶, 迁移率为 40 cm²·V⁻¹·s⁻¹. 在不同 RH 下的输出 特性曲线与转移特性曲线如图 33 (b) 和图 33 (c), 可以看出 RH 的变化对器件性能有明显影响. 由 图 33 (d) 可见, 在 $V_{\rm G} = 30$ V时 MoS₂ FET 在干燥 空气 (RH = 0%) 中的电阻为 $1.27 \times 10^7 \Omega$, 当 RH 增大至 35% 时, 电阻增大为 $8.3 \times 10^{11} \Omega$, 电阻变化 超过四个数量级, 这来源于水分子在 MoS₂ 表面的 有效吸附, 并且器件的灵敏度可以由栅极电压调 制. 测量了 50 多个器件的统计结果显示, 其迁移率 和开关电流比随 RH 的变化如图 33 (e), 器件具有 很好的稳定性. 此外, 由图 33 (f) 可以看出, 这些器 件的阈值电压倾向于随着 RH 的增加而向正方向 移动.

除灵敏度测试外,还对 MoS₂ 湿度传感器进行 了动态测试,结果表明器件有良好的响应速率和恢 复速率.并且即使经过一个月的测量,器件仍然表 现出极高的稳定性.

图 34 展示了在刚性和柔性衬底上的 MoS₂ 湿 度传感器的非接触式湿度传感特性. 当手指逐渐靠 近传感器时,器件的电阻呈指数增长. 图 34 (c) 和 图 34 (d) 分别显示了手指和N形潮湿物体靠近传 感器时的归一化电阻变化与相对湿度分布二维图 像. 图 34 (f) 显示了在应变为1%的条件下对 MoS₂ FET 的实时湿度传感试验,其传感性能能够很好地 保持. MoS₂ 湿度传感器在长期和可重复使用的湿 度传感应用中具有很大的潜力,可以用于非接触式 开关等.



图 34 (a) MoS_2 湿度传感器阵列的光学图像; (b) 随着手指靠近 MoS_2 器件,电阻呈指数增长; (c) 左图显示当手指与阵列 有一定距离 (3 mm) 时,每个 MoS_2 FET 像素的测量电阻,右图显示根据测量的传感结果计算的 RH 分布; (d) N 形潮湿物 体的电阻的分布和计算的 RH (3 mm); (e) MoS_2 FET 阵列在柔性 PDMS 衬底上的示意图; (f) 在无应变和应变 \approx 1% 的 条件下对 MoS_2 FET 进行的实时湿度传感试验 ^[30]

Fig. 34. (a) The optical image of the MoS₂ humidity sensor array in the chip carrier; (b) the resistance increased exponentially with the finger moving closer to the MoS₂ device; (c) the left image shows the measured resistances of each MoS₂ FET pixel when the finger has a certain distance (3 mm) from the sensory array; the right image shows the calculated RH distribution according to the measured sensing results; (d) the distributions of resistances and calculated RHs according to a wet object in N shape with a distance (3 mm) with the sensory array; (e) schematic illustration of MoS₂ FETs array on soft PDMS substrate; (f) the real-time humidity sensing tests of the MoS₂ FET on both flat and bend (strain $\approx 1\%$) condition ^[30].

6 总结与展望

本文回顾了课题组在过去几年中针对 MoS2 薄 膜开展的研究工作. 在薄膜的制备与加工方面, 我 们利用 CVD 方法, 实现了多晶单层 MoS2 薄膜的可 控生长,并逐步优化生长条件,最终制备出大尺寸 单层 MoS_2 单晶和晶圆尺寸高定向的单层 MoS_2 薄 膜,大面积高质量MoS2薄膜的生长为MoS2在大 规模集成器件中的应用提供了材料基础. 我们还展 示了MoS2薄膜的水辅助转移、剥离法图案化加工 以及Ar等离子体诱导MoS2结构改变和可控局域 相变等技术,为加工 MoS2 器件、降低接触电阻以及 提高器件性能提供了思路. 另外, 我们对 MoS₂薄 膜与其他二维材料形成的异质结进行了研究,对其 优异的电学性质以及光电性质的物理机理进行了 探讨. 在功能化器件与应用方面, 用晶界刻蚀和展 宽技术加工出的graphene纳米间隙作为电极,单层 MoS2薄膜作为沟道材料,我们制备了具有极低的 接触电阻和极弱的边缘效应的全二维材料短沟道 FET,表明单层MoS2能够有效地抑制短沟道效应, 实现了电场对沟道载流子的高效调控. 我们利用 CVD法生长的单层MoS2薄膜加工制备了集成柔 性TFT,器件具有高的载流子迁移率和开关比,并 且在施加应变的情况下仍然能够稳定工作.采用剥 离法图案化加工方法制备的单层 MoS_2 薄膜非接触 型湿度传感器,由于MoS2具有洁净的表面,表现 出超高的灵敏度与稳定性. MoS2 器件所展现出的 优越性能不仅证明了制备的 MoS2 薄膜具有非常高 的质量,而且为 MoS_2 薄膜的实际应用奠定了实验 基础.

实际上,对于 MoS₂ 薄膜制备、性质表征、器件 加工等方面的研究远不止上述工作,还有许多关 键性问题需要解决,因此 MoS₂ 薄膜的研究面临着 很多的机遇与挑战.比如制备晶圆尺寸单层单晶 MoS₂ 薄膜或者快速地可控生长特定层数的高质量 薄膜,尤其是 AA 堆垛的双层薄膜,它保持了 MoS₂ 的空间反演对称性,对于非线性光学的研究有潜在 应用价值.在 MoS₂ 薄膜的性质研究方面,元素掺 杂、应力、缺陷等对于 MoS₂ 薄膜性质的影响、机械 性能的测量、谷电子学与自旋电子学性质的研究均 非常重要.对于 MoS₂ 薄膜的转移,优化转移技术、 有效控制薄膜应力、进一步减少转移后出现的皱褶 和裂缝在大规模 MoS₂ 柔性集成器件中至关重要. 对于 MoS₂ 薄膜的器件与应用, 例如柔性透明电子 器件、光发射晶体管、光电探测器、异质结器件、析 氢催化、能量存储以及 DNA 测序等众多方向有待 进一步的深入探索.

参考文献

- Novoselov K S, Geim A K, Morozov S V, Jiang D, Zhang Y, Dubonos S V, Grigorieva I V, Firsov A A 2004 Science 306 666
- [2] Radisavljevic B, Radenovic A, Brivio J, Giacometti V, Kis A 2011 Nat. Nanotechnol. 6 147
- [3] Cui X, Lee G H, Kim Y D, Arefe G, Huang P Y, Lee C H, Chenet D A, Zhang X, Wang L, Ye F, Pizzocchero F, Jessen B S, Watanabe K, Taniguchi T, Muller D A, Low T, Kim P, Hone J 2015 Nat. Nanotechnol. 10 534
- [4] Lopez-Sanchez O, Lembke D, Kayci M, Radenovic A, Kis A 2013 Nat. Nanotechnol. 8 497
- [5] Pu J, Yomogida Y, Liu K K, Li L J, Iwasa Y, Takenobu T 2012 Nano Lett. 12 4013
- [6] Wang H, Yu L L, Lee Y H, Shi Y M, Hsu A, Chin M L, Li L J, Dubey M, Kong J, Palacios T 2012 Nano Lett. 12 4674
- [7] Tan L K, Liu B, Teng J H, Guo S H, Low H Y, Loh K P 2014 Nanoscale 6 10584
- [8] Liu H J, Jiao L, Yang F, Cai Y, Wu X X, Ho W K, Gao C L, Jia J F, Wang N, Fan H, Yao W, Xie M H 2014 *Phys. Rev. Lett.* **113** 066105
- [9] Serna M I, Yoo S H, Moreno S, Xi Y, Oviedo J P, Choi H, Alshareef H N, Kim M J, Minary-Jolandan M, Quevedo-Lopez M A 2016 ACS Nano 10 6054
- [10] Li H N, Li Y, Aljarb A, Shi Y M, Li L J 2017 Chem. Rev. 7b00212
- [11] Kang K, Xie S, Huang L, Han Y, Huang P Y, Mak K F, Kim C J, Muller D, Park J 2015 Nature 520 656
- [12] Lin Y C, Zhang W J, Huang J K, Liu K K, Lee Y H, Liang C T, Chu C W, Li L J 2012 Nanoscale 4 6637
- [13] Kang K, Lee K H, Han Y, Gao H, Xie S, Muller D A, Park J 2017 Nature 550 229
- [14] Das S, Chen H Y, Penumatcha A V, Appenzeller J 2013 Nano Lett. 13 100
- [15] Zheng J Y, Yan X X, Lu Z X, Qiu H L, Xu G C, Zhou X, Wang P, Pan X Q, Liu K H, Jiao L Y 2017 Adv. Mater.
 29 1604540
- [16] Kappera R, Voiry D, Yalcin S E, Branch B, Gupta G, Mohite A D, Chhowalla M 2014 Nat. Mater. 13 1128
- [17] Zhang J, Yu H, Chen W, Tian X Z, Liu D H, Cheng M, Xie G B, Yang W, Yang R, Bai X D, Shi D X, Zhang G Y 2014 ACS Nano 8 6024
- [18] Chen W, Zhao J, Zhang J, Gu L, Yang Z Z, Li X M, Yu H, Zhu X T, Yang R, Shi D X, Lin X C, Guo J D, Bai X D, Zhang G Y 2015 J. Am. Chem. Soc. 137 15632

- [19] Yu H, Yang Z Z, Du L J, Zhang J, Shi J N, Chen W, Chen P, Liao M Z, Zhao J, Meng J L, Wang G L, Zhu J Q, Yang R, Shi D X, Gu L, Zhang G Y 2017 *Small* 13 1603005
- [20] Yu H, Liao M, Zhao W, Liu G, Zhou X J, Wei Z, Xu X, Liu K, Hu Z, Deng K, Zhou S, Shi J A, Gu L, Shen C, Zhang T, Du L, Xie L, Zhu J, Chen W, Yang R, Shi D, Zhang G 2017 ACS Nano 11 12001
- [21] Zhao J, Yu H, Chen W, Yang R, Zhu J Q, Liao M Z, Shi D X, Zhang G Y 2016 ACS Appl. Mater. Interfaces 8 16546
- [22] Meng J L, Wang G L, Li X M, Lu X B, Zhang J, Yu H, Chen W, Du L J, Liao M Z, Zhao J, Chen P, Zhu J Q, Bai X D, Shi D X, Zhang G Y 2016 Small 12 3770
- [23] Zhu J Q, Wang Z C, Yu H, Li N, Zhang J, Meng J L, Liao M Z, Zhao J, Lu X B, Du L J, Yang R, Shi D X, Jiang Y, Zhang G Y 2017 J. Am. Chem. Soc. 139 10216
- [24] Xie L, Du L J, Lu X B, Yang R, Shi D X, Zhang G Y 2017 Chin. Phys. B 26 087306
- [25] Chen P, Xiang J Y, Yu H, Zhang J, Xie G B, Wu S, Lu X B, Wang G L, Zhao J, Wen F S, Liu Z Y, Yang R, Shi D X, Zhang G Y 2015 2D Materials 2 034009
- [26] Zhang J, Wang J H, Chen P, Sun Y, Wu S, Jia Z Y, Lu X B, Yu H, Chen W, Zhu J Q, Xie G B, Yang R, Shi D X, Xu X L, Xiang J Y, Liu K H, Zhang G Y 2016 Adv. Mater. 28 1950
- [27] Du L J, Yu H, Liao M Z, Wang S P, Xie L, Lu X B, Zhu J Q, Li N, Shen C, Chen P, Yang R, Shi D X, Zhang G Y 2017 Appl. Phys. Lett. 111 263106
- [28] Xie L, Liao M Z, Wang S P, Yu H, Du L J, Tang J, Zhao J, Zhang J, Chen P, Lu X B, Wang G L, Xie G B, Yang R, Shi D X, Zhang G Y 2017 Adv. Mater. 29 1702522
- [29] Zhao J, Chen W, Meng J L, Yu H, Liao M Z, Zhu J Q, Yang R, Shi D X, Zhang G Y 2016 Adv. Elec. Mater. 2 1500379
- [30] Zhao J, Li N, Yu H, Wei Z, Liao M Z, Chen P, Wang S P, Shi D X, Sun Q J, Zhang G Y 2017 Adv. Mater. 29 1702076
- [31] Desai S B, Madhvapathy S R, Sachid A B, Llinas J P, Wang Q X, Ahn G H, Pitner G, Kim M J, Bokor J, Hu C M, Wong H S P, Javey A 2016 Science 354 99
- [32] Feng J D, Graf M, Liu K, Ovchinnikov D, Dumcenco D, Heiranian M, Nandigana V, Aluru N R, Kis A, Radenovic A 2016 Nature 536 197
- [33] Sahoo P K, Memaran S, Xin Y, Balicas L, Gutiérrez H R 2018 Nature 553 63
- [34] Baker M A, Gilmore R, Lenardi C, Gissler W 1999 Appl. Surf. Sci. 150 255
- [35] Yu Y F, Li C, Liu Y, Su L Q, Zhang Y, Cao L Y 2013 Sci. Rep. 3 1866
- [36] Islam N R, Kang N, Bhanu U, Paudel H P, Erementchouk M, Tetard L, Leuenberger M N, Khondaker S I 2014 Nanoscale 6 10033
- [37] Yang W, Chen G, Shi Z, Liu C C, Zhang L, Xie G, Cheng M, Wang D, Yang R, Shi D, Watanabe K, Taniguchi T, Yao Y, Zhang Y, Zhang G 2013 Nat. Mater. 12 792
- [38] Geim A K, Grigorieva I V 2013 Nature 499 419

- [39] Lee G H, Yu Y J, Cui X, Petrone N, Lee C H, Choi M S, Lee D Y, Lee C, Yoo W J, Watanabe K, Taniguchi T, Nuckolls C, Kim P, Hone J 2013 ACS Nano 7 7931
- [40] Conley H J, Wang B, Ziegler J I, Haglund R F, Pantelides S T, Bolotin K I 2013 Nano Lett. 13 3626
- [41] Lee Y H, Yu L L, Wang H, Fang W J, Ling X, Shi Y M, Lin C T, Huang J K, Chang M T, Chang C S, Dresselhaus M, Palacios T, Li L J, Kong J 2013 Nano Lett. 13 1852
- [42] Gurarslan A, Yu Y F, Su L Q, Yu Y L, Suarez F, Yao S, Zhu Y, Ozturk M, Zhang Y, Cao L Y 2014 ACS Nano 8 11522
- [43] Schneider G F, Calado V E, Zandbergen H, Vandersypen L M K, Dekker C 2010 Nano Lett. 10 1912
- [44] Braga S F, Coluci V R, Legoas S B, Giro R, Galvão D S, Baughman R H 2004 Nano Lett. 4 881
- [45] Chen Y, Lu J, Gao Z X 2007 J. Phys. Chem. C 111 1625
- [46] Pan H, Feng Y, Lin J 2005 Phys. Rev. B 72 085415
- [47] Lauret J S, Arenal R, Ducastelle F, Loiseau A, Cau M, Attal-Tretout B, Rosencher E, Goux-Capes L 2005 Phys. Rev. Lett. 94 037405
- [48]~ Guo G Y, Lin J C 2005 Phys.~Rev.~B 71 165402
- [49] Xiao J, Long M Q, Li X M, Xu H, Huang H, Gao Y L 2014 Sci. Rep. 4 4327
- [50] Ghorbani-Asl M, Zibouche N, Wahiduzzaman M, Oliveira A F, Kuc A, Heine T 2013 Sci. Rep. 3 2961
- [51] Chhowalla M, Shin H S, Eda G, Li L J, Loh K P, Zhang H 2013 Nat. Chem. 5 263
- [52] Duerloo K A N, Li Y, Reed E J 2014 Nat. Commun. 5 4214
- [53] Guo Y, Sun D, Ouyang B, Raja A, Song J, Heinz T F, Brus L E 2015 Nano Lett. 15 5081
- [54] Eda G, Fujita T, Yamaguchi H, Voiry D, Chen M, Chhowalla M 2012 ACS Nano 6 7311
- [55] Nayak A P, Pandey T, Voiry D, Liu J, Moran S T, Sharma A, Tan C, Chen C, Li L J, Chhowalla M U, Lin J F, Singh A K, Akinwande D 2015 *Nano Lett.* 15 346
- [56] Liu Q, Li X, He Q, Khalil A, Liu D, Xiang T, Wu X, Song L 2015 *Small* **11** 5556
- [57] Splendiani A, Sun L, Zhang Y, Li T, Kim J, Chim C Y, Galli G, Wang F 2010 Nano Lett. 10 1271
- [58] Eda G, Yamaguchi H, Voiry D, Fujita T, Chen M, Chhowalla M 2011 Nano Lett. 11 5111
- [59] Cai L, He J, Liu Q, Yao T, Chen L, Yan W, Hu F, Jiang Y, Zhao Y, Hu T, Sun Z, Wei S 2015 J. Am. Chem. Soc. 137 2622
- [60] Castellanos-Gomez A, Buscema M, Molenaar R, Singh V, Janssen L, Herre S J, van der Zant, Steele G A 2014 2D Materials 1 011002
- [61] Wang L, Meric I, Huang P, Gao Q, Gao Y, Tran H, Taniguchi T, Watanabe K, Campos L, Muller D 2013 Science 342 614
- [62] Kwak J Y, Hwang J, Calderon B, Alsalman H, Munoz N, Schutter B, Spencer M G 2014 Nano Lett. 14 4511
- [63] Radisavljevic B, Whitwick M B, Kis A 2011 ACS Nano 5 9934

- [64] Xu K, Chen D X, Yang F Y, Wang Z X, Yin L, Wang F, Cheng R Q, Liu K H, Xiong J, Liu Q, He J 2017 Nano Lett. 17 1065
- [65] Lee S C, Pearson G L 1981 Solid State Electron. 24 563
- [66] Lee C, Yan H, Brus L E, Heinz T F, Hone J, Ryu S 2010 Acs Nano 4 2695
- [67] Liu H, Neal A T, Zhu Z, Luo Z, Xu X F, Tomanek D, Ye P D D 2014 ACS Nano 8 4033
- [68] Mak K F, Lee C, Hone J, Shan J, Heinz T F 2010 Phys. Rev. Lett. 105 136805
- [69] Tran V, Soklaski R, Liang Y, Yang L 2014 Phys. Rev. B 89 235319
- [70] van der Zande A M, Huang P Y, Chenet D A, Berkelbach T C, You Y M, Lee G H, Heinz T F, Reichman D R, Muller D A, Hone J C 2013 Nat. Mater. 12 554
- [71] Jin W, Yeh P C, Zaki N, Chenet D, Arefe G, Hao Y, Sala A, Mentes T O, Dadap J I, Locatelli A, Home J, Osgood Jr R M 2015 *Phys. Rev. B* 92 201409
- [72] Zhu C R, Wang G, Liu B L, Marie X, Qiao X F, Zhang X, Wu X X, Fan H, Tan P H, Amand T, Urbaszek B 2013 *Phys. Rev. B* 88 121301
- [73] Li L, Yu Y, Ye G J, Ge Q, Ou X, Wu H, Feng D, Chen X H, Zhang Y 2014 Nat. Nanotechnol. 9 372
- [74] Buscema M, Groenendijk D J, Blanter S I, Steele G A, van der Zant H S, Castellanos-Gomez A 2014 Nano Lett. 14 3347
- [75] Na J, Lee Y T, Lim J A, Hwang D K, Kim G T, Choi W K, Song Y W 2014 ACS Nano 8 11753
- [76] Campbell P M, Tarasov A, Joiner C A, Tsai M Y, Pavlidis G, Graham S, Ready W J, Vogel E M 2016 Nanoscale 8 2268
- [77] Chuang H J, Tan X, Ghimire N J, Perera M M, Chamlagain B, Cheng M M C, Yan J, Mandrus D, Tománek D, Zhou Z 2014 Nano Lett. 14 3594
- [78] Cao Y, Wei Z, Liu S, Gan L, Guo X, Xu W, Steigerwald M L, Liu Z, Zhu D 2010 Angew. Chem. 122 6463
- [79] Cao Y, Liu S, Shen Q, Yan K, Li P, Xu J, Yu D, Steigerwald M L, Nuckolls C, Liu Z 2009 Adv. Funct. Mater. 19 2743
- [80] Liu Y, Guo J, Wu Y C, Zhu E, Weiss N O, He Q, Wu H, Cheng H C, Xu Y, Shakir I 2016 *Nano Lett.* **16** 6337

- [81] Liu Y, Wu H, Cheng H C, Yang S, Zhu E, He Q, Ding M, Li D, Guo J, Weiss N O 2015 *Nano Lett.* **15** 3030
- [82] Miao J, Zhang S, Cai L, Scherr M, Wang C 2015 ACS Nano 9 9236
- [83] Roy T, Tosun M, Kang J S, Sachid A B, Desai S B, Hettick M, Hu C M C, Javey A 2014 ACS Nano 8 6259
- [84] Salvatore G A, Munzenrieder N, Barraud C, Petti L,
 Zysset C, Buthe L, Ensslin K, Troster G 2013 ACS Nano
 7 8809
- [85] Yoon J, Park W, Bae G Y, Kim Y, Jang H S, Hyun Y, Lim S K, Kahng Y H, Hong W K, Lee B H, Ko H C 2013 Small 9 3295
- [86] Zhao J, Wang G L, Yang R, Lu X B, Cheng M, He C L, Xie G B, Meng J L, Shi D X, Zhang G Y 2015 ACS Nano 9 1622
- [87] Powell M J 1989 IEEE Trans. Electron. Dev. 36 2753
- [88] Dimitrakopoulos C D, Malenfant P R L 2002 Adv. Mater. 14 99
- [89] Street R A 2009 Adv. Mater. 21 2007
- [90] Zhao J, He C L, Yang R, Shi Z W, Cheng M, Yang W, Xie G B, Wang D M, Shi D X, Zhang G Y 2012 Appl. Phys. Lett. 101 063112
- [91] Late D J, Liu B, Matte H S S R, Dravid V P, Rao C N R 2012 ACS Nano 6 5635
- [92] Zhang S L, Choi H H, Yue H Y, Yang W C 2014 Curr. Appl. Phys. 14 264
- [93] Late D J, HuangY K, Liu B, Acharya J, Shirodkar S N, Luo J J, Yan A M, Charles D, Waghmare U V, Dravid V P, Rao C N R 2013 ACS Nano 7 4879
- [94] Wang Y L, Cong C X, Qiu C Y, Yu T 2013 Small 9 2857
- [95] Horzum S, Sahin H, Cahangirov S, Cudazzo P, Rubio A, Serin T, Peeters F M 2013 Phys. Rev. B 87 125415
- [96] Tongay S, Zhou J, Ataca C, Liu J, Kang J S, Matthews T S, You L, Li J B, Grossman J C, Wu J Q 2013 Nano Lett. 13 2831
- [97] Varghese J O, Agbo P, Sutherland A M, Brar V W, Rossman G R, Gray H B, Heath J R 2015 Adv. Mater. 27 2734

Research progress of high-quality monolayer MoS_2 films^{*}

Wei Zheng¹⁾²⁾³⁾ Wang Qin-Qin¹⁾²⁾³⁾ Guo Yu-Tuo¹⁾²⁾³⁾ Li Jia-Wei¹⁾²⁾³⁾ Shi Dong-Xia^{1)2)3)†} Zhang Guang-Yu^{1)2)3)4) \ddagger}

 (CAS Key Laboratory of Nanoscale Physics and Devices, Beijing National Laboratory for Condensed Matter Physics, Institute of Physics, Chinese Academy of Sciences, Beijing 100190, China)

2) (School of Physical Sciences, University of Chinese Academy of Sciences, Beijing 100049, China)

3) (Beijing Key Laboratory for Nanomaterials and Nanodevices, Beijing 100190, China)

4) (Collaborative Innovation Center of Quantum Matter, Beijing 100190, China)

(Received 18 April 2018; revised manuscript received 12 May 2018)

Abstract

As an emerging two-dimensional (2D) material, monolayer molybdenum disulfide films show excellent electrical and optical properties and have aroused great interest due to their potential applications in electronics and optoelectronics. In this paper, we review our works about molybdenum disulfide films in the past few years. Chemical vapor deposition (CVD) is a convenient and low-cost method to synthesize 2D materials. By oxygen-assisted CVD, the wafer-scale highly-oriented monolayer molybdenum disulfide films and large single-crystal monolayer molybdenum disulfide on various substrates have been prepared epitaxially. Preparation of high-quality monolayer molybdenum disulfide films is the key to measure its intrinsic properties and realize its large-scale applications. Besides the preparation of high-quality materials, the optimizing of transfer technique and fabrication technique are of equal importance for improving the properties of electronic and optoelectronic devices. Water-assisted lossless transfer, patterned peeling, structural change and local phase transition of monolayer molybdenum disulfide films pave the way for preparing and optimizing the functionalized devices. For example, water-assisted transfer and patterned peeling provide methods of preparing molybdenum disulfide samples with clean surfaces and interfaces. Phase transition in the contact area of field-effect transistor reduces the contact resistance effectively, which improves the electrical performance. In addition, the heterojunctions of molybdenum disulfide and other 2D materials show novel electrical and optical properties. As for the functional devices, ultrashort-channel field-effect transistors, integrated flexible thin film transistors, and humidity sensor array have been realized with monolayer molybdenum disulfide films. A grain boundary widening technique is developed to fabricate graphene electrodes for ultrashort-channel monolayer molybdenum disulfide transistors. Field-effect transistors with channel lengths scaling down to ≈ 4 nm can be realized reliably and exhibit superior performances, such as the nearly Ohmic contacts and excellent immunity to short channel effects. Furthermore, monolayer molybdenum disulfide films show excellent electrical properties in the measurement of integrated flexible thin film transistors. Under a uniaxial stain of 1%, the performance of the device shows no obvious change, revealing not only the high quality of CVD-grown molybdenum disulfide films, but also the stabilities of these flexible thin film transistor devices. Molybdenum disulfide humidity sensor array for noncontact sensation also shows high sensitivity and stability. Mobility and on/off ratio of the devices in the array decrease linearly with the relative humidity increasing, leading to a high sensitivity of more than 10⁴. The study of monolayer molybdenum disulfide films is universal and instructive for other 2D transition metal dichalcogenides.

Keywords: monolayer molybdenum disulfide, chemical vapor deposition, heterojunction, field-effect transistors

PACS: 81.15.Gh, 68.55.-a, 73.40.Qv, 73.61.-r

DOI: 10.7498/aps.67.20180732

^{*} Project supported by the National Natural Science Foundation of China (Grant Nos. 51572289, 61734001), the National Key R&D Program of China (Grant No. 2016YFA0300904), the Key Research Program of Frontier Sciences, Chinese Academy of Sciences (Grant No. QYZDB-SSW-SLH004), and the Strategic Priority Research Program (B) of the Chinese Academy of Sciences (Grant No. XDPB06).

[†] Corresponding author. E-mail: dxshi@iphy.ac.cn

[‡] Corresponding author. E-mail: gyzhang@iphy.ac.cn